



ДОНСКОЙ ГОСУДАРСТВЕННЫЙ ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ
УПРАВЛЕНИЕ ЦИФРОВЫХ ОБРАЗОВАТЕЛЬНЫХ ТЕХНОЛОГИЙ

Авиационный колледж ДГТУ

Методические указания

к самостоятельной работе
по дисциплине

«Электронная техника»

Автор

Смирнов Ю. А.

Ростов-на-Дону, 2019

Аннотация

Методические указания к самостоятельной работе по дисциплине «Электронная техника» предназначенный для студентов очной формы обучения направления 15.02.07. Автоматизация технологических процессов и производств.

Автор



Кандидат технических наук, доцент,
преподаватель 1-категории
авиационного колледжа ДГТУ Смирнов
Юрий Александрович



Оглавление

1. Выпрямительные диоды	4
2. Стабилитроны (диоды Зенера)	5
3. Диоды с особыми свойствами	6
4. Биполярные транзисторы	7
5. Униполярные (полевые) транзисторы	9
6. Тиристоры	10
7. Логические элементы	11
8. Операционные усилители	11
1. ФИЗИЧЕСКИЕ ЯВЛЕНИЯ И ПРОЦЕССЫ В ПОЛУПРОВОДНИКОВЫХ СТРУКТУРАХ	13
КОНТРОЛЬНЫЕ ВОПРОСЫ	13
2. ФИЗИЧЕСКИЕ ЯВЛЕНИЯ И ПРОЦЕССЫ	14
В ПЛЕНОЧНЫХ СТРУКТУРАХ	14
КОНТРОЛЬНЫЕ ВОПРОСЫ	14
3. ПОЛУПРОВОДНИКОВЫЕ ПРИБОРЫ	16
КОНТРОЛЬНЫЕ ВОПРОСЫ	16
КОНТРОЛЬНЫЕ ВОПРОСЫ	19
3.5. УНИПОЛЯРНЫЕ ТРАНЗИСТОРЫ	20
КОНТРОЛЬНЫЕ ВОПРОСЫ	20
КОНТРОЛЬНЫЕ ВОПРОСЫ	21
4. БАЗОВЫЕ СХЕМЫ ТРАНЗИСТОРНЫХ КАСКАДОВ И УСИЛИТЕЛЕЙ	22
4.1. УСИЛИТЕЛЬНЫЕ КАСКАДЫ И РЕЖИМЫ ИХ РАБОТЫ	22
КОНТРОЛЬНЫЕ ВОПРОСЫ	22
4.5. ОПЕРАЦИОННЫЕ УСИЛИТЕЛИ	27
КОНТРОЛЬНЫЕ ВОПРОСЫ	27
5. ИСТОЧНИКИ ВТОРИЧНОГО ЭЛЕКТРОПИТАНИЯ	29
КОНТРОЛЬНЫЕ ВОПРОСЫ	29

1. Изучение контрольных вопросов и подготовка к лабораторным занятиям

1. Выпрямительные диоды

Вопрос 1: Какова частота пульсирующего напряжения?

Ответ:

Вопрос 2: Что произойдет при изменении полярности диода в цепи (рис. 1.2.2)?

Ответ:

Вопрос 3: При каком включении диода имеем положительную полярность результирующего постоянного напряжения $U_{\text{пост}}$?

Ответ:

Вопрос 4: Каково обратное напряжение диода с сглаживающим конденсатором $C_{\text{сгл}}$?

Ответ:

Вопрос 5: Какое действие оказывает сглаживающий конденсатор на амплитуду пульсаций напряжения $U_{\text{пульс}}$?

Ответ:

1.3. Полупроводниковый мостовой выпрямитель

Вопрос 1: Каково отношение напряжения постоянного тока $U_{\text{пост}}$ к приложенному (входному) напряжению $U_{\text{вх}}$ (без сглаживающего конденсатора)?

Ответ:

Вопрос 2: Какова частота пульсирующего напряжения $U_{\text{пульс}}$?

Ответ:

1.4. Неуправляемый выпрямитель трехфазного тока

Вопрос 1: Какова частота пульсаций выходного напряжения $U_{\text{вых}}$ трехфазного выпрямителя с нулевым выводом?

Ответ:

Вопрос 2: Каково отношение выходного напряжения постоянного тока $U_{\text{вых}}$ к действующему значению входного напряжения переменного тока $U_{\text{вх}}$ в трехфазном выпрямителе с нулевым выводом?

Ответ:

Вопрос 3: Какова частота пульсаций выходного напряжения $U_{\text{пульс}}$ в трехфазном мостовом выпрямителе?

Ответ:

Вопрос 4: Каково отношение напряжения постоянного тока $U_{\text{вых}}$ к действующему значению входного напряжения переменного тока $U_{\text{вх}}$ в трехфазном мостовом выпрямителе?

Ответ:

Вопрос 5: Как изменяется пульсация напряжения $U_{\text{пульс}}$ трехфазного выпрямителя, включенного на омическую нагрузку, при увеличении тока нагрузки?

Ответ:

2. Стабилитроны (диоды Зенера)

2.1. Характеристики стабилитрона

Вопрос 1: Какова величина напряжения стабилизации $U_{\text{ст}}$?

Ответ:

Вопрос 2: Каков максимальный ток стабилитрона $I_{\text{ст}}$?

Ответ: $I_{\text{ст}} = U_{\text{R}}/R_{\text{H}} =$

Вопрос 3: Какова величина прямого напряжения стабилитрона $U_{\text{пр}}$?

Ответ:

• Перенесите изображение с экрана осциллографа на график (рис.2.1.2).

2.2. Ограничение напряжений постоянного тона с помощью стабилитронов

Вопрос 1: При каких условиях выходное напряжение ограничителя напряжения со стабилитроном остается постоянным?

Ответ:

Вопрос 2: Когда возникает ток стабилизации $I_{СТ}$?

Ответ:

Вопрос 3: При каких условиях ограничивающий эффект сохраняется даже под нагрузкой?

Ответ:

2.3. Стабилизация напряжения с помощью стабилитронов

Вопрос 1: Какова пульсация входного напряжения $\Delta U_{ВХ}$ за сглаживающим конденсатором (измерения на рис. 2.3.2)?

Ответ:

Вопрос 2: Какова пульсация выходного напряжения $\Delta U_{ВЫХ}$ за стабилитроном (измерения на рис. 2.3.3)?

Ответ:

Вопрос 3: Какова величина коэффициента сглаживания G (абсолютного коэффициента стабилизации)?

Ответ:

$$G = \Delta U_{ВХ} / \Delta U_{ВЫХ} =$$

Вопрос 4: Какова величина относительного коэффициента стабилизации S ?

Ответ:

$$S = (\Delta U_{ВХ} \cdot U_{ВЫХ}) / (\Delta U_{ВЫХ} \cdot U_{ВХ}) = G^* (U_{ВЫХ} / U_{ВХ}) =$$

$U_{ВХ}$ и $U_{ВЫХ}$ - измерьте с помощью мультиметра.

3. Диоды с особыми свойствами

3.1. Светодиоды

Вопрос 1: Какой минимальный ток необходим светодиоде для слабого светоизлучения?

Ответ:

Вопрос 2: Как возрастает светоизлучение в диапазоне тока 15...20 мА?

Ответ:

Вопрос 3: Как ведет себя светоизлучение при изменении полярности прикладываемого напряжения?

Ответ:

Вопрос 4: Светодиод должен работать при напряжении 5 В. Какой гасящий резистор необходим при токе 15 мА?

Ответ:

3.2. Диоды с переменной емкостью (варикапы)

Вопрос 1: Какова величина порогового напряжения варикапа?

Ответ:

Вопрос 2. Как ведет себя емкость запирающего слоя при увеличении обратного напряжения?

Ответ:

4. Биполярные транзисторы

4.1. Испытание слоев и выпрямительного действия биполярных транзисторов

Вопрос 1: Каковы общие базовые свойства обоих **p-n** переходов транзистора?

Ответ:

Вопрос 2: Какие свойства отличают **p-n** переход между базой и эмиттером от **p-n** перехода между базой и коллектором?

Ответ:

Вопрос 3: Что необходимо принимать во внимание при переходе от **p-p-n** транзисторов к **p-n-p** транзисторам?

Ответ:

4.2. Распределение тока в транзисторе и управляющий эффект тока базы

Вопрос 1: Что показывает характеристика (рис. 4.2)?

Ответ:

Вопрос 2: Какова величина коэффициента усиления по току B при $I_K = 55$ мА (см. рис. 4.2.4)?

Ответ:

$$B = I_K / I_B =$$

Вопрос 3: Какова величина коэффициента усиления β по току при малых сигналах, когда $\Delta I_K = 40 \dots 20$ мА (см. рис. 4.2.4)?

Ответ:

Когда $\Delta I_K = 40...20 \text{ мА}$,

$$\beta = \Delta I_K / \Delta I_B =$$

Когда $\Delta I_K = 80...70 \text{ мА}$,

$$\beta = \Delta I_K / \Delta I_B =$$

4.3. Характеристики транзистора

Вопрос 1: Какую функцию выполняет резистор **R2** в цепи эмиттера?

Ответ:

Вопрос 2: Посредством какого другого параметра можно управлять током коллектора I_K ?

Ответ:

4.4. Влияние нагрузочного резистора на параметры

транзистора

Вопрос 1: Какое влияние оказывает сопротивление нагрузки на коэффициент усиления?

Ответ:

4.5. Усилители на биполярных транзисторах

Вопрос 1: Какой из трех усилителей имеет инвертирующий эффект?

Ответ:

Вопрос 2: В каких задачах свойства усилителя с общим коллектором имеют особое применение?

Ответ:

Вопрос 3: В каких двух важных отношениях усилитель с общей базой отличается от усилителя с общим эмиттером?

Ответ:

4.6. Регулятор напряжения (линейный)

Вопрос 1: Какой элемент цепи (рис. 4.6.1) можно использовать для задания максимального выходного напряжения?

Ответ:

Вопрос 2: Какие компоненты рассматриваемой цепи обеспечивают линейность регулятора?

Ответ:

4.7. Регулятор тока

Вопрос : Как можно объяснить термин «стабилизация тока»?

Ответ:

5. Униполярные (полевые) транзисторы

5.1. Испытание слоев и выпрямительного действия униполярных транзисторов

Вопрос 1: Когда р-n переходы полевого транзистора с каналом n-типа заперты?

Ответ:

Вопрос 2: Когда р-n переходы полевого транзистора с каналом р-типа заперты?

Ответ:

5.2. Характеристика включения затвора полевого транзистора

Вопрос: Какое значение имеют расхождения между двумя полученными характеристиками включения?

Ответ:

5.3. Управляющий эффект затвора полевого транзистора п-типа

Вопрос 1: Каков наклон характеристики S полевого транзистора, когда изменение напряжения затвор / исток составляет 1,5 В, а соответствующее изменение тока стока равно 4,5 мА?

Ответ:

Вопрос 2: Когда полевой транзистор управляется без потерь мощности?

Ответ:

5.4. Выходные характеристики полевого транзистора

Вопрос 1: Как ведет себя коэффициент усиления ν при увеличении сопротивления нагрузки R_n ?

Ответ:

Вопрос 2: Какова величина коэффициента усиления ν при $U_{вх} = -1$ В (- 2 В). Для ответа обратитесь к рис. 5.4.4.

Ответ:

Вопрос 3: Что означают отрицательные значения $U_{вых}$?

Ответ:

5.5. Усилители на полевых транзисторах

Вопрос 1: Какой из трех усилителей имеет инвертирующий эффект?

Ответ:

Вопрос 2: Почему усилитель с общим стоком не имеет такой же значимости, что и усилитель с общим коллектором на биполярном транзисторе?

Ответ:

Вопрос 3: В каких двух важных отношениях усилитель с общим затвором отличается от усилителя с общим истоком?

Ответ:

6. Тиристоры

6.1. Диодный тиристор (симистор)

Вопрос 1: Какова величина напряжения отпирания симистора (см. рис. 6.1.3)?

Ответ:

Вопрос 2: Каковы величины сопротивления симистора в запертом (точка А) и отпертом (точка В) состояниях (см. рис. 6.1.3)?

Ответ:

Вопрос 3: Какие причины «заставляют» симистор вернуться к запертому состоянию?

Ответ:

6.2. Триодный тиристор

Вопрос 1: Запирается ли отпертый тиристор, когда отключается напряжение цепи управляющий электрод/катод?

Ответ:

Вопрос 2: Что случится с отпертым тиристором при размыкании выключателя в цепи (рис. 6.2.2), если $U_{ук} = 0...0,5 В$?

Ответ:

Вопрос 3: Как поведет себя отпертый тиристор, если к цепи нагрузки ($R_2 + R_3 + L + V$) приложить синусоидальное напряжение 24 В с частотой 50 Гц если $U_{ук} = 0...0,5 В$?

Ответ:

Вопрос 4: Что произойдет с отпертым тиристором при замыкании выключателя S в цепи (рис. 6.2.4), если $U_{ук} = 0...0,5 В$?

Ответ:

Вопрос 5: Какие свойства проявляет тиристор, работая при измененной на противоположную полярности напряжений?

Ответ:

6.3. Фазовое управление с помощью тиристора

Вопрос 1: Как изменяется угол отпирания тиристора при увеличении напряжения управления?

Ответ:

Вопрос 2: Как изменяется ток нагрузки при увеличении угла отпирания тиристора?

Ответ:

7. Логические элементы

Вопрос 1: Какова формула операции элемента И?

Ответ:

Вопрос 2: Когда выходной сигнал элемента И имеет величину 1?

7.2. Логический элемент OR (ИЛИ)

Вопрос 1: Какова формула операции элемента ИЛИ?

Ответ:

Вопрос 2: При каких условиях на входах выходной сигнал элемента ИЛИ имеет величину 1?

Ответ:

7.3. Логический элемент NOT (НЕ)

Вопрос 1: Какова формула операции элемента НЕ?

Ответ:

7.4. Логический элемент NOT AND (И - НЕ)

Вопрос 1: Какова формула операции элемента И - НЕ?

Ответ:

Вопрос 2: При каких входных сигналах выходной сигнал элемента И - НЕ имеет величину 0?

Ответ:

7.5. Логический элемент NOT OR (ИЛИ - НЕ)

Вопрос 1: Какова формула операции элемента ИЛИ - НЕ?

Ответ:

Вопрос 2: При каких условиях на входах выходной сигнал элемента ИЛИ - НЕ имеет величину 0?

Ответ:

8. Операционные усилители

Вопрос 1: Какова полярность входного напряжения $U_{ВХ}$ инвертирующего усилителя по сравнению с выходным напряжением $U_{ВЫХ}$?

Ответ:

Вопрос 2: Какие компоненты определяют коэффициент усиления ν инвертирующего усилителя?

Ответ:

Вопрос 3: Какова величина коэффициента усиления при $R_{oc} = 100 \text{ кОм}$ и $R_{вх} = 10 \text{ кОм}$?

Ответ:

Вопрос 4: Какое утверждение можно сделать относительно характеристики на рис. 8.1.3?

Ответ:

8.2. Операционный усилитель без инвертирования

Вопрос 1: Какие компоненты определяют величину коэффициента усиления?

Ответ:

Вопрос 2: Какова величина выходного напряжения $U_{вых}$ при $R_{oc} = 47 \text{ кОм}$, $R_{вх} = 10 \text{ кОм}$ и $U_{вх} = 2 \text{ В}$?

Ответ:

Вопрос 3: Какова полярность входного напряжения $U_{вх}$ в сравнении выходным напряжением $U_{вых}$?

Ответ:

8.3. Операционный суммирующий усилитель

Вопрос 1: В каком резисторе токи $I_{вх1}$ и $I_{вх2}$ должны протекать совместно?

Ответ:

Вопрос 2: Какой тип цепи получается, когда использован только один вход усилителя?

Ответ:

Вопрос 3: Каково результирующее выходное напряжение, когда одно входное напряжение положительно, а другое отрицательно?

Ответ:

8.4. Операционный дифференциальный усилитель

Вопрос 1: Когда получается удовлетворительное значение ослабления синфазного сигнала?

Ответ:

Вопрос 2: Какому типу цепи соответствует дифференциальный усилитель?

Ответ:

Вопрос 3: Какое значение выходного напряжения имеет место при равных сигналах на входах?

Ответ:

8.5. Поведение операционного усилителя в динамике

Вопрос 1: Какова величина фазового сдвига между входным и выходным напряжениями?

Ответ:

- а) при инвертирующем входе
- б) при неинвертирующем входе

Вопрос 2: Сопротивлению какого резистора примерно соответствует сопротивление инвертирующего входа $R_{вх}$?

Ответ:

Вопрос 3: Сопротивлению какого резистора примерно соответствует сопротивление неинвертирующего входа $R_{вх}$?

Ответ:

Вопрос 4: Влияет ли на сопротивление выхода $R_{вых}$ выбор сопротивления входа $R_{вх}$?

Ответ:

Вопрос 5: Какая величина выходного напряжения предполагается быть, когда оба входа операционного усилителя управляются одним и тем же напряжением?

Ответ:

2. Изучение контрольных вопросов по каждой теме дисциплины

1. ФИЗИЧЕСКИЕ ЯВЛЕНИЯ И ПРОЦЕССЫ В ПОЛУПРОВОДНИКОВЫХ СТРУКТУРАХ

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Что такое полупроводник?
2. Чем определяется электропроводность полупроводников?
3. Что такое процесс термогенерации электронно-дырочных пар?
4. Чем и с какой целью легируются полупроводники?
5. Как формируются разрешенные и запрещенные уровни в полупроводнике?
6. Изложите основные положения зонной теории полупроводников.
7. Что такое уровень Ферми в полупроводниковых структурах?
8. Как определяется коэффициент диффузии?
9. Как охарактеризовать процесс диффузии носителей заряда в полупроводниках?
10. Как охарактеризовать процесс дрейфа носителей заряда в полупроводниках?

11. Что такое встроенное электрическое поле в полупроводниках?
12. Чем характеризуется подвижность носителей в полупроводниках?
13. Какими параметрами характеризуется $p-n$ -переход?
14. Что такое прямое и обратное включение $p-n$ -перехода?
15. Опишите полный ток через $p-n$ -переход.
16. Определите понятие диффузионной емкости.
17. Определите понятие барьерной емкости.

2. ФИЗИЧЕСКИЕ ЯВЛЕНИЯ И ПРОЦЕССЫ В ПЛЕНОЧНЫХ СТРУКТУРАХ

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Какие пленки называют тонкими?
2. Какими различают тонкие пленки в зависимости от рельефа поверхности и расстояния между отдельными доменами?
3. Какие физические эффекты в тонких пленках называют размерными?
4. Каков механизм проявления размерного эффекта в тонких пленках?
5. Запишите выражение для удельной проводимости тонкой пленки.
6. Запишите выражение для концентрации подвижных электронов, участвующих в обменных процессах между гранулами.
7. Запишите выражение для удельной проводимости тонкой пленки, имеющей гранулярную структуру.
8. Нарисуйте теоретические и экспериментальные кривые зависимости удельного сопротивления пленки от ее толщины и дайте их характеристику.
9. В чем сущность эффекта надбарьерной эмиссии электронов в контактирующей тонкопленочной системе?
10. Нарисуйте энергетическую диаграмму потенциальной энергии электрона на границе металл-вакуум.
11. Нарисуйте энергетическую диаграмму, соответствующую металл—диэлектрик.
12. Запишите выражение для плотности тока насыщения надбарьерной эмиссии из металлической пленки в диэлектрическую.

13. Нарисуйте потенциальный барьер по Шоттки с учетом сил зеркального изображения.
14. Нарисуйте изменение потенциального барьера на границе металл—вакуум под влиянием электрического поля.
15. Запишите выражение для работы выхода электрона во внешнем электрическом поле.
16. Запишите выражения для плотности тока эмиссии по Шоттки с учетом сил зеркального изображения и обратного тока, а также при малом и высоком напряжении.
17. Нарисуйте энергетические диаграммы контакта металл—полупроводник n -типа.
18. Запишите пропорциональную зависимость для плотности тока надбарьерной эмиссии с учетом температуры.
19. Нарисуйте энергетические диаграммы системы металл—диэлектрик(вакуум)—металл.
20. Каково квантово—механическое представление туннельного эффекта?
21. Запишите выражение для плотности туннельного тока при малых и больших напряжениях, а также при промежуточных значениях в виде двух составляющих.
22. Каковы допущения квантово—механического туннелирования электронов через потенциальный барьер?
23. Нарисуйте расположение уровней мелких и глубоких ловушек захвата внутри запрещенной зоны диэлектрика.
24. Нарисуйте энергетическую диаграмму контакта металл—диэлектрик, содержащего мелкие и глубокие ловушки.
25. Напишите уравнение ВАХ (плотность тока) для системы металл—диэлектрик—металл.
26. Напишите зависимость плотности тока, проходящего диэлектрическую пленку, от приложенного напряжения.
27. Перечислите типы металлических пленочных элементов.
28. Перечислите электрофизические параметры пленок некоторых элементов.
29. Перечислите свойства металлических резистивных пленок.
30. Запишите соотношения между толщиной пленки и длиной свободного пробега электронов.
31. Как изменяется поверхностное сопротивление тонкой металлической пленки после ее прогрева?
32. Как изменяется плотность металлических пленок от толщины?

33. Запишите выражения для сопротивления и массы пленки в зависимости от толщины.
34. Какова связь произведения плотности на удельное сопротивление в тонкой пленке?
35. Как изменяется температурный коэффициент сопротивления от удельного поверхностного сопротивления пленок?
36. Перечислите основные методы для получения тонких диэлектрических пленок.
37. В чем сущность методов получения тонких диэлектрических пленок?
38. Перечислите основные параметры тонких диэлектрических пленок.
39. Охарактеризуйте диэлектрические свойства тонких пленок.

3. ПОЛУПРОВОДНИКОВЫЕ ПРИБОРЫ

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Назовите основные группы полупроводниковых приборов.
2. Дайте краткую характеристику полупроводниковых резисторов, диодов, биполярных и полевых транзисторов, а также тиристоров.
3. Назовите две группы резисторов.
4. Как подразделяются резисторы специального назначения?
5. Как подразделяются переменные резисторы?
6. Как подразделяются резисторы в зависимости от материала, использованного для создания проводящего элемента?
7. Назовите группы непроволочных резисторов.
8. Как по конструктивному исполнению выполняют резисторы?
9. Запишите выражение для средней мощности тепловых шумов резистора (формула Найквиста).
10. Нарисуйте функциональные характеристики переменного резистора.
11. Запишите уравнение связи действующего значения напряжения шумов с их мощностью.
12. Запишите выражения для действующего значения токовых шумов, уровня токовых шумов.
13. Как рассчитать суммарный шум электрической цепи, содержащей несколько резисторов?
14. Нарисуйте эквивалентные схемы резистора.

15. Какие шесть рядов определяют номинальные сопротивления резисторов?
16. Приведите систему обозначений резисторов.
17. Приведите основные параметры резисторов.
18. Приведите понятие терморезистора и его температурную зависимость.
19. Приведите характеристики терморезистора и зависимость его сопротивления от тока подогрева.
20. Приведите понятие варистора и их вольтамперные характеристики (негисторы).
21. Запишите уравнение негистора.
22. Приведите параметры варисторов.
23. Приведите характеристики позисторов и условные обозначения резисторов.
24. Приведите основные параметры позисторов.
25. Как различают диоды в зависимости от технологических процессов, используемых при их изготовлении?
26. Как разделяют диоды по функциональному назначению?
27. Запишите выражение идеализированной вольтамперной характеристики диода.
28. Запишите зависимость теплового тока от температуры.
29. Запишите упрощенное выражение обратного тока от температуры окружающей среды.
30. Запишите уравнение прямой ветви вольтамперной характеристики с учетом падения напряжения на базе.
31. Запишите выражение для падения напряжения на диоде.
32. Нарисуйте вольтамперные характеристики германиевого и кремниевого диодов.
33. Приведите понятие и характеристику выпрямительных диодов.
34. Приведите параметры выпрямительных диодов и их типовые значения.
35. Приведите понятие импульсных диодов.
36. Приведите параметры импульсных диодов.
37. Нарисуйте изменение тока через диод при подключении обратного напряжения.
38. Нарисуйте изменение концентрации неосновных носителей заряда в базе импульсного диода.
39. Приведите условное обозначение диода с барьером Шоттки.
40. Нарисуйте эквивалентную схему диода.
41. Приведите понятие стабилитрона.

42. Дайте характеристику механизмов пробоя: туннельного, лавинного и теплового.
43. Нарисуйте вольтамперную характеристику стабилитрона, его условное обозначение и включение в схему стабилизации напряжения.
44. Приведите основные параметры стабилитронов и их типовые значения.
45. Запишите неравенства для выбора параметров цепи стабилизации напряжения.
46. Нарисуйте схемы температурной компенсации стабилитрона; включение стабилитронов для двухполярной стабилизации напряжения; двухполярной стабилизации с помощью термокомпенсированных стабилитронов; стабилитрона, имеющего двухполярное напряжение стабилизации.
47. Приведите понятие и характеристику прецизионных стабилитронов.
48. Приведите понятие и характеристику двуханодных стабилитронов.
49. Приведите понятие варикапа.
50. Запишите выражение для емкости варикапа.
51. Приведите основные параметры варикапов и их типовые значения.
52. Нарисуйте эквивалентную схему варикапа, его условное обозначение и включение в состав резонансного LC—контура, перестраиваемого изменением напряжения.
53. Приведите понятие стабилитора и туннельного диода.
54. Как разделяются сверхвысокочастотные диоды?
55. Нарисуйте вольтамперные характеристики туннельного и обращенного диодов, а также их условные обозначения.
56. Приведите понятие генератора шума.
57. Приведите понятие магнитодиода.
58. Приведите понятие диода Ганна.
59. Приведите схему, уравнения и графический анализ определения параметров диода.
60. Нарисуйте эквивалентные схемы диода для прямого и обратного включения.
61. Приведите классификацию и систему обозначений диодов.

3.4. БИПОЛЯРНЫЕ ТРАНЗИСТОРЫ

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Дайте определение биполярного транзистора.
2. Каково устройство биполярного транзистора и как называются его выводы?
3. Приведите схематическое, упрощенное изображение структуры транзистора $n-p-n$ и $p-n-p$ типов, а также варианты их условного графического обозначения.
4. Приведите формальное представление структуры транзистора.
5. Нарисуйте схему транзистора при смещении эмиттерного перехода в прямом, а коллекторного — в обратном направлении и дайте характеристику ее работы.
6. Как различаются диффузионные и дрейфовые транзисторы?
7. Нарисуйте схему транзистора с ОБ и запишите ее характеристики и параметры.
8. В чем сущность эффекта Эрли (эффекта модуляции толщины базы)?
9. Охарактеризуйте режимы работы транзистора.
10. Нарисуйте схему транзистора с ОЭ и запишите ее характеристики и параметры.
11. Изобразите схематически на выходных характеристиках для схемы с ОЭ область безопасной работы и укажите напряжение Эрли.
12. Какова схема инверсного включения транзистора?
13. Изобразите схемы включения транзистора: ОЭ, ОБ, ОК.
14. Приведите математическую запись и дайте физический смысл h - параметров.
15. Нарисуйте малосигнальные эквивалентные схемы транзистора при включении по схемам с ОБ и ОЭ и запишите выражения для h^* - параметров.
16. Нарисуйте простейший вариант модели Эберса—Молла с двумя источниками тока.
17. Нарисуйте математическую модель транзистора с одним источником тока.
18. Нарисуйте эквивалентную схему транзистора с ОЭ и его идеализированные входные и выходные характеристики.
19. Нарисуйте схему цепи с транзистором для ее анализа, линии нагрузки для входной и выходной цепей, а также схему с транзистором, который заменен эквивалентной схемой.
20. В чем сущность анализа схем с использованием эквивалентной схемы транзистора?

21. Изобразите временные диаграммы токов в транзисторе и зависимость модуля коэффициента усиления от частоты.
22. В чем сущность и преимущества комплексного метода анализа электронных схем?
23. Приведите классификацию и систему обозначений транзисторов.

3.5. УНИПОЛЯРНЫЕ ТРАНЗИСТОРЫ

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Чем отличаются МДП—транзисторы со встроенным и индуцированным каналом?
2. Как связана удельная емкость затвора с толщиной подзатворного диэлектрика?
3. Что такое пороговое напряжение МДП—транзистора?
4. Как влияют заряды в окисле и на поверхностные состояния, и на пороговое напряжение?
5. Чему равен поверхностный потенциал при пороговом напряжении?
6. Чему равно напряжение спрямления зон?
7. Чему равна разность потенциалов затвор - исток на границе насыщения?
8. С чем связан наклон ВАХ в области насыщения?
9. В каком режиме МДП—транзистор может использоваться в качестве омического сопротивления?
10. Дайте определение крутизны МДП—транзистора.
11. Как зависит внутреннее сопротивление МДП—транзистора в пологой области от тока стока?
12. Как соотносятся крутизны по затвору и подложке?
13. Чему соответствует критический ток МДП—транзистора?
14. В чем состоит причина нестабильности параметров МДП—транзистора?
15. Как связана постоянная времени крутизны с длиной канала МДП—транзистора?
16. Дайте определение напряжения отсечки полевого транзистора.
17. Как соотносятся входные сопротивления МДП— и полевого транзистора?
18. Как изменяется длина канала полевого транзистора в пологой области при увеличении напряжения на стоке?

19. Сравните быстродействие МДП— и полевых транзисторов?
20. Сравните уровень шумов МДП— и полевых транзисторов?
21. Каков порядок величины сопротивлений пассивных областей полевого транзистора?

3.6. ТИРИСТОРЫ

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Дайте определение тиристора.
2. Как делят тиристоры в зависимости от конструктивных особенностей?
3. Как подразделяют динисторы?
4. Как подразделяют тиристоры?
5. Приведите условные обозначения тиристоров.
6. Нарисуйте структуру динистора.
7. Нарисуйте структуру и схему двухтранзисторного эквивалента динистора.
8. Нарисуйте вольтамперную характеристику динистора.
9. Поясните принцип работы динистора.
10. Запишите выражение для тока, протекающего через динистор.
11. Чем отличается тиристор от динистора?
12. Нарисуйте структуру и вольтамперную характеристику тиристора.
13. Запишите выражение для тока, протекающего через тиристор.
14. Нарисуйте характеристики, характеризующие процесс включения и выключения тиристора.
15. Дайте определение и запишите выражение для коэффициента запираения тиристора.
16. Какие тиристоры называются выключаемыми или запираемыми?
17. Какие вольтамперные характеристики у симметричных тиристоров (симисторах)?
18. Нарисуйте схемы подключения напряжений, обеспечивающих включение тиристоров с управлением по катоду и по аноду.
19. Нарисуйте схему управления семистора.
20. Нарисуйте схему включения тиристора в цепь для регулирования мощности, диаграммы напряжений и токов в цепи, а также релаксационного генератора импульсов.

21. Перечислите и охарактеризуйте основные параметры тиристоров.
22. Как обозначаются тиристоры?
23. Почему ВАХ тиристора имеет участок отрицательного сопротивления?
24. Что такое эффект «защелки» в КМОП-инверторе?

4. БАЗОВЫЕ СХЕМЫ ТРАНЗИСТОРНЫХ КАСКАДОВ И УСИЛИТЕЛЕЙ

4.1. УСИЛИТЕЛЬНЫЕ КАСКАДЫ И РЕЖИМЫ ИХ РАБОТЫ КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Назовите три типа усилительных каскадов.
2. Какая связь между усилительными каскадами называется резистивной или гальванической?
3. Какая связь используется в усилителях постоянного тока?
4. Каков диапазон частот усилителей низкой частоты и широкополосных усилителей?
5. Какие элементы осуществляют резистивно-емкостную и трансформаторную связи?
6. Какие элементы содержит любой усилительный каскад?
7. В чем заключается процесс усиления каскадом?
8. Нарисуйте схему усилительного каскада ОЭ и дайте характеристику его элементов.
9. Запишите уравнение электрического состояния для коллекторной цепи усилительного каскада.
10. Проведите построение линии нагрузки динамической входной характеристики и переходной характеристики.
11. В чем отличие динамической входной характеристики от статической?
12. Как определяется коэффициент усиления по напряжению?
13. Нарисуйте схему замещения усилительного каскада.
14. Запишите уравнение для входной и выходной цепей усилительного каскада ОЭ с применением h -параметров.
15. Запишите выражение для коэффициента усиления по напряжению усилительного каскада ОЭ.
16. Запишите выражение для входного и выходного сопротивлений усилительного каскада ОЭ на низких и высоких частотах.
17. Каковы способы температурной стабилизации усилительного каскада ОЭ?
18. В чем суть явления ООС и способы его ослабления?

19. Сущность эмиттерной и коллекторной температурной стабилизации?
20. Нарисуйте схему усилительного каскада с коллекторной температурной стабилизацией.
21. Напишите формулу емкости конденсатора T – образного фильтра.
22. Нарисуйте схему и схему замещения усилительного каскада ОК.
23. Запишите выражение связи выходного и входного напряжений усилительного каскада ОК.
24. Запишите выражение коэффициента передачи напряжения усилительного каскада ОК.
25. Какой усилительный каскад называется эмиттерным повторителем?
26. Запишите выражение для входного сопротивления эмиттерного повторителя.
27. Каковы преимущества и применения эмиттерного повторителя?
28. Нарисуйте схему усилительного каскада ОБ и сравните его характеристики с другими схемами.
29. У каких усилительных каскадов (на полевых или биполярных транзисторах) больше входное сопротивление?
30. Нарисуйте схему усилительного каскада ОИ.
31. Явление ООС в усилительном каскаде ОИ и понятие «звено автоматического смещения».
32. Запишите уравнение электрического равновесия для цепи стока и истока в режиме покоя.
33. Понятие линии нагрузки, ее построение и графический анализ работы усилительного каскада ОИ.
34. Запишите выражение для емкости конденсатора звена автоматического смещения.
35. Запишите уравнение для тока стока и нарисуйте схему замещения усилительного каскада ОИ.
36. Запишите выражение для коэффициента усиления по напряжению усилительного каскада ОИ и пределы его изменения.
37. Нарисуйте схему усилительного каскада ОС.
38. Дайте характеристику истокового повторителя.
39. Назовите три режима работы усилительных каскадов или классов усиления.

40. Опишите работу усилительного каскада в режиме *A*.
41. Как определяется мощность и КПД усилительных каскадов в режиме *A*?
42. Дайте понятие «точка отсечки» в режиме *B* усилительного каскада.
43. Опишите работу усилительных процессов в режиме *B* и *C*.
44. Нарисуйте схему и схему замещения двухкаскадного усилителя напряжения с резистивно-емкостной связью на биполярных транзисторах.
45. Запишите выражение для коэффициента усиления по напряжению ненагруженного и нагруженного усилительного каскада.
46. Запишите выражения для выходного напряжения, сдвига фаз входного и выходного напряжений, а также квазирезонансной частоты усилительного каскада.
47. Нарисуйте и охарактеризуйте амплитудно-частотные и фазочастотные характеристики усилителя с резистивно-емкостной связью.
48. Что называют частотными искажениями?
49. Запишите выражение для коэффициента частотных искажений на верхних и нижних частотах.
50. Приведите понятия верхних и нижних частот и полосы пропускания усилителя.
51. Запишите выражения для коэффициента усиления, коэффициента частотных искажений и угла сдвига фаз многокаскадного усилителя.
52. Нарисуйте схему усилителя с резистивно-емкостной связью на интегральной схеме и дайте характеристику его элементов.
53. Что понимают под обратной связью в усилителях?
54. Какие обратные связи называют паразитными?
55. Нарисуйте структурную схему усилителя с ОС.
56. Дайте понятие положительной и отрицательной ОС, ОС по напряжению и по току, последовательной и параллельной ОС.
57. Нарисуйте структурную и принципиальную схемы усилителя с последовательной ООС.
58. Запишите выражение для коэффициента усиления усилителя с отрицательной (положительной) ОС.
59. Какие свойства усилителя улучшает ООС?
60. Запишите выражения для абсолютного и относительного изменения коэффициента усиления усилителя с ООС.

61. Каково влияние изменения коэффициента усиления усилителя на ООС?
62. Приведите понятие и выражение для глубокой ООС.
63. Каково влияние ООС на нелинейные искажения, входное и выходное сопротивления усилителя?
64. Нарисуйте структурную и принципиальную схемы усилителя с последовательной ООС по току и охарактеризуйте их.
65. Нарисуйте схему усилителя с параллельной ОС по напряжению.
66. Запишите выражение для коэффициента передачи, входного и выходного сопротивлений, а также коэффициента усиления усилителя с параллельной ОС по напряжению.
67. Перечислите виды паразитных ОС и дайте их характеристику.
68. Нарисуйте частотные характеристики УПТ и усилителя с резистивно-емкостной связью.
69. Приведите требования к характеристикам УПТ.
70. Нарисуйте схемы и потенциальные диаграммы УПТ с одним источником питания на биполярном транзисторе, на стабилитронах, на биполярных транзисторах с различными типами электропроводности и охарактеризуйте их.
71. Нарисуйте схему и потенциальную диаграмму УПТ с двумя источниками питания и охарактеризуйте ее.
72. Приведите понятие дрейфа в УПТ.
73. Нарисуйте схему наблюдения нуля в УПТ.
74. Нарисуйте две составляющие выходного напряжения: напряжение медленного и быстрого дрейфа.
75. Перечислите меры борьбы с дрейфом нуля и соответствующие УПТ.
76. Пределы снижения дрейфа в УПТ со стабилизацией напряжений источников питания и температурной стабилизацией.
77. Нарисуйте схему четырехплечего моста и поясните принцип его работы.
78. Нарисуйте схемы симметричного и несимметричного параллельного балансного УПТ и дайте пределы снижения дрейфа в них.
79. Нарисуйте структурную схему УПТ с преобразованием напряжения и охарактеризуйте его элементы и пределы снижения дрейфа.
80. Нарисуйте частотные характеристики УПТ с преобразованием и без преобразования напряжения.

81. Нарисуйте структурную схему комбинированного усилителя и приведите пределы снижения дрейфа в нем.
82. Нарисуйте схемы избирательного усилителя с RC -фильтром в цепи ОС и с каскадным LC -фильтром.
83. Нарисуйте схему и частотные характеристики двойного T -образного моста.
84. Напишите выражение для коэффициента усиления избирательного усилителя с двойным T -образным мостом в цепи ООС.
85. Нарисуйте схему и частотные характеристики избирательного усилителя с двойным T -образным мостом в цепи ООС.
86. Напишите выражение для полосы пропускания избирательного усилителя.
87. Нарисуйте схему избирательного усилителя с частотно-зависимой ОС и запишите для него выражение коэффициента ОС и полосы пропускания.
88. Нарисуйте схемы однокаскадных избирательных усилителей с LC -фильтром на биполярном и полевом транзисторе.
89. Нарисуйте схему замещения избирательного усилителя на биполярном транзисторе.
90. Запишите выражение для комплексного коэффициента усиления, сопротивления резонансного контура и добротности избирательного усилителя.
91. Запишите выражение для модуля коэффициента усиления избирательного усилителя.
92. Нарисуйте частотные характеристики избирательного усилителя при различной добротности резонансного контура.
93. Нарисуйте схему избирательного усилителя с трансформаторным подключением нагрузочного устройства.
94. Какие усилители называют усилителями мощности и их области применения.
95. Запишите выражение для коэффициента усиления по мощности.
96. Нарисуйте схему и схему замещения однотактного транзисторного УМ.
97. Проведите графический анализ работы усилителя мощности.
98. Нарисуйте схему двухтактного УМ и проведите анализ его работы.
99. Нарисуйте схему бестрансформаторного УМ с дополнительной симметрией и проведите анализ его работы.

100. Какие два вида питания усилительных элементов применяют в УМ?
101. Нарисуйте схему УМ с синфазным питанием от источника переменного напряжения и объясните принцип его действия с использованием временных диаграмм.
102. Нарисуйте схему УМ с противофазным питанием от источника переменного напряжения и объясните принцип его действия с использованием временных диаграмм.

4.5. ОПЕРАЦИОННЫЕ УСИЛИТЕЛИ КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Для чего предназначен операционный усилитель?
2. Какова структура ОУ и каким требованиям к электрическим параметрам он должен удовлетворять?
3. Какова область применения ОУ?
4. Нарисуйте условное графическое изображение ОУ и дайте характеристику выводов его аналоговой ИС.
5. Нарисуйте типичную схему на ОУ — схему инвертирующего усилителя.
6. Нарисуйте упрощенные графические обозначение ОУ и типичной схемы на ОУ.
7. Нарисуйте зарубежное условное графическое обозначение ОУ.
8. Приведите обозначение и название напряжений на выводах ОУ.
9. Определите понятия синфазного и дифференциального входного сигнала.
10. Запишите выражение связи выходного и входного напряжений ОУ.
11. Каков порядок значений собственного коэффициента усиления ОУ по напряжению и напряжения питания.
12. Чем вызвана многокаскадность ОУ?
13. Нарисуйте функциональную схему трехкаскадного ОУ и дайте характеристику каждого из каскадов.
14. Запишите выражение для коэффициента усиления по напряжению ОУ и его типовые значения.
15. Дайте понятие входного напряжения смещения (напряжение сдвига нуля) и его типовое значение.
16. Дайте понятие входного тока (тока смещения) и его типовые значения.

17. Дайте понятие тока сдвига (разности входных токов) и его типовые значения.
18. Дайте понятие дифференциального и синфазного входного сопротивлений и их типовые значения.
19. Дайте понятие выходного сопротивления и его типовые значения.
20. Дайте понятие коэффициента подавления синфазного сигнала и его типовые значения.
21. Дайте понятие максимальной скорости изменения выходного напряжения и его типовые значения.
22. Дайте понятие частоты единичного усиления и ее типовые значения.
23. Перечислите предельно допустимые значения основных эксплуатационных параметров ОУ.
24. Запишите выражение и нарисуйте график для передаточной характеристики ОУ.
25. Нарисуйте типовую схему включения ОУ.
26. Покажите область усиления на передаточной характеристике ОУ.
27. Дайте понятие режима усиления (линейного активного режима), запишите выражение связи в нем выходного и входного напряжений и значения коэффициента усиления по напряжению.
28. Покажите область насыщения на передаточной характеристике ОУ.
29. Дайте понятие режима насыщения ОУ и запишите выражение связи в нем выходного и входного напряжений.
30. Какими двумя группами параметров характеризуются частотные свойства ОУ?
31. Дайте характеристику групп параметров, характеризующих частотные свойства ОУ.
32. Запишите выражение передаточной функции каждого каскада ОУ.
33. Нарисуйте ЛАЧХ трехкаскадного ОУ.
34. Запишите выражение типовой передаточной функции ОУ.
35. Нарисуйте ЛАЧХ и ЛФЧХ ОУ.
36. Нарисуйте эквивалентную схему ОУ.
37. Нарисуйте схему ОУ с синфазным сигналом и типичный график ОУ.
38. Охарактеризуйте влияние синфазного сигнала на выходное напряжение ОУ.

39. Нарисуйте схему ОУ с двумя входными резисторами.
40. Охарактеризуйте влияние входных токов на выходное напряжение ОУ.
41. Охарактеризуйте влияние температуры, напряжения питания и времени (старения) на выходное напряжение.
42. Дайте понятие быстродействующего широкополосного ОУ и приведите его основные параметры.
43. Дайте понятие прецизионного (высокоточного) ОУ и приведите его основные параметры.
44. Дайте понятие ОУ общего применения и приведите его основные параметры.
45. Дайте понятие ОУ с малым входным током и приведите его основные параметры.
46. Дайте понятие многоканальных ОУ и приведите их основные параметры.
47. Дайте понятие мощных и высоковольтных ОУ и приведите их основные параметры.
48. Дайте понятие микромощных ОУ и приведите их основные параметры.
49. Какие входное и выходное сопротивления должен обеспечивать выходной каскад ОУ?
50. Почему выходные каскады ОУ строятся как двухтактные эмиттерные повторители?
51. Какие пары транзисторов называются комплементарными?
52. Нарисуйте схему и дайте принцип работы двухтактного эмиттерного повторителя.
53. Нарисуйте и дайте принцип работы практической схемы двухтактного эмиттерного повторителя.
54. Нарисуйте схему и дайте принцип работы эмиттерного повторителя с защитой от перегрузки выхода ОУ.
55. Нарисуйте варианты схем сдвига уровня на основе эмиттерных повторителей и дайте им характеристику.

5. ИСТОЧНИКИ ВТОРИЧНОГО ЭЛЕКТРОПИТАНИЯ

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Каково назначение ИВЭП?
2. Что выступает в качестве первичных источников электропитания?

3. Какова на практике должна быть стабильность напряжения первичных источников питания?
4. Какие параметры промышленной сети и потребителя не совпадают?
5. Как подразделяются ИВЭП и каково их назначение?
6. Нарисуйте структурные схемы ИВЭП и охарактеризуйте их.
7. Назовите и приведите математические соотношения электрических параметров ИВЭП.
8. Для чего предназначен умножитель напряжения и какие их виды различают?
9. Нарисуйте схему симметричного удвоителя напряжения (схема Латура) и приведите принцип ее работы.
10. Нарисуйте схему несимметричного удвоителя напряжения и приведите принцип ее работы.
11. Нарисуйте схемы утроителя и учетверителя напряжения и приведите принцип их работы.
12. Для чего предназначен конвертор?
13. Нарисуйте общую схему конвертора и охарактеризуйте его основные элементы.
14. Нарисуйте схему, временную диаграмму, график выходного напряжения инвертора и поясните принцип его работы.
15. Нарисуйте общую схему однофазного выпрямительного устройства и поясните назначение составляющих его элементов.
16. Назовите три типа выпрямителей.
17. Нарисуйте схему и временные диаграммы напряжений и токов однополупериодного выпрямителя и проведите анализ его работы.
18. Нарисуйте схему и временные диаграммы напряжений и токов мостового выпрямителя и проведите анализ его работы.
19. Нарисуйте схему и временные диаграммы напряжений и токов выпрямителя с выводом средней точки вторичной обмотки трансформатора и проведите анализ его работы.
20. Какие преимущества двухполупериодных выпрямителей перед однополупериодными?
21. Назовите основные электрические параметры выпрямителей и вентиляей.
22. Нарисуйте схемы параллельного и последовательного включения диодов и охарактеризуйте их.
23. Что собой представляют выпрямительные столбы, блоки?

24. Нарисуйте схему и временные диаграммы напряжений и токов трехфазного выпрямителя с нейтральным выводом и проведите анализ его работы.
25. Нарисуйте схему и временные диаграммы напряжений и токов трехфазного мостового выпрямителя и проведите анализ его работы.
26. Нарисуйте схему и временные диаграммы напряжений и токов трехфазного мощного выпрямителя с учетом индуктивностей рассеяния и проведите анализ его работы.
27. Какой выпрямитель называется управляемым?
28. Нарисуйте схему и временные диаграммы выходного напряжения однофазного управляемого выпрямителя на тиристоре и проведите анализ его работы.
29. Нарисуйте структурную схему системы управления управляемого выпрямителя и охарактеризуйте ее элементы.
30. Нарисуйте схему однофазного двухполупериодного управляемого выпрямителя с импульсно-фазовым управлением и проведите анализ его работы.
31. Какая зависимость называется характеристикой управления управляемого выпрямителя? Нарисуйте ее график.
32. Нарисуйте семейство внешних характеристик управляемого выпрямителя и охарактеризуйте их.
33. Нарисуйте схему и векторную диаграмму фазовращателя.
34. Нарисуйте временные диаграммы ФСУ «вертикального управления» и проведите анализ его работы.
35. Нарисуйте схему и временные диаграммы напряжений и токов трехфазного управляемого выпрямителя и проведите анализ его работы.
36. Нарисуйте и охарактеризуйте характеристики управления трехфазного управляемого выпрямителя.
37. Для чего предназначены инверторы и где их применяют?
38. Нарисуйте схемы и временные диаграммы перехода от выпрямительного к инверторному режиму в однополупериодном выпрямителе и охарактеризуйте принцип его работы.
39. Какой инвертор называют инвертором, ведомым сетью и автономным инвертором?
40. Нарисуйте схему и временные диаграммы напряжений и токов однофазного двухполупериодного инвертора, ведомого сетью, и проведите анализ его работы.

41. Как определяется угол опережения и какова его связь с углом управления?
42. Как определяется угол коммутации и каково его влияние на режимы работы инвертора?
43. Нарисуйте семейство внешних характеристик инвертора и охарактеризуйте их.
44. Нарисуйте схему преобразователя для реверсивного электропривода постоянного тока и охарактеризуйте принцип его работы.
45. Как подразделяются в зависимости от характера связи с источником питания автономные инверторы?
46. Нарисуйте схемы и временные диаграммы автономных инверторов тока и напряжения и охарактеризуйте принцип их работы.
47. Дайте понятие инвертора с колебательным контуром.
48. Нарисуйте схему и временные диаграммы инвертора с колебательным контуром и охарактеризуйте принцип его работы.
49. Нарисуйте схему и временные диаграммы инвертора с самовозбуждением и охарактеризуйте принцип его работы.
50. Запишите разложение выпрямленного напряжения в ряд Фурье на постоянную и гармонические составляющие для одно и двухполупериодного выпрямления.
51. Дайте понятие и значение коэффициента пульсаций выпрямленного напряжения.
52. Приведите назначение и классификацию сглаживающих фильтров.
53. Как подразделяются смешанные сглаживающие фильтры?
54. Каким коэффициентом оценивают эффективность сглаживающих фильтров?
55. Нарисуйте схемы и временные диаграммы емкостных фильтров с однополупериодным и мостовым выпрямителями и поясните принцип их работы.
56. Поясните порядок выбора емкости фильтра.
57. Нарисуйте схемы и временные диаграммы индуктивных фильтров с однополупериодным и мостовым выпрямителями и поясните принцип их работы.
58. Нарисуйте схемы Γ – образных LC и RC – фильтров и поясните принцип их работы.
59. Как определяется коэффициент сглаживания многозвенных фильтров?

60. Нарисуйте схемы и поясните принцип работы Π – образного LC – фильтра и транзисторного фильтра.
61. Какое устройство называют стабилизатором напряжения (тока)?
62. Приведите классификацию стабилизаторов.
63. Нарисуйте скелетную схему стабилизатора напряжения и охарактеризуйте его основные параметры.
64. Нарисуйте схему, малосигнальную эквивалентную схему диодного стабилизатора напряжения и проведите аналитический анализ его параметров.
65. Нарисуйте схемы диодных стабилизаторов с использованием прямого включения диода и с балластным резистором и проведите анализ их работы.
66. Нарисуйте принципиальную и эквивалентную схемы транзисторного стабилизатора на основе эмиттерного повторителя и проведите анализ его работы.
67. Какую проблему не может решить кардинально однотранзисторный стабилизатор?
68. Нарисуйте скелетную схему стабилизатора тока и поясните принцип его работы.
69. Какова зависимость эквивалентного напряжения, определяющего качество стабилизации по входным и выходным напряжениям?
70. Нарисуйте принципиальную и эквивалентную схемы простейшего стабилизатора тока на $n-p-n$ – транзисторе и проведите анализ его работы.
71. Нарисуйте схемы простейшего стабилизатора тока на $p-n-p$ – транзисторе, его вариант с заземленной базой и проведите анализ их работы.
72. Приведите понятие, схему отражателя тока и анализ его работы.
73. Какое одно из проявлений гибкости отражателя тока в них проявляется?
74. Нарисуйте схемы однорезисторного и безрезисторного отражателей тока и проведите анализ их работы.
75. Нарисуйте структурную схему компенсационного стабилизатора напряжения и приведите принцип его работы.
76. Приведите параметры отечественных ИМС стабилизаторов напряжения.
77. Нарисуйте схемы включения микросхем интегральных стабилизаторов и охарактеризуйте их.

78. Нарисуйте структурные схемы импульсного стабилизатора с РЭ, включенным последовательно и параллельно с нагрузкой, и охарактеризуйте их принцип работы.
79. Дайте классификацию импульсных стабилизаторов в зависимости от способа управления РЭ.
80. Нарисуйте структурную схему импульсного параллельного инвертирующего стабилизатора напряжения и приведите принцип ее работы.
81. Какие преимущества импульсных стабилизаторов напряжения перед непрерывными?
82. Нарисуйте схему импульсного стабилизатора напряжения с широтно-импульсной модуляцией и приведите принцип ее работы с диаграммами напряжений при малом и большом токах нагрузки.
83. Нарисуйте схему импульсного стабилизатора напряжения с частотно-импульсной модуляцией и приведите принцип ее работы.
84. Нарисуйте структуру ИВЭП с бестрансформаторным входом и дайте характеристику его элементов.
85. Нарисуйте схему ИВЭП с бестрансформаторным входом и приведите принцип ее работы.
86. Нарисуйте схему специального фильтра от помех в ИВЭП и дайте характеристику областей его применения.
87. Приведите понятия устройства подавления провалов и устройства подавления выбросов.
88. Дайте характеристику методов борьбы с помехами: гальванической, оптронной и релейной развязок.
89. Нарисуйте схемы гальванической и релейной развязок и приведите принципы их работы.
90. Нарисуйте схему трансформаторной гальванической развязки и приведите принцип ее работы.
91. Каковы основные правила разработки конструкции электронной аппаратуры?
92. Каких рекомендаций придерживаются при конструировании цифровых устройств?

6. Интегральные микросхемы

Контрольные вопросы

1. Определение микроэлектроники и ее возможности.
2. Определение интегральной микросхемы.
3. Состав интегральной микросхемы.
4. Определение элемента интегральной микросхемы.

5. Определение компонента интегральной микросхемы.
6. Сущность двух методов создания ИМС и им соответствующие названия ИМС.
7. Сущность группового характера (метода) технологического процесса изготовления полупроводниковых ИМС.
8. Охарактеризуйте виды пленочных ИМС.
9. Дайте определение полупроводниковой ИМС.
10. Дайте определение пленочной ИМС.
11. Почему полупроводниковую ИМС неправильно называть твердой или твердотельной?
12. Дайте определение гибридной ИМС.
13. Что определяет предельное значение показателя качества полупроводниковой ИМС и какова его величина?
14. Приведите классификацию ИМС по конструктивно-технологическим принципам и физическому принципу работы.
15. Как различают ИМС по функциональному назначению?
16. Что включают в элементную базу микроэлектронной аппаратуры?
17. Что понимают под типономиналом ИМС?
18. Что понимают под типом ИМС?
19. Каков состав серии ИМС?
20. Назовите три группы ИМС и их цифровое условное обозначение.
21. Деление ИМС на подгруппы и виды.
22. Классификация ИМС по функциональным признакам.
23. Условное обозначение ИМС.
24. Общее представление о полупроводниковых ИМС.
25. Характеристика четырех типов полупроводниковых ИМС.
26. Виды пленочных ИМС.
27. Структура гибридной ИМС, ее преимущества и недостатки.
28. Понятие БИС, ее свойства и классификация.
29. Основные параметры БИС.
30. Понятие о СБИС.
31. Характеристика полупроводниковых БИС.
32. Характеристика гибридных БИС.
33. Понятие микросборки и ее характеристика на примере синхронного детектора.
34. Компоненты гибридных ИМС и их характеристики.
35. Типы корпусов ИМС и их характеристики.
36. Назначение и классификация подложек ИМС.
37. Характеристика подложки полупроводниковых ИМС.

38. Маркировка и технические характеристики пластин для полупроводниковых ИМС.
39. Подложки пленочных ИМС, их материалы и технические характеристики.
40. Понятие платы ИМС и их размеры.
41. Перспективные подложки ИМС.
42. Предпочтительные области применения полупроводниковых и гибридных ИМС, их преимущества и недостатки.
43. Сравнительная характеристика технологии изготовления тонкопленочных и толстопленочных ИМС.
44. Назовите способы изоляции транзисторных биполярных структур.
45. Сущность метода изоляции обратносмещенным $p-n$ -переходом.
46. Сущность метода изоляции диэлектриком транзисторных структур.
47. Сущность способов (КВД, КИД, КНС) изоляции диэлектриком транзисторных структур.
48. Сущность комбинированного метода изоляции.
49. Сущность метода боковой диэлектрической изоляции V-канавками.
50. Назначение диодов в ИМС.
51. Анализ параметров биполярных интегральных диодов.
52. Назначение интегральных стабилитронов.
53. Схема диодного включения и конструкции интегральных биполярных диодов различных типов.
54. Назначение и конструктивные решения планарных диодов Шоттки.
55. Интегральные МДП-транзисторные диоды типа И-П и С-П.
56. Назначение и виды интегральных резисторов на биполярных структурах.
57. Запишите выражение для сопротивления интегрального резистора на биполярных структурах.
58. Структура и характеристики видов интегральных резисторов на биполярных структурах.
59. Структура и характеристики интегральных резисторов МДП-транзисторных структур.
60. Назначение и виды интегральных конденсаторов.
61. Структуры интегральных биполярных конденсаторов.
62. Запишите выражение для удельной барьерной емкости $p-n$ -перехода транзисторной структуры.

63. Типичные значения удельной барьерной емкости для различных $p-n$ -переходов транзисторной структуры.
64. Понятие комбинированного интегрального конденсатора.
65. Структура интегрального МДП-конденсатора и его топология.
66. Типичные параметры интегральных конденсаторов.
67. Запишите выражение для добротности интегрального конденсатора.
68. Назовите и охарактеризуйте два цикла изготовления полупроводниковых ИМС и БИС.
69. Что собой представляет кристалл ИМС?
70. Сущность интегрально-группового метода производства ИМС.
71. Понятие типового процесса изготовления ИМС.
72. Основные технологические этапы производства полупроводниковых ИМС и их характеристика.
73. Сущность биполярной и МДП-технологии изготовления ИМС.
74. Сущность планарной и планарно-эпитаксиальной технологии изготовления полупроводниковых ИМС.
75. Классификация технологических процессов изготовления кристаллов полупроводниковых биполярных ИМС.
76. Типовые технологические процессы изготовления полупроводниковых биполярных ИМС в зависимости от способа формирования изолирующих областей.
77. Последовательность технологических операций по стандартной планарно-эпитаксиальной технологии с использованием разделительной диффузии.
78. Последовательность технологических операций по КИД-технологии, основанной на коллекторной изолирующей диффузии.
79. Последовательность технологических операций по БИД-технологии, основанной на базовой изолирующей диффузии.
80. Последовательность технологических операций по технологии на основе трех шаблонов.
81. Последовательность технологических операций по технологии на основе двойной диффузии.
82. Сущность и типовые процессы технологии изготовления ИМС с диэлектрической изоляцией.
83. Технологическая последовательность EPIC-технологии.
84. Технологическая последовательность Декаль-технологии.

85. Технологическая последовательность КНС-технологии.
86. Сущность и типовые процессы изготовления биполярных ИМС с комбинированной изоляцией.
87. Технологическая последовательность изопланарной технологии.
88. Технологическая последовательность экипланарной технологии.
89. Технологическая последовательность полипланарной технологии.
90. Сравнительная характеристика технологических процессов изготовления полупроводниковых ИМС.
91. Понятие о совмещенной технологии изготовления гибридных ИМС.
92. Последовательность формирования полупроводниковой ИМС по совмещенной технологии.
93. Особенности технологии изготовления МДП и КМДП-ИМС.
94. Технологическая последовательность изготовления МДП-ИМС по n -канальной технологии.
95. Технологическая последовательность изготовления МДП-ИМС по p -канальной технологии.
96. Технологическая последовательность изготовления МДП-ИМС по КМДП-технологии.
97. Технологические проблемы изготовления МДП-ИМС и пути их решения.
98. Классификация типовых технологических процессов МДП-технологии.
99. Характеристика типового технологического процесса: самосовмещенный толстооксидный процесс (с кремниевыми затворами; с молибденовыми затворами).
100. Характеристика типового технологического процесса: изопланарная технология.
101. Характеристика типового технологического процесса: самосовмещенный процесс с использованием ионного легирования.
102. Сущность диффузионно-ионной технологии.
103. Два цикла производства в технологии изготовления гибридных ИМС.
104. Сущность тонкопленочной и толстопленочной технологий изготовления гибридных ИМС.
105. Классификация процессов изготовления плат гибридных ИМС, БИС и МСБ.

106. Типовые технологические процессы изготовления плат гибридных ИМС.
107. Основные этапы изготовления плат.
108. Материалы и способы нанесения пленок для резисторов, контактных площадок, соединений и конденсаторов.
109. Сущность, способы и последовательность масочного процесса изготовления тонкопленочных гибридных ИМС.
110. Сущность, способы и последовательность фотолитографического процесса изготовления тонкопленочных гибридных ИМС.
111. Сущность, способы и последовательность комбинированного процесса изготовления тонкопленочных гибридных ИМС.
112. Сущность, способы и последовательность электронно-лучевой технологии изготовления тонкопленочных гибридных ИМС.
113. Сущность, способы и последовательность танталовой технологии изготовления тонкопленочных гибридных ИМС.
114. Схема технологического процесса изготовления гибридных ИМС по толстопленочной технологии.
115. Последовательность формирования пассивной части толстопленочной гибридной ИМС.
116. Важнейшие этапы проектирования РЭА на ИМС и их характеристика.
117. Важнейшие этапы инженерного расчета ИМС и их характеристика.

7. ЛОГИЧЕСКИЕ ЭЛЕМЕНТЫ И ЦИФРОВЫЕ УСТРОЙСТВА

Контрольные вопросы

1. Назовите основные преимущества цифровых устройств по сравнению с аналоговыми.
2. Для чего предназначены цифровые микросхемы?
3. Как подразделяются по типу обрабатываемых (информационных) сигналов цифровые ИМС?
4. Нарисуйте обрабатываемые сигналы в соответствующей по типу цифровой ИМС.
5. Какую логику различают в зависимости от кодирования двоичного сигнала?
6. Дайте понятие положительной и отрицательной логики и их практической применимости.

7. Назовите основной отличительный признак элементов и схем потенциального типа от импульсных и потенциально-импульсных.
8. Как по функциональному назначению делятся элементы? Для чего они предназначены?
9. Дайте определение логического элемента.
10. Какой набор элементарных логических функций является функционально полным?
11. Назовите типы микросхем на униполярных транзисторах.
12. Назовите виды логик (микросхем) на биполярных транзисторах.
13. Дайте понятие и характеристику насыщенных ИМС.
14. Дайте понятие и характеристику ненасыщенных ИМС.
15. Дайте понятие статических входной и выходной характеристик ИМС.
16. Дайте понятие буферного элемента ИМС.
17. Дайте понятие нагрузочной способности ИМС.
18. Дайте понятие коэффициента разветвления по выходу ИМС.
19. Дайте понятие амплитудной передаточной характеристики.
20. Дайте понятие инвертирующей и неинвертирующей ИМС.
21. Нарисуйте типичные и передаточные характеристики ЛЭ.
22. Какие статические параметры определяются по АПХ?
23. Нарисуйте типовую АПХ инвертирующего ЛЭ по математически определенным статическим параметрам.
24. Дайте понятия логического перепада, минимального логического перепада и статической помехоустойчивости.
25. Дайте понятие помехоустойчивости по уровню логического «0».
26. Дайте понятие помехоустойчивости по уровню логического «1».
27. Как влияет отрицательная (положительная) помеха на состояние ЛЭ?
28. Запишите выражение для средней статической потребляемой мощности ИМС.
29. Дайте понятие динамического параметра.
30. Дайте понятие динамической помехоустойчивости.
31. Запишите функциональную зависимость амплитудно-временной импульсной помехи.
32. От чего зависит импульсная (динамическая) помехоустойчивость ЛЭ?

33. Нарисуйте график амплитудно-временной характеристики импульсной помехи и охарактеризуйте области допустимых и недопустимых импульсов помех.

34. Дайте понятие динамической мощности.

35. Запишите выражение полной потребляемой мощности.

36. Нарисуйте графики полной потребляемой мощности от частоты различных ИМС.

37. Дайте понятие максимальной рабочей частоты ИМС и времени задержки распространения сигнала.

38. Запишите выражение среднего времени задержки распространения сигнала.

39. Чем определяется быстродействие ЛЭ?

40. Как делятся логические ИМС по быстродействию в зависимости от задержки сигнала.

41. Назовите три категории причин ограничения по быстродействию полупроводниковых ИМС.

42. Какой компонент размером l можно рассматривать как элемент с сосредоточенными параметрами?

43. До какой величины гигагерц в полупроводниковых ИМС характерные размеры компонентов таковы, что их можно считать сосредоточенными?

44. Дайте понятие двух параметров ИМС: граничная частота и максимальная частота генерации.

45. Запишите выражение для работы (энергии) переключения ИМС.

46. Нарисуйте график сравнения базовых ЛЭ, выпускаемых отечественной промышленностью.

47. Перечислите эксплуатационные параметры ИМС.

48. Дайте понятие базового логического элемента.

49. Какова характерная особенность ТТЛ-элемента?

50. Нарисуйте упрощенную схему ТТЛ-элемента.

51. Дайте понятие элемента диодно-транзисторной логики И-НЕ.

52. Нарисуйте схему базового элемента ТТЛ, содержащую многоэмиттерный транзистор и инвертор, и приведите его принцип работы.

53. Нарисуйте условное графическое обозначение (УГО) транзистора Шоттки.

54. Нарисуйте базовый ЛЭ И-НЕ с транзистором Шоттки и приведите его основные параметры.

55. Дайте понятие составного транзистора (схема Дарлингтона).

56. Перечислите основные достоинства ИМС на основе эмиттерно-связанной логики (ЭСЛ).
57. Перечислите серии, к которым относятся ЛЭ с ЭСЛ, и приведите их основные характеристики.
58. Что входит в состав серий для стыковки логических уровней микросхем ЭСЛ со схемами ТТЛ?
59. Что включает в себя структурно-базовый элемент ЭСЛ?
60. Нарисуйте схему с объединенными эмиттерами токового переключателя ИМС ЭСЛ и поясните принцип ее работы.
61. Нарисуйте схему с базового элемента ЭСЛ с эмиттерными повторителями и поясните принцип ее работы.
62. Нарисуйте схему элемента логики n – МОП, реализующий функцию ИЛИ-НЕ и поясните принцип ее работы.
63. Нарисуйте схему КМОП-логического элемента, реализующего функцию ИЛИ-НЕ, и поясните принцип ее работы.
64. Назовите основные причины предпочтения изготовления транзисторов при интегральной технологии, чем изготовление резисторов.
65. Дайте понятие интегрально-инжекционной логики и два принципа, на которых основано построение ИМС на биполярных транзисторах.
66. Дайте понятие двух способов введения избыточных носителей заряда в базу переключающего транзистора.
67. Назовите достоинства приборов с инжекционным питанием, построенных на E^2E .
68. Нарисуйте структуру E^2E элемента и его эквивалентную схему.
69. Укажите недостатки E^2E элементов.
70. Нарисуйте схему элемента ИЛИ-НЕ на основе E^2E элемента и поясните принцип ее работы.
71. Перечислите типы логических элементов на основе арсенида галлия.
72. Нарисуйте схему инвертора и схему, реализующую функцию ИЛИ-НЕ на полевых транзисторах с непосредственными связями (НСПТ) и поясните принцип их работы.
73. Нарисуйте схему ИЛИ на полевых транзисторах с диодами Шоттки (ДШПТ) и поясните принцип ее работы.
74. Нарисуйте схемы логических элементов (инверторы с истоковым повторителем и без истокового повторителя) с буферными каскадами на полевых транзисторах и поясните принцип их работы.

75. Дайте понятие и пред историю создания приборов с зарядовой связью (ПЗС).
76. Какова основа ПЗС, их структура и принцип действия?
77. Дайте понятие зарядового пакета в структуре ПЗС и приведите принципы построения схем микросистемотехники ПЗС.
78. Перечислите и охарактеризуйте достоинства ПЗС-структур, а также факторы, сдерживающие их применение.
79. Дайте характеристику основных режимов работы ПЗС.
80. Объясните принцип работы ПЗС.
81. Объясните процесс переноса зарядового пакета на примере трехфазного сдвигового регистра.
82. Назовите классы фотоэлектрических преобразователей изображения на ПЗС.
83. Охарактеризуйте способ организации покадрового считывания и матрицы ПЗС.
84. Нарисуйте световую характеристику матрицы ПЗС и дайте соответствие ей режимам работы элемента матрицы.
85. Нарисуйте спектральную характеристику матрицы ПЗС и свяжите ее с спектральной чувствительностью матричного формирователя.
86. Приведите понятие разрешающей способности матрицы ПЗС.
87. Перечислите основные характеристики телевизионных камер на ПЗС фирм Texas Instruments и Tektronix.
88. Приведите сравнительные характеристики ЛЭ.
89. Дайте понятие логической или булевой функции.
90. Приведите оригинальные названия и математические обозначения логических функций одной и двух переменных.
91. Какой набор логических функций является функционально полным?
92. Запишите функционально полные наборы из двух и трех функций.
93. Приведите альтернативные названия и символические обозначения логических функций.
94. Запишите законы алгебры логики.
95. Запишите правила и теоремы алгебры логики.
96. Дайте понятие таблицы истинности.
97. Приведите пример таблицы истинности логической функции трех переменных.
98. Дайте понятие СДНФ аналитического представления логической функции, а также минтерма.
99. Приведите минтермы функции трех переменных.

100. Приведите порядок и пример перехода от таблицы истинности к СДНФ.
101. Дайте понятие и приведите примеры карт Карно.
102. Приведите порядок минимизации логических функций по карте Карно.
103. Дайте понятие абстрактного цифрового автомата.
104. Приведите логические функции для описания автомата.
105. Приведите два способа определения выходного сигнала в цифровом автомате и соответствующего рода автомата.
106. Дайте понятие матричного описания автомата и соответственно таблиц переходов и выходов для автоматов Мили и Мура.
107. Дайте понятие графического описания автомата.
108. В чем заключается задача синтеза конечного автомата.
109. Что представляет собой структурная схема автомата?
110. Нарисуйте структурную схему автомата Мура и дайте характеристику ее элементов.
111. Нарисуйте структурную схему автомата Мили и дайте характеристику ее элементов.
112. Назовите этапы синтеза автомата и поясните сущность каждого из них.
113. Приведите описание RS – триггера как автомата Мура с двумя состояниями и структурной таблицей переходов, диаграммой и уравнением состояний, характеристическим уравнением.
114. Приведите описание JK – триггера как автомата Мура с двумя состояниями и структурной таблицей переходов, диаграммой и уравнением состояний, характеристическим уравнением.
115. Приведите описание D – триггера как автомата Мура с двумя состояниями и структурной таблицей переходов, диаграммой и уравнением состояний, характеристическим уравнением.
116. Приведите описание T – триггера как автомата Мура с двумя состояниями и структурной таблицей переходов, диаграммой и уравнением состояний, характеристическим уравнением.
117. Привести таблицу переходов автомата Мура с его таблицей переходов и таблицей переходов T – триггера.
118. Привести таблицу истинности схемы возбуждения автомата с D – триггерами.
119. Привести таблицу истинности схемы возбуждения автомата с T – триггерами.
120. Привести таблицу истинности схемы возбуждения автомата с JK – триггерами.

121. Привести таблицу возбуждения формирования выходных сигналов автомата.
122. Дайте определение и характеристику преобразуемых входных и выходных сигналов дешифратора.
123. Нарисуйте функциональную схему и условное обозначение линейного дешифратора. Поясните принцип его работы.
124. Нарисуйте схему каскадного соединения жешифраторов и поясните принцип ее работы.
125. Нарисуйте функциональную схему прямоугольного дешифратора. Поясните принцип ее работы.
126. Нарисуйте функциональную схему дешифратора на элементах И, НЕ, И-НЕ и дешифратора двоично-десятичного кода. Поясните принцип ее работы.
127. Дайте определение шифратора.
128. Нарисуйте функциональную схему и условное обозначение шифратора на элементах ИЛИ. Поясните принцип ее работы.
129. Нарисуйте функциональную схему шифратора на элементах ИЛИ-НЕ и И-НЕ. Поясните принцип ее работы.
130. Нарисуйте функциональную схему двухступенчатого шифратора. Поясните принцип ее работы.
131. Дайте определение мультиплексора.
132. Нарисуйте функциональную схему и условное обозначение мультиплексора. Поясните принцип ее работы.
133. Нарисуйте схему и поясните принципы реализации функции «сумма по модулю два» на основе мультиплексора.
134. Нарисуйте схему и поясните принципы реализации любой логической функции и аргументов на основе мультиплексора.
135. Нарисуйте схему и поясните принципы реализации функции трех аргументов на основе мультиплексора с двумя адресными входами.
136. Дайте определение мультиплексора.
137. Нарисуйте функциональную схему демультимплексора и поясните принцип ее работы.
138. К какой единственной операции можно свести все многообразие математических операций?
139. Зарисуйте таблицу сложения двоичных слагаемых a_i, b_i с учетом переноса p_i .
140. Запишите выражение ДНФ для сигнала переноса и поясните принцип получения для сигнала суммы s_i .

141. Запишите выражение для сигнала суммы s_i через входные сигналы и сигналы переноса.
142. Нарисуйте функциональную схему сумматора и его условное обозначение. Поясните принцип ее работы.
143. Нарисуйте структуру последовательного многоразрядного сумматора и поясните принцип его работы.
144. Нарисуйте структуру параллельного сумматора с последовательным переносом. Поясните принцип его работы.
145. Нарисуйте структуру сумматора с параллельным переносом. Поясните принцип его работы.
146. Нарисуйте структуру группового сумматора с цепным переносом. Поясните принцип его работы.
147. Какие операции выполняют арифметико-логические устройства (АЛУ)?
148. Как устроено и каково условное обозначение АЛУ?
149. Приведите принцип работы типового АЛУ.
150. Запишите основные операции, выполняемые АЛУ.
151. Какую основную операцию выполняет матричный умножитель?
152. Запишите схему умножения двух разных чисел A и B .
153. Какой разрядностью реализуются умножители интегрального исполнения?
154. Дайте определение триггера.
155. Как различают триггеры в зависимости от способов управления?
156. Как подразделяют триггеры по способу записи информации?
157. Нарисуйте функциональную и принципиальную схемы, таблицу функционирования и условное обозначение RS – триггера. Поясните принцип работы асинхронного RS – триггера с прямыми входами на основе его временной диаграммы.
158. Нарисуйте функциональную схему, условное обозначение, таблицу функционирования асинхронного RS – триггера с инверсными входами. Поясните принцип его работы на основе временной диаграммы.
159. Нарисуйте функциональную и упрощенную схемы, условное обозначение, синхронного одноступенчатого RS – триггера со статическим управлением. Поясните принцип его работы на основе временной диаграммы.
160. Нарисуйте структурную схему и условное обозначение синхронного двухступенчатого RS – триггера со статическим управлением. Поясните принцип его работы.

161. Определите понятие, нарисуйте функциональную схему синхронного двухступенчатого MS – триггера со статическим управлением. Поясните принцип его работы на основе временной диаграммы.

162. Нарисуйте функциональную схему и условное обозначение синхронного одноступенчатого RS – триггера с динамическим управлением. Поясните принцип его работы на основе временной диаграммы.

163. Нарисуйте функциональную схему, таблицу функционирования и условное обозначение синхронного одноступенчатого D – триггера со статическим управлением. Поясните принцип его работы.

164. Нарисуйте функциональную схему, таблицу функционирования и условное обозначение синхронного одноступенчатого DV – триггера со статическим управлением. Поясните принцип его работы.

165. Нарисуйте условное обозначение синхронного JK – триггера, таблицу функционирования. Поясните принцип его работы.

166. Нарисуйте функциональную схему синхронного двухступенчатого JK – триггера со статическим управлением. Поясните принцип его работы на основе временной диаграммы.

167. Нарисуйте функциональную схему синхронного одноступенчатого JK – триггера с динамическим управлением и прямыми входами. Поясните принцип его работы на основе временной диаграммы.

168. Дайте назначение счетчика и приведите классификацию счетчиков.

169. Нарисуйте функциональную схему и условное обозначение асинхронного двоичного счетчика. Поясните принцип его работы на основе временной диаграммы.

170. Нарисуйте функциональную схему синхронного двоичного счетчика с защитой от возникновения ложных комбинаций. Поясните принцип его работы на основе временной диаграммы.

171. Нарисуйте функциональную схему асинхронного двоичного счетчика. Поясните принцип его работы на основе временной диаграммы.

172. Нарисуйте функциональную схему двоично-десятичного счетчика. Поясните принцип его работы на основе временной диаграммы.

173. Нарисуйте функциональную схему распределителя на D -триггерах. Поясните принцип его работы на основе временной диаграммы.

174. Нарисуйте функциональную схему распределителя, составленного из регистров. Поясните принцип его работы на основе временной диаграммы.

175. Нарисуйте функциональную схему распределителя, составленного из счетчика и дешифратора. Поясните принцип его работы на основе временной диаграммы.

176. Дайте определение регистра и укажите его разновидности.

177. Дайте общую ячеистую структуру регистра сдвига и характеристику его работы.

178. Нарисуйте функциональную схему трехразрядного регистра сдвига на двухступенчатых D -триггерах. Поясните принцип его работы на основе временной диаграммы.

179. Нарисуйте функциональную схему и условное обозначение универсального регистра сдвига на интегральной микросхеме K155IP1. Поясните принцип его работы на основе временной диаграммы в различных режимах.

180. Нарисуйте функциональную схему регистра памяти на D -триггерах. Поясните принцип его работы.

181. Нарисуйте функциональную схему и условное обозначение регистра сдвига с сумматором по модулю два. Поясните принцип его работы на основе таблицы состояния ячеек регистра.

182. Нарисуйте схемы деления многочленов на многочлен. Поясните принцип их работы на основе таблицы состояния ячеек регистра.

183. Нарисуйте схемы для умножения многочленов на многочлен и одночлен. Поясните принцип их работы.

184. Запишите формулу для выходного сигнала ЦАП и охарактеризуйте ее.

185. Запишите закон преобразования аналогового сигнала в пропорциональный ему цифровой код (АЦП).

186. Перечислите основные параметры ЦАП и АЦП.

187. Нарисуйте схемы ЦАП с использованием сумматора на ОУ и на основе ОУ с использованием транзисторных ключей и ИОН. Поясните принцип их работы.

188. Нарисуйте схему ЦАП на основе матрицы типа $R-2R$, а также устройство матрицы типа $R-2R$. Поясните принцип их работы.

189. Нарисуйте схему ЦАП на ОУ с использованием матрицы типа $R-2R$. Поясните принцип ее работы.

190. Нарисуйте схему синтезирующего генератора. Поясните принцип его работы на основе временной диаграммы.

191. Как подразделяются по способу преобразования АЦП? В чем сущность каждого АЦП?

192. Нарисуйте схему параллельного m – разрядного АЦП. Приведите принцип его работы.

193. Нарисуйте схему АЦП, реализующую метод двойного интегрирования. Поясните принцип его работы.

194. Приведите предназначение и общую характеристику кодопреобразователя.

195. Нарисуйте функциональную схему преобразователя двоичного кода в код с четным числом единиц. Поясните принцип его работы.

196. Нарисуйте функциональную схему преобразователя двоичного кода в двоично-десятичный код. Поясните принцип его работы.

197. Нарисуйте функциональную схему преобразователя двоичного кода в самодополняющийся двоично-десятичный код 2.4.2.1. Поясните принцип его работы с учетом таблицы состояний.

198. Нарисуйте функциональную схему преобразователя двоичного кода в код Грея и обратно. Поясните принцип их работы с учетом таблицы состояний.

199. Нарисуйте функциональную схему преобразователя двоичного кода в итеративный код. Поясните принцип его работы с учетом таблицы контрольных символов.

200. Нарисуйте функциональную схему преобразователя итеративного кода в двоичный код. Поясните принцип его работы с проверкой комбинации итеративного кода на четность.

201. Нарисуйте функциональную схему преобразователя двоичного кода в код Хемминга. Поясните принцип его работы с учетом таблицы состояния триггеров.

202. Нарисуйте функциональную схему преобразователя кода Хемминга в двоичный код. Поясните принцип его работы с учетом таблицы состояния триггеров.

203. Нарисуйте функциональные схемы образования циклического кода с помощью образующих многочленов. Поясните принцип их работы с учетом состояния ячеек регистра.

204. Нарисуйте структурную и функциональную схемы образования циклического кода. Поясните принцип его работы.

205. Нарисуйте функциональную схему декодирования циклического кода. Поясните принцип его работы с учетом таблицы

состояния ячеек регистра, с учетом декодирования циклического кода с обнаружением ошибки, исправления одиночной ошибки.

206. Нарисуйте функциональную схему декодирования циклического кода с обнаружением и исправлением ошибок. Поясните принцип его работы с учетом таблицы состояния ячеек делителя и работы запоминающего устройства.

207. Нарисуйте функциональную схему мажоритарного декодирования циклического кода. Поясните принцип его работы.

8. ПРОГРАММИРУЕМЫЕ ЛОГИЧЕСКИЕ ИНТЕГРАЛЬНЫЕ СХЕМЫ

Контрольные вопросы

1. Что входит в цифровую систему обработки информации?
2. Какую задачу решает процессор?
3. Чем реализуется память?
4. Какое противоречие разрешается на путях разработки БИС/СБИС с программируемой и репрограммируемой структурой?
5. Что обеспечивает программирование ПЛИС?
6. Нарисуйте укрупненную структуру ПЛИС и дайте характеристику ее элементов.
7. На какие классы подразделяются ПЛИС по структурному признаку (по архитектуре)?
8. Какова эквивалентная емкость ПЛИС?
9. Какова примерная стоимость ПЛИС в зависимости от эквивалентной емкости?
10. Что является основой ПЛМ?
11. Нарисуйте базовую структуру ПЛМ и дайте характеристику входных/выходных буферов ПЛМ.
12. Назовите основные параметры ПЛМ.
13. Дайте понятие термина и их числа по отношению к числу конъюнкторов.
14. Куда подаются термы и чему равно число дизъюнкторов вырабатываемых функций?
15. Какую форму воспроизводимых функций реализует ПЛМ?
16. Какую систему логических функций способна реализовать ПЛМ?
17. На какой технологической основе выпускаются ПЛМ?
18. Нарисуйте фрагмент принципиальной схемы ПЛМ по биполярной технологии и поясните назначение ее элементов.

19. Нарисуйте схему соединения строк и столбцов соответственно в матрице И и ИЛИ и поясните с помощью логических функций ее принцип действия.
20. В чем сущность программирования ПЛМ и пережигания перемычек?
21. Какова размерность и длительность цикла чтения ПЛМ типа 556РТ1, РТ2, РТ3, выполненных по ТТЛШ-технологии?
22. Как упрощенно изображаются многовходовые элементы И и ИЛИ ПЛМ? Нарисуйте упрощенное изображение фрагмента схемы ПЛМ и поясните с помощью логических функций ее принцип работы.
23. Нарисуйте структуру ПЛМ, реализованной на МОП-транзисторах и поясните ее особенности.
24. Охарактеризуйте сущность программирования ПЛМ, выполняемое пользователем.
25. Приведите символы, используемые при задании сведений о перемычках для программирования ПЛМ.
26. Нарисуйте базовую структуру ПМЛ и приведите ее сравнение с ПЛМ.
27. С помощью каких приемов происходило обогащение функциональных возможностей ПЛМ и ПМЛ?
28. Нарисуйте схему программируемого выходного буфера, приведите принцип его работы и дополнительные возможности для минимизации числа термов в реализуемой системе.
29. Нарисуйте схему с двунаправленным буфером, приведите принцип его работы в четырех режимах в зависимости от того, как запрограммированы входы конъюнктора: 1. Все перемычки нетронуты; 2. Все перемычки пережжены; 3. Выход с обратной связью; 4. Управляемый выход.
30. Нарисуйте структуру ПМЛ с памятью и охарактеризуйте ее.
31. Нарисуйте ПМЛ с разделяемыми конъюнкторами и приведите пример реализации разделения термов в ПМЛ.
32. Приведите общие сведения о БМК (вентильная матрица).
33. Приведите понятия базовой ячейки (БЯ), матричной базовой ячейки (МБЯ), периферийной базовой ячейки (ПБЯ), функциональной ячейки (ФЯ), библиотеки функциональных ячеек, эквивалентного вентиля (ЭВ) и канала трассировки.
34. Приведите классификацию БМК и их характеристику.
35. Нарисуйте структуры БМК различных типов и расположение областей БМК.

36. Нарисуйте блочную структуру БМК.
37. Приведите характеристики БМК.
38. Нарисуйте компонентный состав базовой ячейки БМК типа ЭСЛ и приведите принцип ее работы.
39. Нарисуйте вариант базовой ячейки БМК типа КМОП.
40. Приведите 4 группы параметров БМК.
41. Приведите основные параметры отечественных БМК, представляющих разные схемотехнические типы.
42. Приведите общие сведения о ПВМ.
43. Дайте определение конфигурации.
44. Охарактеризуйте ПВМ с триггерной памятью конфигурации.
45. Нарисуйте логический блок фирмы Actel и отечественного производства с использованием мультиплексорной системы связей ПВМ.
46. С какой целью применяют иерархическую систему связей ПВМ.
47. Приведите общие сведения о программируемых коммутируемых матричных блоках (ПКМБ).
48. Нарисуйте фрагмент ПКМБ семейства MAX 3000 и охарактеризуйте его.
49. Приведите общие сведения о запоминающих устройствах (ЗУ).
50. Приведите понятие информационной емкости ЗУ.
51. Приведите условное графическое обозначение и типичные сигналы ЗУ.
52. Приведите типичный набор сигналов полупроводникового ЗУ и их очередность поступления.
53. Приведите классификацию полупроводниковых ЗУ в зависимости от способа доступа к данным.
54. Охарактеризуйте адресные ЗУ, ЗУ с последовательным доступом и ЗУ с ассоциативным доступом.
55. Как классифицируют адресные ЗУ?
56. Охарактеризуйте ОЗУ (RAM) и ПЗУ (ROM).
57. Как делятся ОЗУ, ПЗУ и дайте их характеристику.
58. Охарактеризуйте FIFO, файловые и циклические ЗУ.
59. Нарисуйте структуру ассоциативного ЗУ типа 2D и охарактеризуйте ее.
60. Нарисуйте структуру ЗУ типа 2DM и охарактеризуйте ее.
61. Приведите определение микропроцессора (МП).
62. Охарактеризуйте МП с учетом двух направлений его развития.

63. Нарисуйте общую структуру микропроцессорной системы и охарактеризуйте ее элементы.
64. Приведите принцип работы МП.
65. Укажите три режима обмена в микропроцессорной системе.
66. Охарактеризуйте программно-управляемый обмен в МПС, обмен по инициативе ВУ с прерыванием работы МП, обмен между ВУ и памятью в режиме прямого доступа к памяти.
67. Нарисуйте процессы записи данных в стек и извлечения из стека.
68. Охарактеризуйте режим обмена устройства с памятью в режиме прямого доступа к памяти (ПДП).
69. Охарактеризуйте однокристалльный МП Intel 8086 (К1810ВМ86).
70. Нарисуйте структуру МП 8086, его внутренние регистры и приведите принцип его работы.
71. Приведите понятие мультиплексирования информационных линий и его применение в МП 8086.
72. Приведите понятие сегментации памяти и его применение в МП 8086.
73. Охарактеризуйте 17 управляющих сигналов МП 8086.
74. Приведите обобщенный формат команды и общую характеристику системы команд МП 8086.
75. Приведите понятие режима адресации данных.
76. Охарактеризуйте 7 режимов адресации данных.
77. Приведите понятие о системе команд и об Ассемблере.
78. Приведите общий формат ассемблерной команды.
79. Приведите правила записи операндов.
80. Приведите 5 базовых команд передачи данных в МП 8086 с примерами.
81. Приведите команды сложения, вычитания, умножения и деления в МП 8086.
82. Приведите логические команды и команды сдвига в МП 8086.
83. Приведите команды условного и безусловного переходов в МП с необходимыми пояснениями.
84. Приведите команды ввода-вывода в МП 8086.
85. Приведите тенденции развития однокристалльных МП и систем на их основе.
86. Нарисуйте структуру МПС с КЭШ-памятью, структуру адреса и организации КЭШ-памяти.

87. Охарактеризуйте основные поколения развития однокристалльных МП.
88. Охарактеризуйте технологию изготовления современных микропроцессоров.
89. Дайте определение микроконтроллера.
90. Нарисуйте типовую структуру микроконтроллера, поясните характеристики его элементов и принцип работы.
91. Приведите понятие интерфейсных устройств в МПС.
92. Дайте понятие способа передачи информации и соответствующего интерфейса в МПС.
93. Дайте понятие буферного узла (порта) и их типы в МПС.
94. Охарактеризуйте синхронный и асинхронный способы обмена данными.
95. Охарактеризуйте радиальную и магистральную структуру интерфейсов.
96. Дайте понятие системного и магистрального интерфейса (шины).
97. Приведите характеристики интерфейсов и охарактеризуйте интерфейсные БИС.
98. Дайте понятие шинного формирователя, двунаправленного формирователя.
99. Дайте понятие буферного регистра (порта).
100. Нарисуйте структуру параллельного адаптера и приведите принцип его работы в трех режимах.
101. Нарисуйте структуру последовательного тракта передачи данных адаптера и поясните принцип его работы в синхронном и асинхронном режимах.
102. Нарисуйте структуру посылки в асинхронном режиме передачи данных.
103. Дайте понятие программируемого связного адаптера.
104. Нарисуйте функциональную схему работы двух адаптеров в режиме асинхронной передачи последовательных данных.
105. Дайте понятие программируемого контроллера прерываний и его два сигнала для работы с микроконтроллером.
106. Нарисуйте структурную схему контроллера прерываний и поясните принцип его работы.
107. Дайте понятие приоритетного кольца и нарисуйте его.
108. Дайте понятие контроллера прямого доступа к памяти (ПДП).
109. Нарисуйте схему взаимодействия блоков МПС при ПДП и поясните принцип ее работы.

110. Дайте понятие, нарисуйте схему программируемого интервального таймера и поясните принцип его работы.
111. Назовите 6 режимов работы канала и охарактеризуйте каждый.

9. ИНТЕГРАЛЬНЫЕ МИКРОСХЕМЫ ДИАПАЗОНА СВЧ

Контрольные вопросы

1. Каков диапазон частот, в котором работают интегральные микросхемы СВЧ диапазона?
2. Как разделяются элементы ИМС-СВЧ в зависимости от соотношения между линейными размерами и рабочей длиной волны?
3. Какие размеры по сравнению с длиной волны имеют элементы с сосредоточенными параметрами?
4. Какой характерный признак СВЧ-ИМС?
5. Какое получили название, применяемые в СВЧ-ИМС цепи с распределенными параметрами, в качестве линий передачи электромагнитных колебаний?
6. Какими достоинствами обладают СВЧ-ИМС с микрополосковыми линиями связи?
7. Какими могут быть СВЧ-ИМС?
8. Какие особенности полупроводниковых СВЧ-ИМС?
9. Какие особенности гибридных СВЧ-ИМС?
10. Какие преимущества имеют СВЧ-ИМС перед обычными СВЧ схемами?
11. Каковы предельные объем, длина и толщина активных и пассивных элементов, характеризующих предельную степень миниатюризации для устройств СВЧ?
12. Каковы пассивные и активные элементы применяют в СВЧ-ИМС?
13. Приведите характеристики материалов подложек СВЧ-ИМС.
14. Нарисуйте несимметричную микрополосковую линию передачи и приведите ее основные характеристики с записью формул.
15. Нарисуйте зависимость волнового сопротивления несимметричной микрополосковой линии от отношения b/h при различных значениях диэлектрической проницаемости.
16. Из каких трех частей складывается затухание в микрополосковых линиях передачи?
17. Запишите выражения, обусловленные потерями в проводнике (омические потери) для различных b/h .

18. Нарисуйте зависимость потерь несимметричной микрополосковой линии передачи от отношения b/h .
19. Нарисуйте симметричную микрополосковую линию передачи с «подвешенной подложкой» и охарактеризуйте ее.
20. Нарисуйте компланарную и щелевую микрополосковые линии передачи и охарактеризуйте их.
21. Нарисуйте зависимость волнового сопротивления компланарной полосковой линии передачи от ее конструктивных размеров при $t/h = 0,005$.
22. Нарисуйте зависимость волнового сопротивления и затухания от соотношения h/λ для щелевой полосковой линии передачи.
23. Нарисуйте зависимость собственной добротности от частоты линии передачи типа «сэндвич» и «несимметричная».
24. Приведите характеристики материалов проводников СВЧ-ИМС.
25. Нарисуйте индуктивность для СВЧ-ИМС, приведите ее геометрические размеры и запишите выражение для определения индуктивности.
26. Нарисуйте плоский и гребенчатый конденсаторы для СВЧ-ИМС.
27. Нарисуйте резистивные нагрузки для микрополосковой линии передачи и охарактеризуйте их.
28. Нарисуйте поперечное сечение микросхемы, где резистор, конденсатор и проводники получены методом тонкопленочной технологии.
29. Охарактеризуйте активные элементы для СВЧ-ИМС.
30. Нарисуйте конструкции полупроводниковых приборов, применяемых в СВЧ-ИМС.
31. Нарисуйте структуру параллельного монтажа диода Ганна в СВЧ-ИМС.
32. Нарисуйте схему монтажа $p-i-n$ -диода в микрополосковой линии передачи.
33. Нарисуйте схему монтажа полупроводниковых приборов с балочными выводами способом термокомпрессионной сварки.
34. Нарисуйте схему монтажа активных элементов СВЧ-ИМС в керамических держателях.
35. Нарисуйте схему коаксиально-микрополоскового перехода и охарактеризуйте ее.

36. Нарисуйте схему коаксиально-микроразветвляющегося перехода со скользящей нагрузкой и охарактеризуйте ее.
37. Нарисуйте схему волноводно-микроразветвляющегося перехода и охарактеризуйте его.
38. Приведите характеристики некоторых типов СВЧ-ИМС: антенный переключатель; балансный смеситель на диодах с барьером; умножитель частоты на планарных варакторах; фазовращатель широкополосный малой мощности на планарных диодах $p-i-n$ - типа; малошумящий транзисторный СВЧ-усилитель; четырехкаскадный 800-милливаттный транзисторный усилитель; генератор транзисторный на диапазон частот от 0,39 до 1,55 ГГц; переключатель однополосный на диапазон частот от 0,8 до 1,4 ГГц.
39. Охарактеризуйте перспективы технологии СВЧ-ИМС.

10. НАНОЭЛЕКТРОНИКА

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Что такое наноэлектроника?
2. Что такое нанотехнология?
3. Что является носителем информационных сигналов в приборах квантовой наноэлектроники?
4. В чем смысл квантового ограничения для электронов проводимости?
5. Что представляет собой явление резонансного туннелирования электронов?
6. Что представляет собой явление одноэлектронного туннелирования электронов?
7. Опишите конструкцию транзистора с резонансным туннелированием.
8. Опишите конструкцию инвертора на квантовых вентилях.
9. Опишите конструкцию квантового интерферометра.
10. Что представляет собой одноэлектронные приборы?
11. Что представляют собой фуллерены?
12. Что такое нанотрубки?

11. КРАТКАЯ ИСТОРИЧЕСКАЯ СПРАВКА И НАЧАЛА ФУНКЦИОНАЛЬНОЙ ЭЛЕКТРОНИКИ

Контрольные вопросы

1. Что такое функциональная электроника?
2. Что такое динамическая неоднородность?
3. Какие типы динамических неоднородностей вы знаете?

4. Назовите основные элементы модели прибора функциональной электроники.
5. Что представляет собой статическая неоднородность?

12.1. ФУНКЦИОНАЛЬНАЯ АКУСТОЭЛЕКТРОНИКА

Контрольные вопросы

1. Что такое функциональная акустоэлектроника?
2. Какие физические эффекты относятся к акустоэлектронным?
3. Какие динамические неоднородности акустоэлектронной природы вы знаете?
4. Каким способом можно возбудить ПАВ?
5. Как связана частота ПАВ с топологией ВШП?
6. Как осуществляется управление ПАВ в акустическом канале?
7. Как устроена линия задержки на ПАВ?
8. Какие типы линий задержки на ПАВ вы знаете?
9. Опишите конструкцию и работу дисперсионной линии задержки.
10. Какие устройства частотной селекции вы знаете?
11. Как устроен фильтр на ПАВ-резонаторах?
12. Как устроен дисперсионный фильтр и каковы его характеристики?
13. Какие физические явления положены в основу работы усилителя на ПАВ?
14. Какие типы нелинейного взаимодействия вы знаете? Объясните на дисперсных диаграммах.
15. Опишите конструкцию и принцип работы конвольвера.
16. Как устроено ЗУ на ПАВ?
17. Что такое Фурье-процессор и как он устроен?

12.2. ФУНКЦИОНАЛЬНАЯ ДИЭЛЕКТРИЧЕСКАЯ ЭЛЕКТРОНИКА

Контрольные вопросы

1. Что такое функциональная диэлектрическая электроника?
2. Какие типы динамических неоднородностей диэлектрической природы вы знаете?
3. Что такое сегнетоэлектрический домен? Какими свойствами он обладает?
4. Опишите устройство памяти на основе сегнетокерамики.
5. Опишите конструкцию и принцип работы процессора типа ФЕРПИК.

12.3. ФУНКЦИОНАЛЬНАЯ ПОЛУПРОВОДНИКОВАЯ ЭЛЕКТРОНИКА

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Что такое функциональная полупроводниковая электроника?
2. Какие динамические неоднородности полупроводниковой природы вы знаете?
3. Как устроена линия задержки на ПЗС-структурах?
4. Что представляет собой трансверсальный фильтр, реализованный на ПЗС-структуре?
5. Что такое линейный ФПЗС и как он работает?
6. Что такое матричный ФПЗС и как он работает?
7. Что такое цифровые процессоры на ПЗС-структурах?
8. Какие принципы лежат в основе конструкции запоминающего устройства на ПЗС-структурах?
9. Как использовать в качестве фильтра сигналов линию задержки, реализованную на ПЗС-структурах?
10. Как реализовать операции суммирования и вычитания на ПЗС-структурах?
11. Как реализовать функции И, ИЛИ на ПЗС-структурах?
12. Что такое БИСПИН-прибор и какими свойствами он обладает?
13. Что такое волны пространственного заряда и какими свойствами они обладают?
14. Опишите конструкцию монолитного конвольвера на ВПЗ.
15. Что такое домен Ганна, и при каких условиях он возникает?
16. Опишите конструкцию процессора на доменах Ганна.

12.4. ФУНКЦИОНАЛЬНАЯ МАГНИТОЭЛЕКТРОНИКА КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Что такое функциональная магнитоэлектроника?
2. Что такое ЦМД и какими свойствами он обладает?
3. Какие динамические неоднородности магнитоэлектронной природы вы знаете?
4. Что такое ВБЛ и какими свойствами он обладает?
5. Что представляют собой магнитостатические волны?
6. Как устроены логические элементы на основе ЦМД-структур?
7. Опишите работу доменопередвигающей структуры.
8. Как происходит генерация и детектирование ЦМД?
9. Опишите конструкцию ЗУ на ЦМД. Какими отличительными свойствами оно обладает?
10. Как устроена линия задержки на МСВ?

12.5. ФУНКЦИОНАЛЬНАЯ ОПТОЭЛЕКТРОНИКА КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Что такое функциональная оптоэлектроника?

2. Какие динамические неоднородности оптической природы вы знаете?
3. Что такое солитон и как он используется в световолоконных системах связи?
4. Что такое фотонное эхо?
5. Какие ЗУ функциональной электроники вы знаете?
6. Что такое трансфазор и какими свойствами он обладает?
7. Что такое волновой модулятор?

12.6. ФУНКЦИОНАЛЬНАЯ МОЛЕКУЛЯРНАЯ ЭЛЕКТРОНИКА

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Что такое функциональная молекулярная электроника?
2. Что представляют собой пленки Ленгмюра-Блоджетт?
3. Какие динамические неоднородности молекулярной природы вы знаете?
4. Опишите возможность создания ЗУ на солитонах.
5. Что такое автоволны?

13. ПРИБОРЫ ФУНКЦИОНАЛЬНОЙ ЭЛЕКТРОНИКИ ВТОРОГО ПОКОЛЕНИЯ

КОНТРОЛЬНЫЕ ВОПРОСЫ

1. Что такое приборы функциональной электроники второго поколения?
2. Опишите работу прибора с акустическим переносом зарядов.
3. Какие приборы акустооптики вы знаете? Какие физические принципы лежат в основе их работы?
4. Как устроен акустический алгебраический процессор?

3. Решение рекомендуемых задач и упражнений в рамках самостоятельной работы

Практическое занятие №1.

Выпрямительные диоды. Задачи №3.5-3.7

Задача 3.5. Предлагается рассчитать ток и напряжение на диоде. Схема включения и ВАХ диода даны на рис. 3.25.

Решение

Задача решается графоаналитическим способом путем решения уравнения $I = f(U_A)$ (вольт-амперная характеристика) и уравнения нагрузочной прямой $E = U_D + IR$.

1. Для построения нагрузочной прямой достаточно знать две ее точки. Удобно взять следующие:

$$a) U_D = 0; I = E/R = 6/100 = 60 \text{ мА};$$

$$б) I = 0; U_D = E = 6 \text{ В}.$$

2. Отыскиваемые значения тока и напряжения лежат на пересечении ВАХ и нагрузочной прямой:

$$U_D = 0,6 \text{ В}; I = 54 \text{ мА}.$$

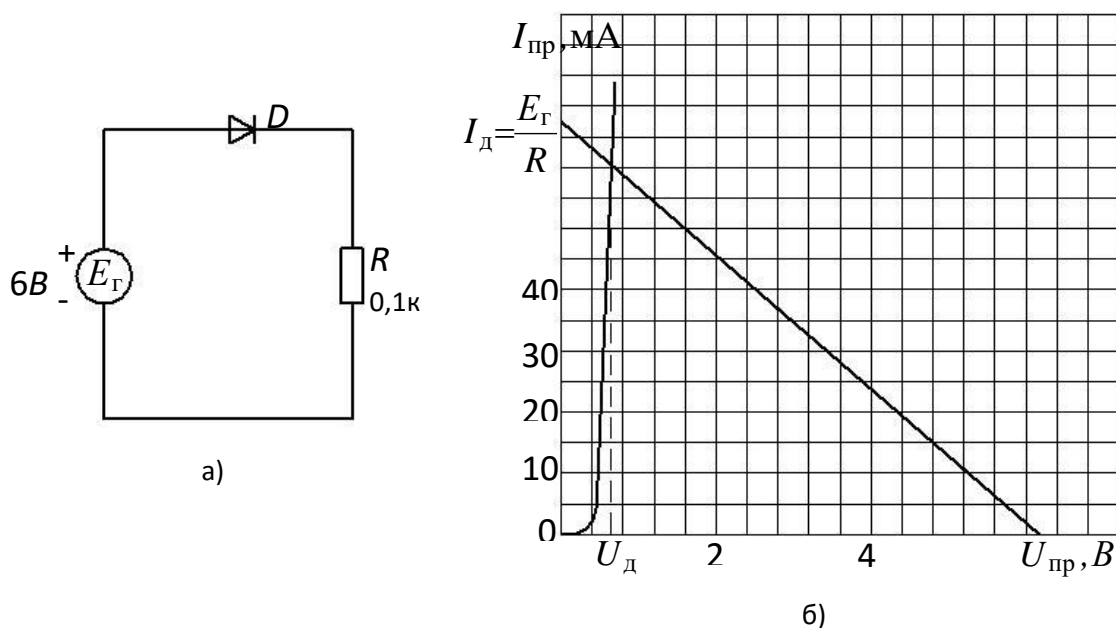


Рис. 3.25. Схема включения (а) и вольт-амперная характеристика (б) диода

Задача 3.6. Решить предыдущую задачу приближенно, пользуясь аналитической записью вольт-амперной характеристики (3.1.1), где $I_0 = 1 \cdot 10^{-12} \text{ А}$; $\varphi_T = 25 \text{ мВ}$.

Решение

1. Полагаем, что $U_D \ll E$, находим ток в схеме:

$$I \approx E/R = 6/100 = 0,06 \text{ А} = 60 \text{ мА} .$$

2. Решая уравнение ВАХ относительно U_D , находим падение напряжения на диоде:

$$U_D \approx \varphi_T \ln \frac{I}{I_0} \approx 0,025 \ln \frac{60 \cdot 10^{-3}}{1 \cdot 10^{-12}} \approx 0,59 \text{ В} .$$

3. Уточним теперь ток диода:

$$I = (E - U_D) / R = (6 - 0,59) / 100 = 54,1 \text{ мА} .$$

Как видим, результаты, полученные различными способами, хорошо совпадают.

Задача 3.7. Каким будет показание вольтметра переменного напряжения в схеме на рис. 3.26, где $E = 10 \text{ В}$, $E_T = 50 \text{ мВ}$? Температура окружающей среды $T = 20^\circ \text{ C}$.

Решение

1. На диод действует прямое смещение $+10 \text{ В}$. Диод открыт, через него течет прямой ток

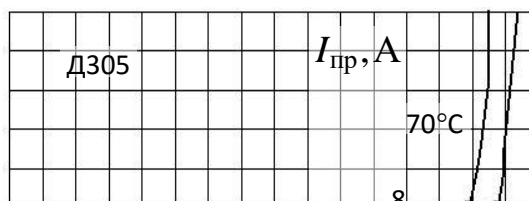
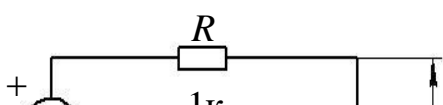
$$I = (E - U_D) / R \approx E / R = 10 / (1 \cdot 10^3) = 10 \text{ мА} .$$

2. Дифференциальное сопротивление диода при таком токе и при $T = 20^\circ \text{ C}$ равно:

$$r_{\text{диф}} \approx \varphi_T / I = 0,025 / (10 \cdot 10^{-3}) = 2,5 \text{ Ом} .$$

3. Источник переменного напряжения создает в цепи переменный ток:

$$I_{\sim} = E_T / (R + r_{\text{диф}}) = (50 \cdot 10^{-3}) / (1 \cdot 10^3 + 2,5) \approx 49,8 \cdot 10^{-6} \text{ А} .$$



Отсюда переменное напряжение на диоде составит:

$$U_{\sim} = I_{\sim} r_{\text{диф}} = 49,8 \cdot 10^{-6} \cdot 2,5 \approx 0,125 \text{ мВ}.$$

Следовательно, показание вольтметра переменного напряжения будет равно 0,125 мВ.

Практическое занятие №2.

Стабилитроны. Задачи № 3.14-3.16

Задача 3.14. Для схемы и условий задач 3.12 и 3.13 определить допустимые пределы изменения входного напряжения, при которых сохраняется режим стабилизации.

Решение

Минимальное входное напряжение соответствует случаю, когда через стабилитрон течет минимальный ток стабилизации. Максимальное и минимальное входные напряжения равны:

$$U_{\text{вх. макс}} = U_{\text{ст}} + R_{\text{б}} (I_{\text{н}} + I_{\text{ст. макс}}) = 9,1 + 430(9,1 + 15) \cdot 10^{-3} = 19,46 \text{ В} ;$$

$$U_{\text{вх. мин}} = U_{\text{ст}} + R_{\text{б}} (I_{\text{н}} + I_{\text{ст. мин}}) = 9,1 + 430(9,1 + 3) \cdot 10^{-3} = 15,1 \text{ В} .$$

Задача 3.15. Кремниевый стабилитрон 2С168 подключен по схеме рис. 3.30, где $R_H = 2 \text{ кОм}$. Данные стабилитрона: $U_{ст} = 6,8 \text{ В}$; $I_{ст.макс} = 3 \text{ мА}$; $I_{ст.мин} = 0,5 \text{ мА}$. Найти R_G , если $U_{вх}$ изменяется от $U_{вх.мин} = 10 \text{ В}$ до $U_{вх.макс} = 20 \text{ В}$. Определить, будет ли обеспечена стабилизация во всем диапазоне изменения $U_{вх}$.

Решение

Найдем балластное сопротивление R_G , исходя из средних значений входного напряжения $U_{вх.ср}$ и тока стабилизации $I_{ст.ср}$:

$$R_G = (U_{вх.ср} - U_{ст}) / (I_{ст.ср} + I_H),$$

где

$$U_{вх.ср} = (U_{вх.мин} + U_{вх.макс}) / 2 = (10 + 20) / 2 = 15 \text{ В};$$

$$I_{ст.ср} = (I_{ст.мин} + I_{ст.макс}) / 2 = (0,5 + 3) / 2 = 1,75 \text{ мА};$$

$$I_H = U_{ст} / R_H = 6,8 / (2 \cdot 10^3) = 3,4 \text{ мА}.$$

Откуда следует, что

$$R_G = (15 - 6,8) / (1,75 + 3,4) \cdot 10^{-3} = 1,59 \text{ кОм}.$$

Выбираем $R_G = 1,6 \text{ кОм}$.

Найдем минимальное и максимальные входные напряжения, при которых реализуются расчетные токи в схеме:

$$U_{вх.мин} = 6,8 + 1,6 \cdot 10^3 (3,4 + 0,5) \cdot 10^{-3} \approx 13 \text{ В};$$

$$U_{вх.макс} = 6,8 + 1,6 \cdot 10^3 (3,4 + 3) \cdot 10^{-3} \approx 17 \text{ В}.$$

Из этого следует, что режим стабилизации в данной схеме обеспечивается при изменении $U_{вх}$ в диапазоне от 13 до 17 В. При

$U_{вх} < U_{вх.мин}$ рабочая точка стабилитрона смещается в область малых

обратных токов и напряжений $U_d < U_{ст}$. При $U_{вх} > U_{вх.макс}$ стабилитрону грозит тепловой пробой.

Задача 3.16. Температурный коэффициент напряжения стабилизации у стабилитрона 2С156Т составляет $0,04\%/^{\circ}C$. Каким будет его напряжение стабилизации при температуре $70^{\circ}C$?

Решение

Температурный коэффициент напряжения стабилизации определяется из выражения:

$$\alpha_H = -\frac{\Delta U_{ст}}{U_{ст} \Delta T} 100\% , \quad (3.16.1)$$

где $\Delta U_{ст} = U_{ст2} - U_{ст1}$ - разность напряжений, измеренных при температуре T_2 и T_1 соответственно;

$$\Delta T = T_2 - T_1 = 70 - 20 = 50^{\circ} .$$

Из (3.16.1) следует, что

$$\Delta U_{ст} = \alpha_H U_{ст} \Delta T / 100 .$$

Полагаем, что номинальное значение $U_{ст}$ данного стабилитрона измерено при комнатной температуре $T_1 = 20^{\circ}C$. Это значение, как известно, закодировано в четвертом и пятом элементах буквенно—цифрового обозначения стабилитрона, т. е. $U_{ст} = 5,6 В$. Поэтому

$$\Delta U_{ст} = -0,04 \cdot 5,6 \cdot 50 / 100 = -1,12 В ,$$

из чего следует, что при $T = 70^{\circ}C$ напряжение стабилизации составит около 4,5 В.

Практическое занятие №3. Особые свойства диодов. Задачи №3.10

Задача 3.10. В простейшей схеме выпрямления использован диод, у которого $R_{пр} = 10 \text{ Ом}$, $R_{обр} = 100 \text{ кОм}$, $C_d = 40 \text{ пФ}$ (рис. 3.28). На какой частоте выпрямленный ток уменьшится в $\sqrt{2}$ раз, если $R_H = 1 \text{ кОм}$?

Решение

Отмечаем, что $R_H \gg R_{пр}$, а $R_{обр} \gg R_H$. Отсюда следует, что на низких частотах

$$I_{пр} = U / (R_H + R_{пр}) \approx U / R_H ;$$

$$I_{обр} = U / (R_H + R_{обр}) \approx U / R_{обр} ;$$

$$I_{пр} \gg I_{обр} .$$

На низких частотах выпрямленный ток равен:

$$I'_{выпр} = I_{пр} - I_{обр} \approx I_{пр}$$

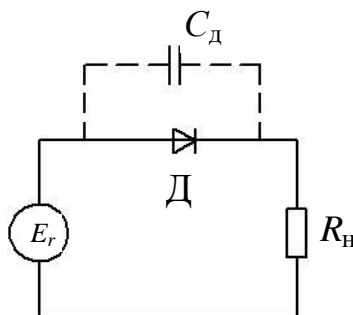


Рис. 3.28. Простейшая схема выпрямления

На высокой частоте, по-прежнему,

$$I_{пр} \approx U / R_H , \text{ но } I_{обр} = U / Z_{обр} ,$$

где $Z_{обр}$ — модуль обратного полного электрического сопротивления цепи, учитывающий шунтирующее действие барьерной емкости диода C_d на высоких частотах.

В комплексном виде обратное сопротивление можно записать как

$$Z_{\text{обр}}(i\omega) = R_{\text{н}} + (R_{\text{обр}} \parallel -iX_C),$$

где $iX_C = 1/i\omega C_{\text{д}}$ — реактивное сопротивление емкости $C_{\text{д}}$.

Уменьшение выпрямленного тока происходит из-за увеличения обратного тока. Считая, что прямой ток остается неизменным и определяет первоначальное значение выпрямленного тока, записываем

$$I''_{\text{выпр}} = I_{\text{пр}} - I_{\text{обр}} = I_{\text{пр}} / \sqrt{2},$$

откуда получаем

$$I_{\text{обр}} \approx 0,3 I_{\text{пр}}.$$

Следовательно,

$$I_{\text{обр}} = U / Z_{\text{обр}} = 0,3 U / R_{\text{н}};$$

$$Z_{\text{обр}} = R_{\text{н}} / 0,3 \approx 3,33 R_{\text{н}}.$$

Считаем, что

$$Z_{\text{обр}} = \sqrt{R_{\text{н}}^2 + X_C^2},$$

так как $X_C \ll R_{\text{обр}}$. Поэтому

$$X_C = \sqrt{Z_{\text{обр}}^2 - R_{\text{н}}^2} = \sqrt{(3,33R_{\text{н}})^2 - R_{\text{н}}^2} = 3,17 R_{\text{н}}.$$

Реактивное сопротивление емкости диода зависит от частоты:

$$X_C = 1/(\omega C_{\text{д}}) = 1/(2\pi f C_{\text{д}}),$$

отсюда

$$f = 1/(2\pi X_C C_{\text{д}}) = 1/(6,28 \cdot 3,17 \cdot 10^3 \cdot 40 \cdot 10^{-12}) = 1,256 \cdot 10^6 \text{ Гц}.$$

Выпрямленный ток уменьшится в $\sqrt{2}$ раз на частоте 1,256 МГц.

Практическое занятие №4.

Биполярные транзисторы. Задачи №3.28-3.38

Задача 3.28. На рис. 3. 73 изображены входные и выходные характеристики транзистора с общим эмиттером (ОЭ). Какого типа

данный транзистор? Покажите на характеристиках области, соответствующие активному режиму, режиму насыщения и режиму отсечки.

Решение

Вольт-амперные характеристики на рис. 3.73 принадлежат транзистору $n-p-n$ -типа. Для того чтобы его эмиттерный переход был открыт, на базу подается положительное напряжение. На коллекторный переход также подается положительное напряжение.

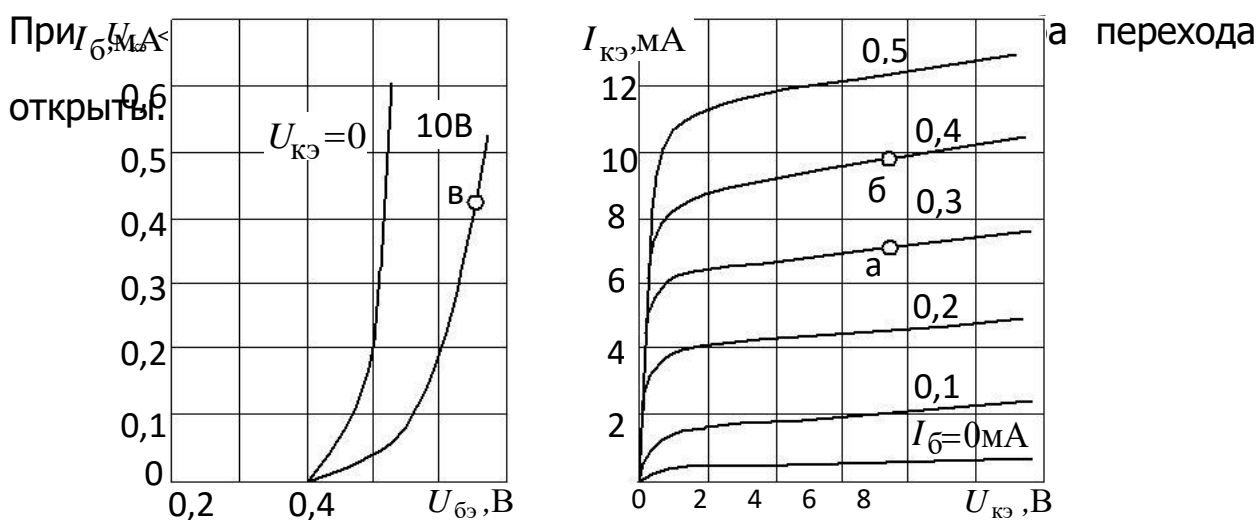


Рис. 3.73. Входные (а) и выходные (б) характеристики транзистора с общим эмиттером

Решение

При $U_{кэ} \geq 1\text{В}$ напряжение между коллектором и базой становится положительным, коллекторный переход закрывается, транзистор переходит в активный режим (эмиттер инжектирует носители, коллектор их экстрагирует).

Режим отсечки соответствует области выходной ВАХ, лежащей ниже характеристики, снятой при $I_6 = 0$. В этом режиме оба перехода закрыты.

Задача 3.29. Для транзистора, вольт-амперные характеристики которого даны на рис. 3.73, определить основные параметры малосигнальной Т-образной схемы замещения для включения ОЭ (рис. 3.74), справедливой для низких и средних частот.

Решение

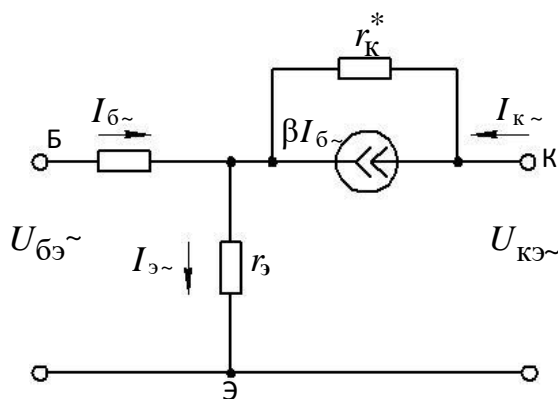


Рис. 3.74. Т-образная схема замещения транзистора для включения ОЭ

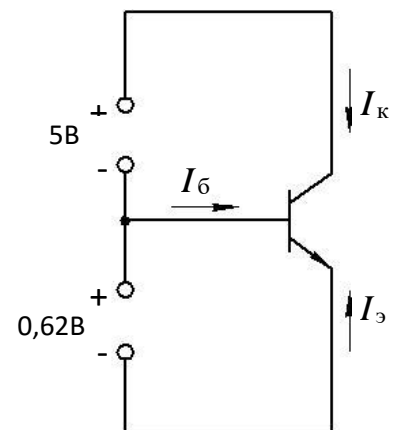


Рис. 3.75. Схема с транзистором

1. Коэффициент передачи тока базы β определяется по выходным вольт-амперным характеристикам (см. рис. 3.73, б) при фиксированном напряжении коллектор—эмиттер ($U_{кэ} = 8 \text{ В}$) как отношение приращений токов базы и коллектора при переходе из точки *a* в точку *б*:

$$\beta = \Delta I_{\text{к}} / \Delta I_{\text{б}} \Big|_{U_{\text{кэ}}=8\text{В}} = (10,4 - 7,6) \cdot 10^{-3} / (0,4 - 0,3) \cdot 10^{-3} = 28.$$

2. Дифференциальное сопротивление закрытого коллекторного перехода для включения ОЭ

$$r_k^* = \Delta U_{кэ} / \Delta I_k \Big|_{I_6 = \text{const}}$$

находим по треугольнику приращений в окрестности точки *a* выходной ВАХ ($I_6 = 0,3 \text{ мА}$):

$$r_k^* = 4 / (0,4 \cdot 10^{-3}) = 10 \cdot 10^3 = 10 \text{ кОм} .$$

3. Сопротивление открытого эмиттерного перехода r_3 и объемное сопротивление базы r_6 находим через входное сопротивление транзистора ОЭ, как это делалось в задаче 3.22, в окрестности точки *b* на входной ВАХ (рис. 3.73, *a*):

$$r_{вх} = \Delta U_{6э} / \Delta I_6 \Big|_{U_{кэ} = 10 \text{ В}} = 0,02 / 0,1 \cdot 10^{-3} = 200 \text{ Ом} .$$

Току базы $I_6 = 0,45 \text{ мА}$ соответствует ток эмиттера

$$I_3 = (1 + \beta) I_6 = 0,45 \cdot 29 \approx 12,5 \text{ мА} ,$$

откуда следует, что дифференциальное сопротивление эмиттерного перехода в этом режиме равно:

$$r_3 \approx \varphi_T / I_3 = 0,025 / (12,5 \cdot 10^{-3}) = 2 \text{ Ом} .$$

Теперь можно оценить объемное сопротивление базы:

$$r_6 = r_{вх} - r_3 (1 + \beta) = 200 - 2(1 + 28) = 142 \text{ Ом} .$$

Задача 3.30. Как найти обратный ток коллекторного перехода $I_{ко}$ транзистора при включении с общей базой, если имеется его выходная вольт-амперная характеристика для включения с общим эмиттером (ОЭ)?

Решение

При токе базы $I_{\text{б}} = 0$ через коллектор течет сквозной тепловой ток $I_{\text{кo}}^*$. На выходной ВАХ (см. рис. 3.73, б) этот ток равен 0,25 мА (примерное значение $I_{\text{к}}$ при $I_{\text{б}} = 0$). Известно соотношение

$$I_{\text{кo}}^* = I_{\text{кo}} (1 + \beta),$$

где $I_{\text{кo}}$ — обратный ток коллекторного перехода транзистора с общей базой (ОБ). Следовательно,

$$I_{\text{кo}} = I_{\text{кo}}^* / (1 + \beta) = 0,25 \cdot 10^{-3} / (1 + 28) \approx 8,6 \text{ мкА}.$$

Задача 3.31. Транзистор, имеющий $\alpha = 0,995$, $I_{\text{эо}} = I_{\text{ко}} = 10^{-12} \text{ А}$, включен в схему, представленную на рис. 3.75. Найти токи транзистора и напряжение между коллектором и эмиттером.

Решение

На схеме показан транзистор $n-p-n$ типа, у которого эмиттерный переход смещен прямо, а коллекторный — обратно. Поэтому в выражении для токов и напряжений в $p-n$ переходе будем считать $U_{\text{э}}$ положительным, а $U_{\text{к}}$ отрицательным.

1. Найдем ток эмиттера:

$$I_{\text{э}} = I_{\text{эо}} (e^{U_{\text{э}}/\varphi_T} - 1) = 10^{-12} (e^{0,62/0,025} - 1) \approx 58,95 \text{ мА}.$$

2. Определяем ток коллектора:

$$I_{\text{к}} = \alpha I_{\text{э}} - I_{\text{ко}} (e^{U_{\text{к}}/\varphi_T} - 1) = 0,995 \cdot 58,95 \cdot 10^{-3} - 10^{-12} (e^{-5/0,025} - 1) \approx 58,66 \text{ мА}.$$

3. Токи эмиттера и базы связаны соотношением

$$I_{\text{б}} = (1 - \alpha) I_{\text{э}},$$

отсюда

$$I_{\text{б}} = (1 - 0,995) \cdot 58,95 = 0,29 \text{ мА}.$$

4. Напряжение $U_{\text{кэ}}$ есть разность потенциалов:

$$U_{кэ} = U_k - U_э = 5 - (-0,62) = 5,62 \text{ В}.$$

Задача 3.32. В биполярном транзисторе, имеющем обратный ток коллекторного перехода $I_{к0} = 10^{-8} \text{ А}$, текут токи $I_б = 20 \text{ мкА}$ и $I_к = 1 \text{ мА}$. Определить сквозной тепловой ток $I_{к0}^*$ и сопротивление эмиттерного перехода.

Решение

1. Сквозной тепловой ток (ток коллектора при оборванной базе)

$I_{к0}^*$ определяется соотношением:

$$I_{к0}^* = I_{к0} (1 + \beta).$$

Находим коэффициент передачи тока базы:

$$\beta = \frac{I_к - I_{к0}}{I_б + I_{к0}} \approx \frac{I_к}{I_б} = \frac{10^{-3}}{20 \cdot 10^{-6}} = 50.$$

Отсюда

$$I_{к0}^* = 1 \cdot 10^{-8} (50 + 1) = 0,51 \text{ мкА}.$$

2. Дифференциальное сопротивление открытого эмиттерного перехода находим как функцию прямого тока через этот переход:

$$r_э \approx \varphi_T / I_э,$$

где $\varphi_T = 0,025 \text{ мВ}$ — температурный потенциал при $T = 20^\circ \text{ С}$;

$$I_э = I_б (1 + \beta) = 20 \cdot 10^{-6} (1 + 50) = 1,02 \text{ мА}.$$

Следовательно,

$$r_э \approx 0,025 / (1,02 \cdot 10^{-3}) \approx 24,5 \text{ Ом}.$$

Задача 3.33. По известным h - параметрам транзистора ОБ, представленного в виде четырехполюсника (рис. 3.76), найти дифференциальные параметры его Т-образной схемы замещения.

Дано: h

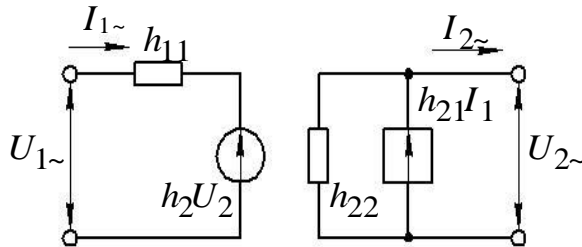


Рис. 3.76. Т-образная схема замещения транзистора

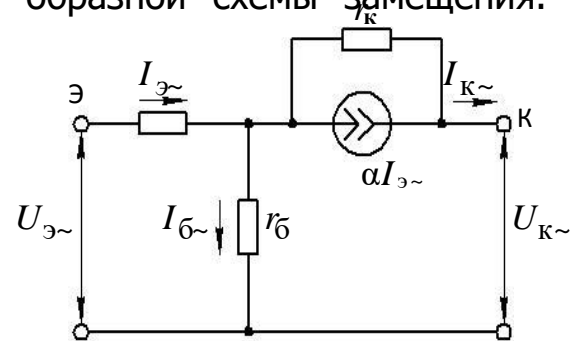


Рис. 3.77. Т-образная схема замещения транзистора

Решение

Для транзистора ОБ связь между h - параметрами и параметрами Т-образной схемы замещения определяется выражениями:

$$h_{11б} \approx r_э + r_б(1 - \alpha);$$

$$h_{21б} \approx \alpha;$$

$$h_{22б} \approx 1/r_к;$$

$$h_{12б} \approx r_б / (r_б + r_к).$$

1. По току $I_э$ находим $r_э$:

$$r_э \approx \varphi_T / I_э = 0,025 / (1 \cdot 10^{-3}) = 25 \text{ Ом}.$$

Поэтому

$$r_б = (h_{11б} - r_э) / (1 - \alpha) = (30 - 25) / (1 - 0,97) \approx 166 \text{ Ом}.$$

2. Дифференциальное сопротивление коллекторного перехода есть обратная величина проводимости со стороны коллектора:

$$r_к \approx 1/h_{22б} = 1 / (1 \cdot 10^{-6}) = 10^6 \text{ Ом}.$$

3. Недостающий параметр $h_{12б}$ находим так:

$$h_{12б} \approx r_б h_{22б} = 166 \cdot 10^{-6} = 1,66 \cdot 10^{-4}.$$

Задача 3.34. Транзистор в Т—образной схеме замещения (рис. 3.77) имеет следующие параметры: $\alpha = 0,993$; $r_k = 1,5 \text{ МОм}$; $r_6 = 200 \text{ Ом}$; $r_3 = 20 \text{ Ом}$. Определить h — параметры для схемы ОБ.

Решение

$$h_{116} \approx r_3 + r_6(1 - \alpha) = 20 + 200(1 - 0,993) = 21,4 \text{ Ом};$$

$$h_{216} \approx \alpha = 0,993;$$

$$h_{226} \approx 1 / r_k = 1 / (1,5 \cdot 10^6) \approx 0,67 \text{ мкСм};$$

$$h_{126} \approx r_6 / r_k = 200 / (1,5 \cdot 10^6) \approx 1,33 \cdot 10^{-6}.$$

Задача 3.35. Транзистор характеризуется параметрами: $h_{116} = 25 \text{ Ом}$; $h_{126} = 2 \cdot 10^{-4}$; $h_{216} = 0,98$; $h_{226} = 1 \text{ мкСм}$. Определить все физические параметры соответствующей схемы замещения.

Решение

Указанные параметры соответствуют включению транзистора с ОБ. Такому включению, в свою очередь, соответствует Т—образная схема замещения с параметрами α, r_3, r_6, r_k . Найдем их:

$$\alpha \approx h_{216} \approx 0,98;$$

$$r_6 \approx h_{126} / h_{226} = 2 \cdot 10^{-4} / 10^{-6} = 200 \text{ Ом};$$

$$r_3 \approx h_{116} - h_{126}(1 - h_{216}) / h_{226} = 25 - 2 \cdot 10^{-4}(1 - 0,98) / 10^{-6} = 21 \text{ Ом}$$

;

$$r_k \approx 1 / h_{226} = 10^6 \text{ Ом}.$$

Задача 3.36. Определить характер зависимости параметра $h_{21э}$ от режима по выходным характеристикам транзистора (рис. 3.78, б).

Решение

Параметр $h_{21э}$ зависит от тока I_k и от напряжения $U_{кэ}$.

1. Зависимость $h_{21э}$ от тока I_k находим при постоянном напряжении коллектор—эмиттер.

Пусть $U_{кэ} = 10 \text{ В}$. Построим график $h_{21э} = f(I_k)$ (рис. 3.79, а). Из графика видно, что с ростом тока I_k параметр $h_{21э}$ уменьшается.

2. Определим зависимость $h_{21э}$ от $U_{кэ}$ при постоянном токе базы $I_б = 400 \text{ мкА}$. Как следует из графика $h_{21э} = f(U_{кэ})$ (рис. 3.79, б), с ростом $U_{кэ}$ параметр $h_{21э}$ растет.

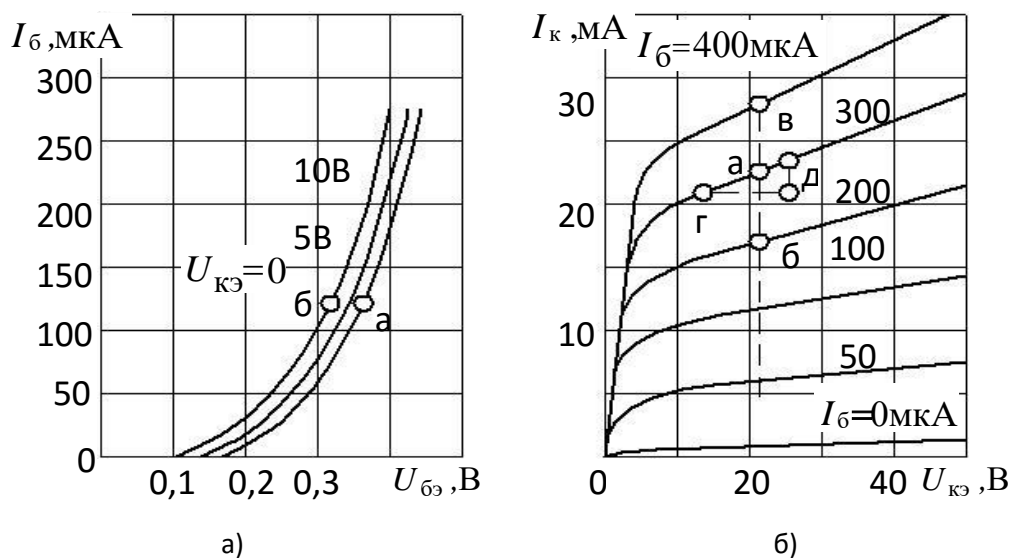
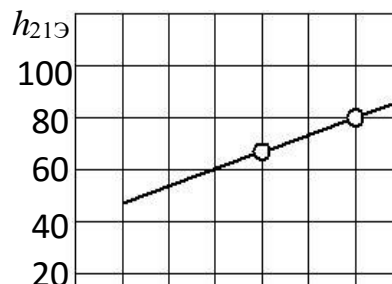
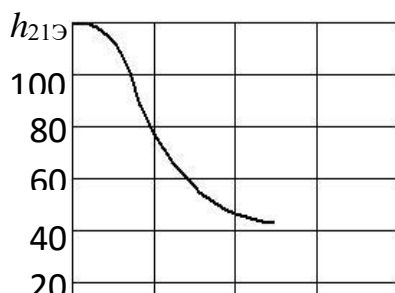


Рис. 3.78. Входные (а) и выходные (б) характеристики транзистора



Задача 3.37. Биполярный транзистор имеет следующие справочные данные: $h_{21э} = 13-50$; $f_{h_{21э}} = 10$ МГц . Чему равен его коэффициент передачи в схеме ОЭ на частоте 20 МГц? Можно ли использовать его в схеме усилителя ОБ для работы на частоте 500 МГц? Чему равна предельная частота этого транзистора?

Решение

1. Параметр $h_{21э}$ — это коэффициент прямой передачи транзистора по току, т.е. $h_{21э} \approx \beta$. Найдем его среднее значение:

$$\beta_0 = (13+50)/2 \approx 32 .$$

На частоте 20 МГц значение этого коэффициента определяется выражением

$$\beta(f) = \beta_0 / \sqrt{1 + (f / f_{\beta})^2} ,$$

где $f_{\beta} = f_{h_{21э}}$ — граничная частота транзистора ОЭ.

Отсюда находим

$$\beta(20 \text{ МГц}) = 32 / \sqrt{1 + 20 \cdot 10^6 / (10 \cdot 10^6)^2} \approx 14.31 .$$

Коэффициент передачи β уменьшается с 32 до 14,31.

2. Граничная частота транзистора ОБ равна:

$$f_{h_{21\beta}} = f_{h_{21\alpha}} (1 + h_{21\alpha}) = 10 \cdot 10^6 (1 + 32) = 330 \text{ МГц} .$$

Значит, использовать этот транзистор для работы в схеме ОБ на частоте 500 МГц нельзя.

3. К такому же выводу приходим, подсчитав значение предельной частоты этого транзистора:

$$f_T \approx h_{21\alpha} f_{h_{21\alpha}} \approx 32 \cdot 10 \cdot 10^{-6} \approx 320 \text{ МГц} .$$

Задача 3.38. Найти изменение коэффициента передачи тока базы и изменение фазы выходного тока транзистора ОЭ на частоте 150 кГц, если граничная частота этого транзистора для схемы ОЭ составляет 100 кГц.

Решение

1. Исходное значение коэффициента передачи тока базы для низких и средних частот обозначим β_0 . На частоте 150 кГц этот коэффициент можно найти из выражения

$$\beta(f) = \beta_0 / \sqrt{1 + (f / f_\beta)^2} .$$

Изменение коэффициента передачи можно представить как

$$\beta(f) / \beta_0 = 1 / \sqrt{1 + (f / f_\beta)^2} .$$

Подставив значения текущей и граничной частот, получаем

$$\beta(150) / \beta_0 = 1 / \sqrt{1 + (150 \cdot 10^3 / (100 \cdot 10^3))^2} = 0,554 ,$$

т.е. коэффициент передачи уменьшается почти вдвое.

2. На частоте 150 кГц выходной ток I_k будет отставать от входного тока I_6 на угол, определяемый выражением

$$\varphi = -\arctg(f / f_\beta) = -\arctg(150 \cdot 10^3 / (100 \cdot 10^3)) = -56^\circ 20'.$$

Практическое занятие №5.

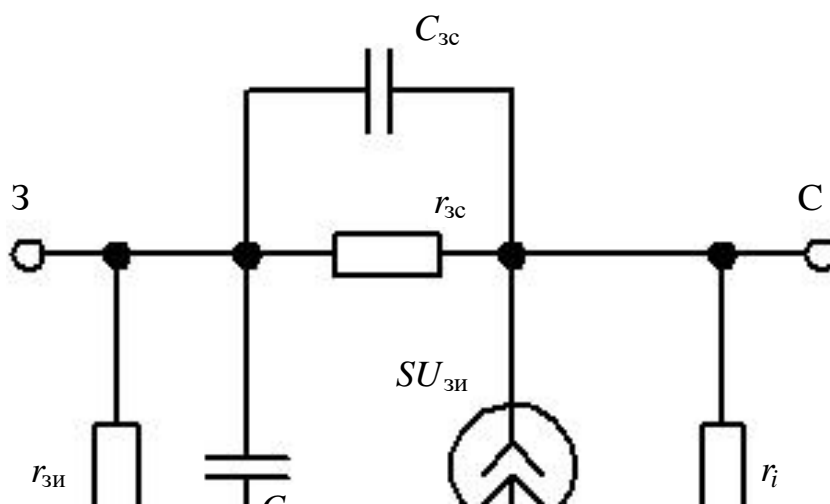
Униполярные транзисторы. Задачи №3.44-3.45

Задача 3.44. Полевой транзистор с $p-n$ -переходом имеет вольт-амперные характеристики, показанные на рис. 3.95. Определить тип канала и основные характеристики этого транзистора.

Решение

1. Полевой транзистор с управляющим $p-n$ -переходом имеет канал n - типа, так как ток стока управляется отрицательным напряжением $U_{зи}$, приложенным к затвору (минус — к области затвора p - типа, плюс — к каналу n - типа). Канал перекрывается полностью ($I_c = 0$) при напряжении $U_{зи} = -1,75$ В. Это напряжение отсечки $U_{отс}$. При $U_{зи} = 0$ и $U_{си} > 1,75$ В (учасок насыщения II) в транзисторе течет максимальный ток стока $I_{с\text{нас}} = 8,2$ мА.

2. Эквивалентная схема полевого транзистора для переменного тока показана на рис. 3.96.



В эквивалентной схеме S — крутизна стоко–затворной характеристики:

$$S = \Delta I_c / \Delta U_{зи} \Big|_{U_{си} = \text{const}} .$$

Параметр S может быть найден из стоко–затворной характеристики

$$I_c = f(U_{зи}) \Big|_{U_{си} = \text{const}} \text{ для}$$

$U_{си} = 10 \text{ В}$ как отношение приращений I_c и $U_{зи}$ (см. рис. 3.95, б, точки а–в):

$$S = 1,2 \cdot 10^{-3} / 0,12 = 10 \text{ мА/В} .$$

3. Дифференциальное сопротивление канала на участке насыщения $r_c = \Delta U_{си} / \Delta I_c \Big|_{U_{зи} = \text{const}}$ определяется наклоном выходной характеристики $I_c = f(U_{си}) \Big|_{U_{зи} = \text{const}}$ и может быть рассчитана как отношение приращений I_c и $U_{си}$ (рис. 3.95, а, участок насыщения II, г):

$$r_c = 5 / (0,1 \cdot 10^{-3}) = 50 \text{ кОм} .$$

4. На участке I (участок открытого канала) выходной вольт-амперной характеристики можно найти сопротивление открытого канала R_0 при $U_{зи} = 0$ (точка *ж* на выходной ВАХ):

$$R_0 = U_{си} / I_c = 0,5 / (5 \cdot 10^{-3}) = 100 \text{ Ом}.$$

Задача 3.45. При каком напряжении затвора сопротивление сток-исток полевого транзистора, рассмотренного в предыдущей задаче, увеличивается вдвое?

Решение

Сопротивление открытого канала $R_{си}$ зависит от напряжения $U_{зи}$: чем больше $|U_{зи}|$, тем больше $R_{си}$. Эта зависимость выражается отношением

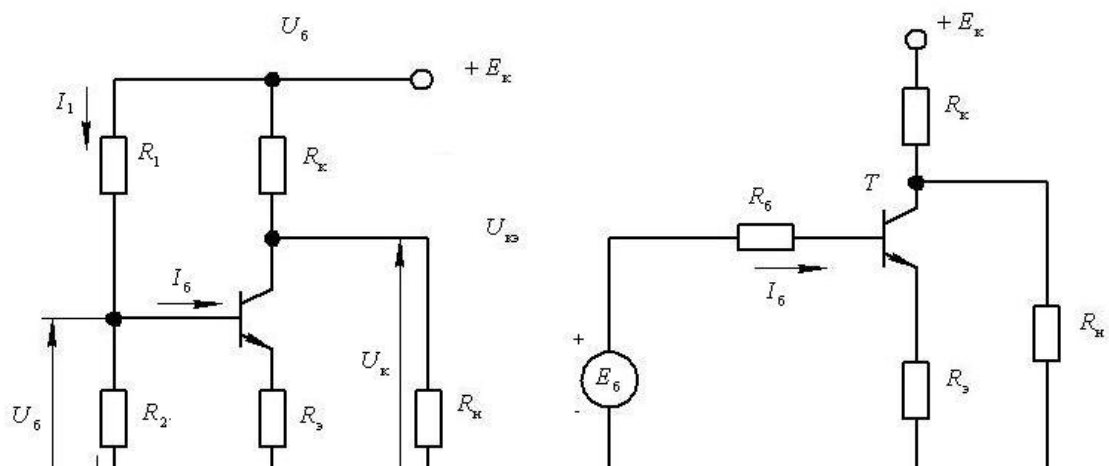
$$R_{си} = R_0 / [1 - (U_{зи} / U_{отс})^{1/2}].$$

Отсюда находим

$$U_{зи} = U_{отс} (1 - R_0 / R_{си})^2 = -1,75 (1 - 1/2)^2 \approx -0,44 \text{ В}.$$

Практическое занятие №6. Транзисторный каскад. Задачи №4.4-4.5

Задача 4.4. Режим постоянного тока транзисторного усилительного каскада. В схеме, показанной на рис. 4.70, *а*, используется делитель в цепи базы транзистора, имеющего $\beta = 49$. Найти напряжение U_k , если $R_1 = 100 \text{ кОм}$; $R_2 = 51 \text{ кОм}$; $R_k = 2 \text{ кОм}$; $R_3 = 0,51 \text{ кОм}$; $E_k = 15 \text{ В}$.



Решение

1. Преобразуем схему к виду, показанному на рис. 4.70, б. Здесь

$$E_6 = E_k R_2 / (R_1 + R_2); R_6 = R_1 \parallel R_2 = R_1 R_2 / (R_1 + R_2).$$

2. Находим ток базы:

$$I_6 = E_6 / (R_6 + (\beta + 1) R_3),$$

где

$$R_6 = R_1 R_2 / (R_1 + R_2) = 51 \cdot 100 / (51 + 100) \cdot 10^3 = 33,8 \text{ кОм};$$

$$E_6 = E_k R_2 / (R_1 + R_2) = 15 \cdot 51 \cdot 10^3 / [(51 + 100) \cdot 10^3] = 5,066 \text{ В}.$$

Получаем после подстановки

$$I_6 = 5,066 / (33,8 \cdot 10^3 + 50 \cdot 0,51 \cdot 10^3) = 0,085 \text{ мА}.$$

3. Постоянное напряжение на базе транзистора

$$U_6 = E_6 - I_6 R_6 = 5,066 - 0,085 \cdot 33,8 = 2,193 \text{ В}.$$

4. Находим ток коллектора:

$$I_{\kappa} = \beta I_{\text{б}} + I_{\text{кo}}^* = 49 \cdot 0,085 \cdot 10^{-3} + 10 \cdot 10^{-6} (1 + 49) = 4,665 \text{ мА} .$$

5. Постоянное напряжение на коллекторе

$$U_{\kappa} = E_{\kappa} - I_{\kappa} R_{\kappa} = 15 - 4,665 \cdot 2 = 5,67 \text{ В} .$$

Задача 4.5. Режим постоянного тока транзисторного усилительного каскада. Транзистор с коэффициентом передачи тока базы $\beta = 49$ используется в схеме на рис. 4.71. Определить напряжения $U_{\text{бэ}}$ и $U_{\text{кэ}}$ при $T = 50^{\circ} \text{C}$, если при $T = 20^{\circ} \text{C}$ обратные токи коллекторного и эмиттерного переходов одинаковы и равны 10 мкА , а температура удвоения обратного тока равна 10°C .

Решение

1. Найдем токи и напряжения в схеме при $T = 20^{\circ} \text{C}$. Ток базы задается источником $E_{\text{к}}$ и резистором $R_{\text{б}}$:

$$I_{\text{б}} \approx E_{\text{к}} / R_{\text{б}} = 20 / (200 \cdot 10^3) = 0,1 \text{ мА} .$$

Отсюда напряжение на открытом эмиттерном переходе

Ток эмиттера

$$I_{\text{э}} = (1 + \beta)(I_{\text{б}} + I_{\text{кo}}) = (1 + 49)(0,1 + 0,01) \cdot 10^{-3} = 5,5 \text{ мА} .$$

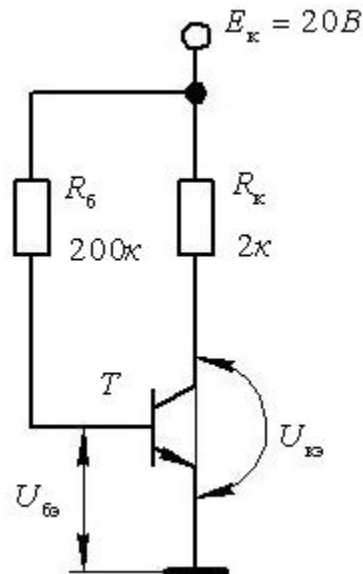
$$U_{\text{бэ}} \approx \varphi_T \ln \frac{I_{\text{э}} + I_{\text{эo}}}{I_{\text{эo}}} \approx \varphi_T \ln \frac{I_{\text{э}}}{I_{\text{эo}}} = 0,025 \ln \frac{5,5 \cdot 10^{-3}}{10 \cdot 10^{-6}} \approx 0,157 \text{ В} .$$

Найдем ток коллектора:

$$I_{\kappa} = \beta I_{\zeta} + I_{\kappa 0} (1 + \beta) = 49 \cdot 0,1 \cdot 10^{-3} + 10^{-5} \cdot 50 = 5,4 \text{ мА} .$$

Поэтому напряжение коллектор — эмиттер

$$U_{\kappa \varepsilon} = E_{\kappa} - I_{\kappa} R_{\kappa} = 20 - 5,4 \cdot 2 = 9,2 \text{ В} .$$



2. Найдем токи и напряжения при $T = 50^{\circ} \text{ C}$. Обратные

Рис. 4.71. Схема каскада

токи переходов при увеличении температуры возрастут:

$$I_{\kappa 0} (T_2) = I_{\varepsilon 0} (T_2) = I_{\varepsilon 0} (T_1) 2^{\Delta T / T_y} ,$$

где $\Delta T = T_2 - T_1 = 50 - 20 = 30^{\circ} \text{ C}$; $T_y = 10^{\circ} \text{ C}$ — температура удвоения; $I_{\varepsilon 0} (T_1)$

— исходное значение теплового тока через переход.

Подставив числа, получим

$$I_{\varepsilon 0} (50^{\circ} \text{ C}) = 10^{-5} \cdot 2^{30/10} = 80 \text{ мкА} .$$

Изменится и температурный потенциал:

$$\varphi_T = T / 11600 = 323 / 11600 \approx 0,028 \text{ В} .$$

Найдем

$$U_{\text{бэ}} \approx 0,028 \ln \frac{5,5 \cdot 10^{-3} + 80 \cdot 10^{-6}}{80 \cdot 10^{-6}} \approx 0,119 \text{ В.}$$

Падение напряжения на эмиттерном переходе уменьшилось примерно на 40 мВ. Новое значение тока коллектора составляет

$$I_{\text{к}} = 4,9 \cdot 10^{-3} + 80 \cdot 10^{-6} \cdot 50 = 8,9 \text{ мА.}$$

С ростом коллекторного тока напряжение на участке коллектор — эмиттер уменьшается:

$$U_{\text{кэ}} = 20 - 8,9 \cdot 2 = 2,2 \text{ В.}$$

Из сопоставления $U_{\text{бэ}}$ и $U_{\text{кэ}}$ можно заметить, что изменение напряжения $U_{\text{бэ}}$, вызванное изменением температуры, почти никакой роли не играет. Это обусловлено большим сопротивлением $R_{\text{б}}$.

Практическое занятие №7. Транзисторный каскад в области малого сигнала. Задачи №4.10-4.13

Задача 4.10. Основные усилительные схемы. Рассчитать входное сопротивление, коэффициент усиления по напряжению, по току и по мощности, а также выходное сопротивление для схемы усилителя с общим коллектором (рис. 4.76), в котором использован транзистор со следующими характеристиками: $h_{21\text{б}} = 0,985$; $h_{11\text{б}} = 25 \text{ Ом}$; $h_{12\text{б}} = 0,2 \cdot 10^{-3}$; $h_{22\text{б}} = 1 \text{ мкСм}$. Остальные сведения о схеме приведены на рис. 4.76.

Решение

1. Определим физические параметры транзистора применительно к схемам ОЭ и ОК:

$$\beta = h_{216} / (1 - h_{216}) = 0,985 / (1 - 0,985) = 65,7;$$

$$r_k^* = 1 / [h_{226} (1 + \beta)] = 1 / (10^{-6} \cdot 66,7) \approx 15 \text{ кОм};$$

$$r_6 = h_{216} / h_{226} = 0,2 \cdot 10^{-3} / 10^{-6} = 200 \text{ Ом};$$

$$r_3 = h_{116} - r_6 (1 - h_{216}) = 25 - 200(1 - 0,985) = 22 \text{ Ом}.$$

2. Входное сопротивление схемы с ОК (эмиттерного повторителя):

$$R_{\text{вх}} = r_6 + (r_3 + R_3 \parallel R_H)(1 + \beta) =$$

$$= 200 + [22 + 3 \cdot 10^3 \cdot 100 / (3 \cdot 10^3 + 100)] 66,7 \approx 8,07 \text{ кОм}.$$

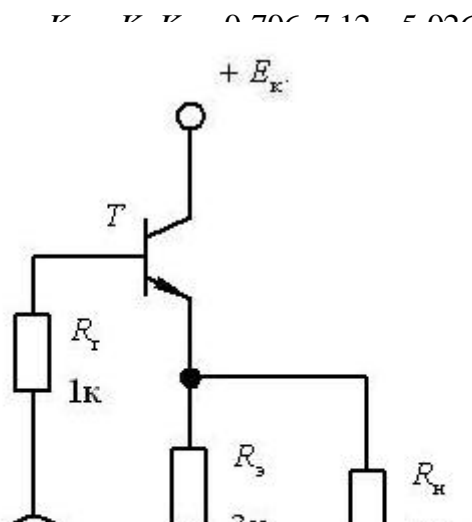
3. Коэффициент передачи по напряжению:

$$K_U = (1 + \beta)(R_3 \parallel R_H) / (R_T + R_{\text{вх}}) = 66,7 \cdot 97 / (10^3 + 8,07 \cdot 10^3) = 0,706.$$

1. Коэффициент усиления по току:

$$K_I = (1 + \beta) \frac{R_T}{R_T + R_{\text{вх}}} \frac{R_3}{R_3 + R_H} = (1 + 65,7) \frac{10^3}{10^3 + 8,07 \cdot 10^3} \frac{3 \cdot 10^3}{3 \cdot 10^3 + 100} = 7,12.$$

2. Коэффициент усиления по мощности:



3. Выходное сопротивление эмиттерного повторителя:

$$R_{\text{вых}} = R_3 \parallel \left(r_3 + \frac{r_6 + R_r}{1 + \beta} \right) = 3 \cdot 10^3 \parallel \left(22 + \frac{200 + 1000}{1 + 65,7} \right) \approx 40 \text{ Ом} .$$

Задача 4.11. Основные усилительные схемы. На рис. 4.77 представлен усилительный каскад с общим истоком (ОИ) на полевом транзисторе с $p-n$ -переходом. Определить усилительные параметры этой схемы, если крутизна стокзатворной характеристики $S = 10 \text{ мА/В}$.

Решение

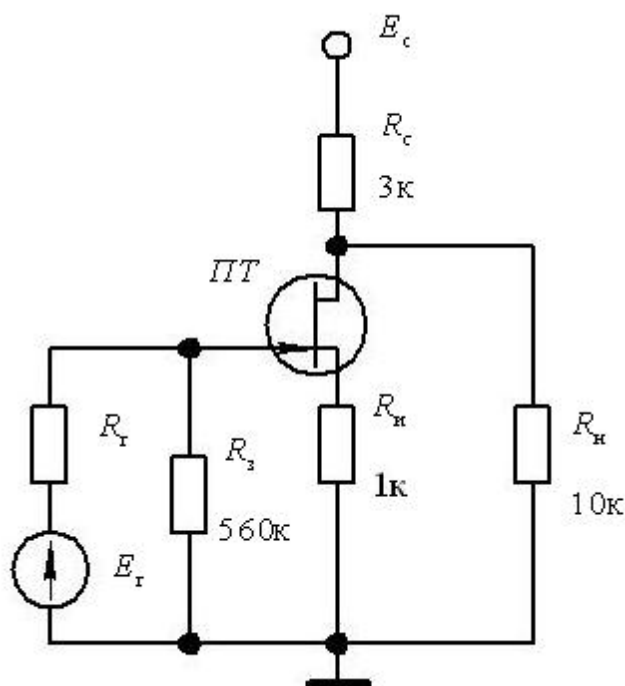
1. Входное сопротивление схемы с общим истоком

$$R_{\text{вх}} = R_3 \parallel \left[(R_{\text{вхПТ}} + R_{\text{и}})(1 + SR_{\text{и}}) \right],$$

где $R_{\text{вхПТ}}$ — входное сопротивление полевого транзистора, достигающее на практике $10^8 - 10^9 \text{ Ом}$. Поскольку $R_3 \parallel R_{\text{вхПТ}}$, можно записать $R_{\text{вх}} \approx R_3 = 560 \text{ кОм}$.

2. Если резистор R_n не зашунтирован блокировочным конденсатором, коэффициент усиления по напряжению определяется выражением

$$K_U = SR_{сн} / (1 + SR_n),$$



где $R_{сн} = R_c \parallel R_n$.

стока.

Найдем коэффициент усиления:

Рис. 4.17. Усилительный каскад ОИ

$$K_U = 10 \frac{3 \cdot 10}{3 + 10} / (1 + 10 \cdot 1) = 2,1.$$

Примечание. При вычислениях удобно выражать S в мА/В, а R в кОм.

Столь невысокий коэффициент усиления объясняется большим влиянием резистора термостабилизации R_n , который, не будучи зашунтированным, является элементом отрицательной обратной связи по току, а также шунтирующим действием нагрузки.

3. Выходное сопротивление схемы ОИ определяется резистором R_c и дифференциальным сопротивлением канала r_c :

$$R_{\text{ВЫХ}} = R_c \parallel r_c,$$

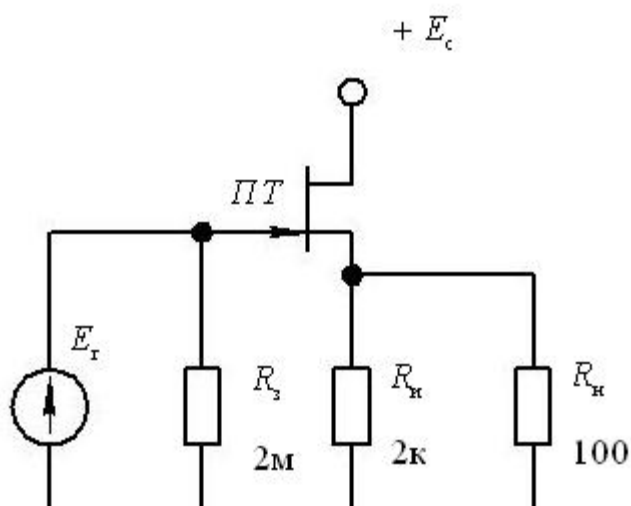
где r_c — дифференциальное сопротивление канала, составляющее единицы мегаом. Вполне удовлетворительна оценка $R_{\text{ВЫХ}} \approx R_c = 3 \text{ кОм}$.

Задача 4.12. Основные усилительные схемы. В схеме истокового повторителя на полевом транзисторе с $p-n$ - переходом (рис. 4.78) использован транзистор с крутизной стокзатворной характеристики 12 мА/ В . Определить усилительные параметры истокового повторителя.

Решение

Для истокового повторителя из усилительных параметров имеют смысл коэффициент передачи по напряжению, входное и выходное сопротивления.

1. Коэффициент передачи по напряжению



$$K_U = [SU_{зи}(R_{и} \square R_{н})] / [U_{зи} + SU_{зи}(R_{и} \square R_{н})] =$$
$$= S(R_{и} \square R_{н}) / [1 + S(R_{и} \square R_{н})].$$

Подставим крутизну в миллиамперах на вольт, а сопротивление — в килоомах, вычислив предварительно эквивалентное сопротивление в цепи истока:

$$R_{и} \square R_{н} = (2 \cdot 0,1) / (2 + 0,1) = 0,095 \text{ кОм};$$

$$K_U = (12 \cdot 0,095) / (1 + 12 \cdot 0,095) \approx 0,53.$$

2. Входное сопротивление истокового повторителя

$$R_{вх} \approx R_3 = 2,0 \text{ МОм}.$$

3. Выходное сопротивление

$$R_{вых} = R_{и} / (1 + SR_{и}) = 3 / (1 + 12 \cdot 3) = 0,081 \text{ кОм}.$$

Близкий результат дает упрощенная формула:

$$R_{вых} \approx 1 / S = 1 / 12 = 0,083 \text{ кОм}.$$

Задача 4.13. Основные усилительные схемы. На рис. 4.79 представлена схема дифференциального усилителя. Транзисторы идентичны и имеют следующие параметры: $\beta = 100$; $r_{\sigma} = 100 \text{ Ом}$. Чему равно напряжение на нагрузке R_H , если $U_{\text{вх1}} = 1 \text{ В}$, а $U_{\text{вх2}} = 1,1 \text{ В}$?

Решение

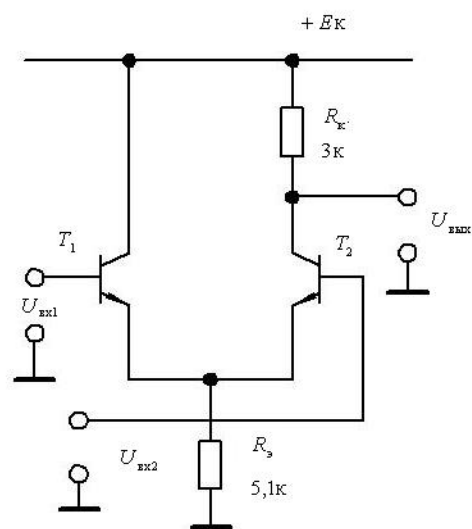
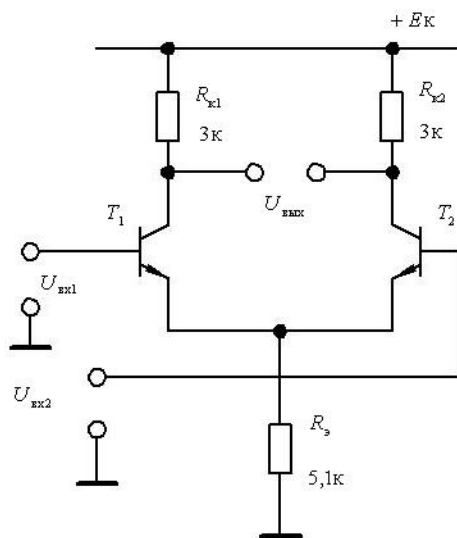


Рис. 4.79. Схема дифференциального усилителя Рис. 4.80. Схема с эмиттерной связью

1. Сигнал на выходе дифференциального усилителя пропорционален разности входных напряжений, которая рассматривается как дифференциальный сигнал:

$$U_{\text{вых}} = K_{\text{д}} \Delta U = K_{\text{д}} (U_{\text{вх2}} - U_{\text{вх1}}),$$

где $K_{\text{д}} = \frac{2\beta R_{\text{к}}}{R_{\text{г}} + R_{\text{вх}}} = \frac{2\beta R_{\text{к}}}{R_{\text{г}} + 2[r_{\sigma} + r_{\sigma}(1+\beta)]}$ — коэффициент усиления

дифференциального сигнала. Для интегральных схем, работающих в микрорежиме, характерно довольно большое значение сопротивления

r_3 , в силу чего для инженерных расчетов последнее выражение можно упростить:

$$K_d \approx \frac{R_k}{r_3}.$$

Найдем K_d для рассматриваемой схемы:

$$K_d \approx \frac{3 \cdot 10^3}{100} = 30.$$

Отсюда

$$U_{\text{ВЫХ Д}} = 30(1,1 - 1,0) = 3 \text{ В}.$$

2. Наличие двух совпадающих по фазе (синфазных) сигналов может привести к появлению выходной синфазной ошибки. Эта ошибка обусловлена приращением токов в коллекторных цепях транзисторов T_1 и T_2 :

$$U_{\text{ВЫХ}} = U_{\text{ВХ.С}} K_{c2} - U_{\text{ВХ.С}} K_{c1} = U_{\text{ВХ.С}} (K_{c2} - K_{c1}),$$

где $U_{\text{ВХ.С}}$ равно меньшему из двух входных сигналов.

Коэффициент усиления синфазного сигнала для каждого плеча определяется выражением

$$K_c = \frac{\beta R_k}{R_T + r_6 + (r_3 + 2R_3)(1 + \beta)} \approx \frac{R_k}{2R_3} = \frac{3 \cdot 10^3}{2 \cdot 5,1 \cdot 10^3} \approx 0,29.$$

При идентичности плеч коэффициенты усиления синфазных сигналов в обоих плечах одинаковы, поэтому в нашем случае выходная синфазная ошибка равна нулю.

Практическое занятие №8.

Операционные усилители. Задачи №4.27-4.28

Задача 4.27. Частотонезависимые схемы с операционным усилителем. В схеме на рис. 4.110. используется операционный усилитель со следующими данными: коэффициент усиления $K_{OY} = 50 \cdot 10^3$; входное сопротивление $R_{вхОУ} = 1 \text{ МОм}$; выходное $R_{выхОУ} = 100 \text{ Ом}$. Параметры схемы: $R_T = 0,5 \text{ МОм}$; $R_H = 1 \text{ кОм}$; $R_1 = 30 \text{ кОм}$; $R_2 = 0,3 \text{ кОм}$. Найти усилительные параметры схемы — коэффициент усиления, входное и выходное сопротивления, входное сопротивление $R'_{вх}$ в точке суммирования токов.

Решение

1. Общие соображения. В схеме называемой усилителем тока, используется параллельная ООС по току: в точке суммирования токов (в инвертирующем входе) из входного тока $I_{вх}$ вычитается ток обратной связи $I_{о.с.}$, пропорциональный выходному току $I_{вых}$, при этом $I_{о.с.} = I_{вх}$, так как вход операционного усилителя тока не потребляет.

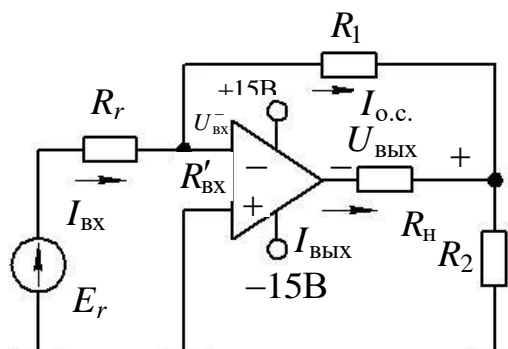


Рис. 4.110. Схема усилителя тока

Покажем, что схема работает как усилитель тока. В самом деле, так как $R_T \ll R'_{вх}$, где $R'_{вх}$ — сопротивление в точке суммирования токов, то ток $I_{вх}$ задается внешней по отношению к усилителю цепью; с другой стороны, схема с ООС по току обладает, как известно, большим

выходным сопротивлением, т.е. $R_{\text{ВЫХ}} \approx R_{\text{H}}$, и ток $I_{\text{ВЫХ}}$ практически от сопротивления R_{H} не зависит. Поэтому разумно в качестве усилительного параметра принять коэффициент усиления по току

$$K_I = I_{\text{ВЫХ}} / I_{\text{ВХ}}$$

2. Коэффициент усиления по току

$$K_I = I_{\text{ВЫХ}} / I_{\text{ВХ}} = -(1 + R_1 / R_2) = -(1 + 30 / 0,3) = -101.$$

Знак минус означает, что при втекающем токе $I_{\text{ВХ}}$ ток $I_{\text{ВЫХ}}$ также втекающий, а не вытекающий, как можно было бы предположить.

3. Входное сопротивление

$$R_{\text{ВХ}} = R_{\text{Г}} = 0,5 \text{ МОм}.$$

4. Выходное сопротивление

$$\begin{aligned} R_{\text{ВЫХ}} &= (R_{\text{ВЫХОУ}} + R_2) \left[1 + K_{\text{ОУ}} R_2 R_{\text{Г}} / (R_{\text{ВЫХОУ}} + R_2)(R_{\text{Г}} + R_1) \right] = \\ &= (100 + 300) \left[1 + 50 \cdot 10^3 \cdot 300 \cdot 0,5 / (100 + 300)(0,5 + 0,03) \right] = \\ &= 400 \cdot 50 \cdot 10^3 (3/4) = 100 \cdot 150\,000 = 15 \cdot 10^6 \text{ Ом} = 15 \text{ МОм}. \end{aligned}$$

5. Входное сопротивление в точке суммирования

$$\begin{aligned} R'_{\text{ВХ}} &= R_{\text{ВХОУ}} \approx \frac{R_1}{1 + K_{\text{ОУ}} R_2 / (R_{\text{H}} + R_2)} \approx \frac{R_1}{K_{\text{ОУ}} R_2 / (R_{\text{H}} + R_2)} = \\ &= \frac{30 \cdot 10^3}{50 \cdot 10^3 \cdot 0,3 / (1 + 0,3)} = 3 \cdot 1,3 / (5 \cdot 0,3) = 2 \cdot 1,3 = 2,6 \text{ Ом}. \end{aligned}$$

Задача 4.28. Частот независимые схемы с операционным усилителем. В схеме на рис. 4.111

$E_{\text{Г1}} = E_{\text{Г2}} = 1 \text{ В}; R_1 = R_2 = 10 \text{ кОм}; R_0 = 20 \text{ кОм}; R_{\text{о.с}} = 100 \text{ кОм}$. Чему равны напряжения на инвертирующем входе $U_{\text{ВХ}}^-$ и выходе $U_{\text{ВЫХ}}$? Чему равен ток в цепи обратной связи $I_{\text{о.с}}$? Считать операционный усилитель идеальным.

Решение

1. Схема представляет собой неинвертирующий сумматор. Так как неинвертирующий вход тока не потребляет, то сумма токов, отбираемых от источников E_{r1} и E_{r2} , равна нулю:

$$I_1 + I_2 = (E_{r1} - U_{вх}^+) / R_1 + (E_{r2} - U_{вх}^+) / R_2 = 0.$$

С учетом равенства напряжений E_{r1} , E_{r2} и сопротивлений R_1, R_2 от этих источников отбираются одинаковые токи I_1, I_2 . Это может быть лишь при условии $I_1 = I_2 = 0$ или

$$U_{вх}^+ = E_{r1} = E_{r2} = 1 \text{ В.}$$

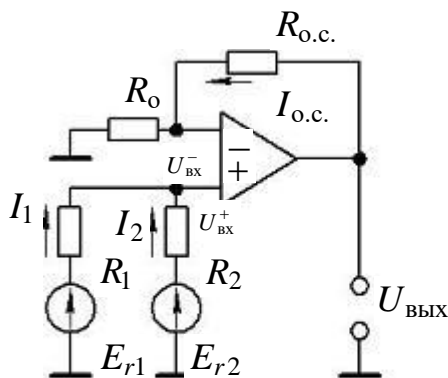


Рис. 4.111. Схема неинвертирующего сумматора

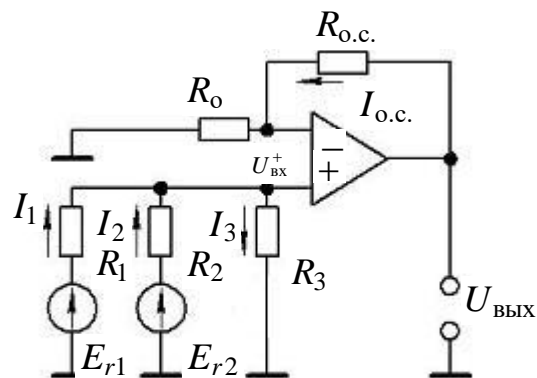


Рис. 4.112. Схема неинвертирующего сумматора

2. Так как операционный усилитель находится в линейном режиме (это предположение подтвердится в п.3), то напряжение

$$U_{вх}^+ = U_{вх}^- = 1 \text{ В.}$$

3. Напряжение на выходе

$$U_{вых} = U_{вх}^+ (1 + R_{о.с.} / R_0) = 1(1 + 100/20) = 6 \text{ В.}$$

4. Ток в цепи обратной связи

$$I_{о.с.} = (U_{вых} - U_{вх}^-) / R_{о.с.} = (6 - 1) / 100 = 5 / 100 = 0,05 \text{ мА} = 50 \text{ мкА.}$$

Практическое занятие №9.

Одно и двухполупериодные выпрямители. Задача №5.1

Задача 5.1. Расчет выпрямителя. Рассчитать выпрямитель для питания обмотки якоря двигателя постоянного тока типа ДПМ - 20 –

Н1- 10А, используемого в системе "АВТОПИЛОТ". Двигатель ДПМ с возбуждением от постоянных магнитов с пазовым якорем имеет технические данные, приведенные в табл. 5.2. Бортовая питающая сеть имеет данные: напряжение сети $U_c = 40 \text{ В}$, частота тока сети $f_c = 400 \text{ Гц}$. В соответствии с условиями эксплуатации требуемые параметры выпрямителя должны быть следующими: выходное напряжение выпрямителя $U_0 = 14,4 \text{ В}$, ток нагрузки (с учетом пуска) $I_0 = 1,5 \text{ А}$, требуемый коэффициент пульсации напряжения на выходе выпрямителя $k_{\text{п}} = 6,6 \%$.

Таблица 5.2.

Тип двигателя	U , В	$P_{2\text{ном}}$, Вт	$N_{\text{ном}}$, об/мин	$I_{\text{ном}}$, А	$I_{\text{пуск}}$, А	$M_{\text{ном}}$, Н·м	$M_{\text{пуск}}$, Н·м	КПД, %	T_r , ч
ДПМ2 ОН1- 10А	14	1,10	6000	0,30	1,0	1,76	4,90	26	300

Решение

1. Выбор схемы выпрямителя определяется величиной мощности P_0 , потребляемой нагрузкой. Если $P_0 < 1000 \text{ Вт}$, рекомендуется

однофазная мостовая схема, а если $P_0 > 1$ кВт, то следует использовать трехфазную мостовую схему выпрямления. Для данной задачи мощность, потребляемая нагрузкой, определяется в виде:

$$P_0 = U_0 \cdot I_0 = 17,4 \cdot 1,5 = 26,1 \text{ Вт (в момент пуска);}$$

$$P_0 = U_0 \cdot I_0 = 14,4 \cdot 0,3 = 4,32 \text{ Вт (в номинальном режиме).}$$

Она намного меньше 1 кВт, следовательно, выбираем однофазную мостовую двухполупериодную схему выпрямления.

2. При выборе типа диода исходят из возможно большего значения величины $U_{обр}$. Это связано с тем, чтобы получить минимальное число последовательно включаемых вентиляй. Определим для выбранной схемы выпрямления величины, характеризующие работу вентиля выпрямителя в номинальном режиме и в режиме пуска:

- среднее значение тока вентиля

$$I_{св} = 0,5 \cdot I_{ном} = 0,5 \cdot 0,3 = 0,15 \text{ А (в номинальном режиме);}$$

$$I_{свп} = 0,5 \cdot I_0 = 0,5 \cdot 1,5 = 0,75 \text{ А (в режиме пуска).}$$

- действующее значение тока вентиля

$$I_B = 0,707 \cdot I_{ном} \cdot D = 0,707 \cdot 0,3 \cdot 1 = 0,2121 \text{ А (в номинальном режиме);}$$

$$I_{Bп} = 0,707 \cdot 1,5 \cdot 1 = 1,0605 \text{ А (в режиме пуска).}$$

Величина D условно принята за 1.

- амплитудное значение тока вентиля

$$I_{вмакс} = 1,0 \cdot I_{ном} = 1,5 \text{ А (в номинальном режиме);}$$

$$I_{вмакс п} = 1,0 \cdot I_0 = 1,5 \text{ А (в режиме пуска).}$$

- обратное напряжение на вентиле

$$U_{обр} = 1,57 \cdot U_0 = 1,57 \cdot 14,4 = 22,6 \text{ В .}$$

3. Используя справочные данные на диоды, выбираем диод Д242Б, у которого:

$$I_m = 2,0 \text{ A}; U_{\text{обр.доп}} = 100 \text{ В}; I_{\text{в.обр}} = 3 \text{ mA}; \Delta U_{\text{пр}} = 1,0 \text{ В}.$$

4. Определим число вентиляй, включаемых параллельно в каждое плечо выпрямителя:

$$m = I_0 / p \cdot I_m \cdot k = 1,5 / (2 \cdot 2 \cdot 0,9) = 0,417.$$

Принимаем $m = 1,0$.

5. Определяем число вентиляй, включаемых последовательно в каждое плечо схемы:

$$n = (k \cdot 1,1 \cdot U_0) / (U_{\text{обр.доп}} - k \cdot p \cdot \delta \cdot \Delta U_{\text{пр}}) = (1,57 \cdot 1,1 \cdot 14,4) / (100 - 1,57 \cdot 2 \cdot 2 \cdot 1) = 0,2653$$

Принимаем $n = 1,0$.

Для получения стабильной скоростной характеристики двигателя целесообразно использовать режим работы выпрямителя с индуктивной реакцией. Для такого режима работы и выбранной схемы выпрямителя принимаем из расчетной таблицы коэффициенты активного сопротивления и индуктивности трансформатора соответственно равными $k_r = 5,1 \cdot 10^3$, $k_L = 6,4 \cdot 10^2$. Магнитную индукцию в сердечнике трансформатора B ориентировочно принимаем равной 1,5 Тл, а число стержней для броневой конструкции трансформатора — $S = 1$.

6. Определяем сопротивление и индуктивность обмоток трансформатора:

$$r_{\text{тр}} = (k_r \cdot U_0 \cdot 10^{-3} / I_0 \cdot f \cdot B) \sqrt[4]{(5 \cdot f \cdot B / U_0 \cdot I_0)} = (5,1 \cdot 10^3 \cdot 14,4 \cdot 10^{-3} / 1,5 \cdot 400 \cdot 0,3) \cdot \sqrt[4]{1 \cdot 400 \cdot 1,5 / 14,4 \cdot 0,3} = 1,4 \text{ Ом};$$

$$L_p = (k_L \cdot U_0 \cdot 10^{-5} / I_0 \cdot f \cdot B) \sqrt[4]{(9 \cdot U_0 \cdot I_0 / f \cdot B)} = (6,4 \cdot 10^2 \cdot 14,4 \cdot 10^{-5} / 1,5 \cdot 400 \cdot 0,3) \cdot$$

$$\sqrt[4]{1 \cdot 14,4 \cdot 0,3 / 400 \cdot 1,5} = 0,149 \cdot 10^{-3} \text{ Гн} .$$

7. Определяем внутреннее сопротивление вентиля:

$$R_i = \Delta U_{\text{пр}} / I_{\text{ов}} = 1,0 / 0,15 = 6,67 \text{ Ом} .$$

8. Определяем полное сопротивление фазы:

$$r = R_i + r_{\text{тр}} = 6,67 + 1,4 = 8,07 \text{ Ом} .$$

9. Вычисляем параметры, определяющие режим работы выпрямителя:

$$\text{tg}\varphi = \omega L_p / r = 6,28 \cdot 400 \cdot 0,149 \cdot 10^{-3} = 0,0464; \quad r / R = 8,07 / 48 = 0,168 ,$$

где $R = U_0 / I_{\text{ном}} = 14,4 / 0,3 = 48 \text{ Ом}$ — сопротивление нагрузки.

По вычисленным значениям $\text{tg}\varphi$ и отношения r/R и пользуясь специальными графиками, находим величины, необходимые для расчета параметров трансформатора:

$$B = 1,158; \quad D = 0,992; \quad H = 100 .$$

10. Вычисляем параметры трансформатора для однофазной мостовой схемы выпрямления:

- $U_2 = 1,11 \cdot U_0 \cdot B = 1,11 \cdot 14,4 \cdot 1,158 = 18,5 \text{ В}$ — действующее значение напряжения вторичной обмотки трансформатора;

- $I_2 = I_0 \cdot D = 1,5 \cdot 0,992 = 1,488 \text{ А}$ — действующее значение тока вторичной обмотки трансформатора;

- $I_1 = D \cdot 1,1 / k_{\text{т}} = 0,992 \cdot 1,5 \cdot 0,4625 = 0,6882 \text{ А}$ — действующее значение тока первичной обмотки трансформатора, где $k_{\text{т}} = U_1 / U_2 = 40 / 18,5 = 2,162$;

- $P_{\text{min}} = 1,11 \cdot B \cdot D \cdot P_0 = 1,11 \cdot 1,158 \cdot 0,992 \cdot 21,9 = 27,54 \text{ Вт}$ — токовая мощность трансформатора.

11. Определим коэффициент пульсации выпрямленного напряжения на выходе выпрямителя:

$$k_{\pi} = 2 / (p^2 - 1) \cdot H = 2 / (4 - 1) \cdot 100\% = 66,67\% .$$

Так как расчетный коэффициент пульсации значительно превышает требуемый в задании, то используем сглаживающий фильтр.

12. Коэффициент фильтрации сглаживающего фильтра рассчитываем по формуле

$$k_{\phi} = k_{\pi} / k'_{\pi} = 66,67 / 6,6 = 10,1 ,$$

где k'_{π} — заданный коэффициент пульсации на выходе фильтра.

Следовательно, для обеспечения требуемого в техническом задании качества выпрямленного напряжения необходим сглаживающий фильтр с коэффициентом фильтрации 10,1.

13. Внешнюю характеристику выпрямителя $U_0 = f(I_0)$ определим в виде

$$\begin{aligned} U_0 &= U_{0\text{ХХ}} - I_0 r_B = U_{0\text{ХХ}} \left(\left((x/p) \cdot 1/\sqrt{2} \cdot \sin\pi/2 \right) - I_0 (B-1)/I_{0\text{НОМ}} \right) = \\ &= 14,4 \left(\left((3,14/2) \cdot 1/1,41 \sin\pi/2 \right) - I_0 \cdot (1,158-1)/0,3 \right) = 16,063 - I_0 \cdot 7,584 , \end{aligned}$$

где $r_B = \Delta U_1 / I_{0\text{НОМ}} = (U_{0\text{ХХ}} - U_{0\text{НОМ}}) / I_{0\text{НОМ}}$.

14. Определяем коэффициент полезного действия выпрямителя

$$\begin{aligned} \eta_B &= U_0 \cdot I \cdot 100 / U_0 \cdot I_0 + P_{\text{ТР}} (1 - \eta_{\text{ТР}}) + I_B \cdot R_i \cdot n / m = \\ &= (14,4 \cdot 1,5 \cdot 100) / (14,4 \cdot 1,5 + 5,508(1 - 0,87) + 1,052 \cdot 6,67 \cdot 1/1) = 91,04\% , \end{aligned}$$

где $\eta_{\text{ТР}} = 0,81$ — КПД трансформатора;

$$I_B = 0,707 \cdot I_{\text{НОМ}} \cdot D = 0,707 \cdot 1,5 \cdot 0,992 = 1,052 \text{ А} .$$

15. Определяем внутреннее динамическое сопротивление выпрямителя

$$r_0 = (U_{0\text{ХХ}} - U_{0\text{НОМ}}) / I_{0\text{НОМ}} = U_0 (B-1) / I_{0\text{НОМ}} = 14,4 \cdot (1,158-1) / 0,3 = 7,584 \text{ Ом} .$$

Задача 5.2. Расчет сглаживающего фильтра. Рассчитать Γ -образный индуктивно-емкостный фильтр (рис. 5.66) по следующим данным: коэффициент пульсации на выходе фильтра $k_{\Pi} = 6,6\%$; коэффициент фильтрации $k_{\Phi} = 10,1$; схема выпрямителя двухполупериодная $p = 2$; частота тока сети $f = 400$ Гц; выпрямленное напряжение $U_0 = 14,4$ В; выпрямленный ток $I_0 = 1,5$ А.

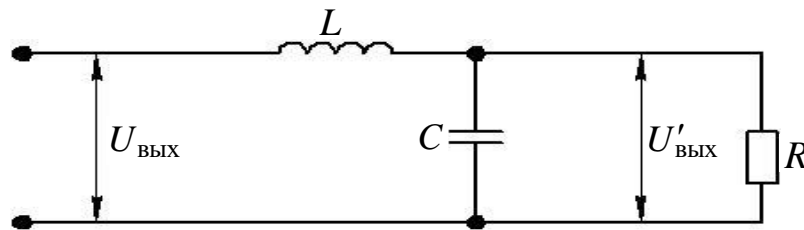


Рис. 5.66. Γ -образный LC -фильтр

Решение

1. Т.к. при расчете фильтра коэффициент фильтрации задается, то искомые величины L и C находятся из условия

$$LC = k_{\Phi} + 1 / (p\omega)^2. \quad (5.2.1)$$

Если выразить L в генри и C в микрофарадах, то:

$$\text{при } f = 50 \text{ Гц } LC = 10 \cdot (k_{\Phi} + 1) / p^2;$$

$$\text{при } f = 400 \text{ Гц } LC = 0,16 \cdot (k_{\Phi} + 1) / p^2.$$

Найдем произведение LC для частоты из условия задачи $f = 400$ Гц:

$$LC = 0,16 \cdot (10,1 + 1) / 2^2 = 0,444. \quad (5.2.1a)$$

2. Индуктивная реакция фильтра обеспечивается при некотором (критическом) значении индуктивности дросселя фильтра

двигатель								
ПБВ100М	52	18	177, 5	0,7	70	1000	1,18	10,3

Решение

1. Выбор схемы выпрямителя определяется величиной мощности P_0 , потребляемой нагрузкой. Если $P_0 < 1000$ Вт, рекомендуется однофазная мостовая схема, а если $P_0 > 1$ кВт, то следует использовать трехфазную мостовую схему выпрямления. Для данной задачи мощность, потребляемая нагрузкой, определяется в виде:

$$P_0 = U_0 \cdot I_0 = 55 \cdot 200 = 11000 \text{ Вт (в момент пуска);}$$

$$P_0 = U_0 \cdot I_0 = 55 \cdot 18 = 990 \text{ Вт (в номинальном режиме).}$$

Она больше 1 кВт, следовательно, выбираем трехфазную мостовую двухполупериодную схему выпрямления.

2. При выборе типа диода исходят из возможно большего значения величины $U_{обр}$. Это связано с тем, чтобы получить минимальное число последовательно включаемых вентиляей. Определим для выбранной схемы выпрямления величины, характеризующие работу вентиля выпрямителя в номинальном режиме и в режиме пуска:

- действующее значение тока вентиля

$$I_B = 0,58 \cdot I_{ном} \cdot D = 0,58 \cdot 18 \cdot 1 = 10,44 \text{ А (в номинальном режиме);}$$

$$I_{вп} = 0,58 \cdot I_0 \cdot D = 0,58 \cdot 200 \cdot 1 = 116 \text{ А (в режиме пуска).}$$

Величина D условно принята за 1.

- амплитудное значение тока вентиля

$$I_{\text{вmax}} = 1,0 \cdot I_{\text{ном}} = 1,0 \cdot 18 = 18 \text{ А (в номинальном режиме);}$$

$$I_{\text{вmax II}} = 1,0 \cdot I_0 = 1,0 \cdot 200 = 200 \text{ А (в режиме пуска).}$$

- обратное напряжение на вентиле

$$U_{\text{обр}} = 1,045 \cdot U = 1,045 \cdot 55 = 57,475 \text{ В .}$$

3. Используя справочные данные на диоды, выбираем диод Д214А.

4. Определим число вентиляй, включаемых параллельно в каждое плечо выпрямителя:

$$m = I_0 / p \cdot I_m \cdot k = 200 / (2 \cdot 18 \cdot 0,75) = 7,4 .$$

Принимаем $m = 8$.

5. Определяем число вентиляй, включаемых последовательно в каждое плечо схемы:

$$n = (k \cdot 1,1 \cdot U_0) / (U_{\text{обр, доп}} - k \cdot p \cdot \delta \cdot \Delta U_{\text{пр}}) = (1,57 \cdot 1,1 \cdot 75) / (100 - 1,05 \cdot 3 \cdot 2 \cdot 1) = 0,678 .$$

Принимаем $n = 1,0$. Тогда общее число вентиляй

$$N = 6 \cdot n \cdot m = 6 \cdot 1 \cdot 8 = 48 .$$

Для получения стабильной скоростной характеристики двигателя целесообразно использовать режим работы выпрямителя с емкостной реакцией. Для такого режима работы и выбранной схемы выпрямителя принимаем из расчетной таблицы коэффициенты активного сопротивления и индуктивности трансформатора соответственно равными $k_r = 2,5 \cdot 10^3$, $k_L = 1,0 \cdot 10^2$. Магнитную индукцию в сердечнике трансформатора B ориентировочно принимаем равной 1,2 Тл, а число стержней для броневой конструкции трансформатора — $S = 3$.

6. Определяем сопротивление и индуктивность обмоток трансформатора:

$$r_{\text{тр}} = (k_r \cdot U_0 \cdot 10^{-3} / I_0 \cdot f \cdot B) \sqrt[4]{(5 \cdot f \cdot B / U_0 \cdot I_0)} = (2,5 \cdot 10^3 \cdot 55 \cdot 10^{-3} / 200 \cdot 50 \cdot 1,2) \cdot$$

$$\sqrt[4]{5 \cdot 50 \cdot 1,2 / 55 \cdot 200} = 0,0851 \text{ Ом};$$

$$L_p = (k_L \cdot U_0 \cdot 10^{-5} / I_0 \cdot f \cdot B) \sqrt[4]{(9 \cdot U_0 \cdot I_0 / f \cdot B)} = (1,0 \cdot 10^2 \cdot 55 \cdot 10^{-5} / 200 \cdot 50 \cdot 1,2) \cdot$$

$$\sqrt[4]{9 \cdot 55 \cdot 200 / 50 \cdot 1,2} = 0,234 \cdot 10^{-3} \text{ Гн}.$$

7. Определяем внутреннее сопротивление вентиля и сопротивление плеча схемы:

$$R_i = \Delta U_{np} / I_{cb} = 1,5156 / 9 = 0,1684 \text{ Ом}; \quad R_{i_{пл}} = R_i / m = 0,1684 / 8 = 0,021.$$

8. Определяем полное сопротивление фазы:

$$r = R_{i_{пл}} + r_{тр} = 0,021 + 0,0851 = 0,106 \text{ Ом}.$$

9. Вычисляем параметры, определяющие режим работы выпрямителя:

$$\operatorname{tg}\varphi = \omega L_p / r = 6,28 \cdot 50 \cdot 0,234 \cdot 10^{-3} / 0,106 = 0,693; \quad r / R = 0,106 / 3,056 = 0,0347,$$

где $R = U_0 / I_{ном} = 55 / 18 = 3,056 \text{ Ом}$ — сопротивление нагрузки.

По вычисленным значениям $\operatorname{tg}\varphi$ и отношения r/R и пользуясь специальными графиками, находим величины, необходимые для расчета параметров трансформатора:

$$B = 1,05; \quad D = 0,955; \quad H = 175.$$

10. Вычисляем параметры трансформатора для трехфазной мостовой схемы выпрямления:

- $U_2 = 0,43 \cdot U_0 \cdot B = 0,43 \cdot 55 \cdot 1,05 = 24,833 \text{ В}$ — действующее значение напряжения вторичной обмотки трансформатора;

- $I_2 = 0,815 \cdot I_0 \cdot D = 0,815 \cdot 18 \cdot 0,955 = 14 \text{ А}$ — действующее значение тока вторичной обмотки трансформатора;

- $I_1 = I_2 \cdot D \cdot 1,1 / k_T = 14 \cdot 0,955 \cdot 1,1 / 8,859 = 1,66 \text{ А}$ — действующее значение тока первичной обмотки трансформатора, где $k_T = U_1 / U_2 = 220 / 24,833 = 8,859$;

- $P_{\min} = 1,11 \cdot B \cdot D \cdot P_0 = 1,11 \cdot 11,05 \cdot 0,955 \cdot 11000 = 12243,6 \text{ Вт}$ — **ТОКОВАЯ** мощность трансформатора.

11. Определим коэффициент пульсации выпрямленного напряжения на выходе выпрямителя:

$$k_{\pi} = 2 / (p^2 - 1) \cdot H = 2 / (3^2 - 1) \cdot 175\% = 43,75\% .$$

Так как расчетный коэффициент пульсации значительно превышает требуемый в задании, то используем индуктивно-емкостный сглаживающий фильтр.

12. Коэффициент фильтрации сглаживающего фильтра рассчитываем по формуле

$$k_{\phi} = k_{\pi} / k'_{\pi} = 43,75 / 1 = 43,75 ,$$

где k'_{π} — заданный коэффициент пульсации на выходе фильтра.

Следовательно, для обеспечения требуемого в техническом задании качества выпрямленного напряжения необходим сглаживающий фильтр с коэффициентом фильтрации 43,75.

13. Внешнюю характеристику выпрямителя $U_0 = f(I_0)$ определим в виде

$$\begin{aligned} U_0 &= U_{0\text{XX}} - I_0 r_{\text{B}} = U_{0\text{XX}} \left(\left((x/p) \cdot 1/\sqrt{2} \cdot \sin\pi/2 \right) - I_0 (B-1)/I_{0\text{НОМ}} \right) = \\ &= 55 \left(\left((3,14/3) \cdot 1/1,41 \sin\pi/2 \right) - I_0 \cdot (1,05 - 1)/18 \right) = 40,85 - I_0 \cdot 0,003 , \end{aligned}$$

где $r_{\text{B}} = \Delta U_1 / I_{0\text{НОМ}} = (U_{0\text{XX}} - U_{0\text{НОМ}}) / I_{0\text{НОМ}}$.

14. Определяем коэффициент полезного действия выпрямителя

$$\begin{aligned} \eta_{\text{B}} &= U_0 \cdot I \cdot 100 / U_0 \cdot I_0 + P_{\text{ТР}} (1 - \eta_{\text{ТР}}) + I_{\text{B}} \cdot R_i \cdot n / m = \\ &= (55 \cdot 18 \cdot 100) / (55 \cdot 18 + 5,508(1 - 0,7) + 9,97 \cdot 0,1684 \cdot 1/8) = 93,07\% , \end{aligned}$$

где $\eta_{\text{ТР}} = 0,7$ — КПД трансформатора;

$$I_{\text{B}} = 0,58 \cdot I_{\text{НОМ}} \cdot D = 0,58 \cdot 18 \cdot 0,955 = 9,97 \text{ А} .$$

15. Определяем внутреннее динамическое сопротивление выпрямителя

$$r_0 = (U_{0\text{хх}} - U_{0\text{ном}}) / I_{0\text{ном}} = U_0 (B - 1) / I_{0\text{ном}} = 55 \cdot (1,05 - 1) / 18 = 0,153 \text{ Ом}.$$

Практическое занятие №12.

Диодный ограничитель. Задача №5.4

Задача 5.4. Расчет сглаживающего фильтра. Рассчитать

Π – образный индуктивно-емкостный фильтр (рис. 5.67) по следующим данным: коэффициент пульсации на выходе фильтра $k_{\text{п}} = 1\%$, частота тока $f = 50$ Гц, выпрямленное напряжение $U_0 = 55$ В, выпрямленный ток $I_0 = 200$ А.

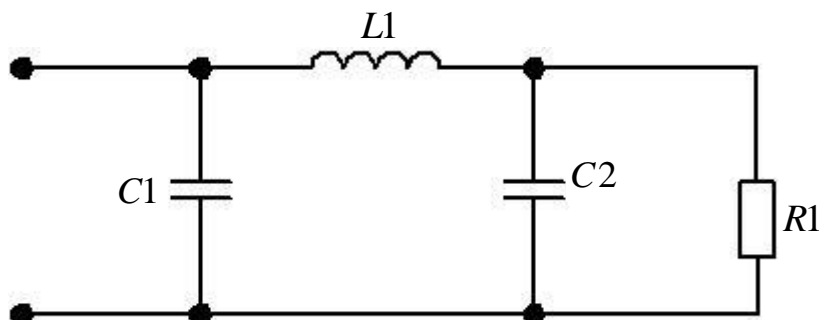


Рис. 5.67. Π – образный CLC – фильтр

Решение

Π – образный фильтр можно рассматривать как сочетание двух фильтров: емкостного, состоящего из конденсатора $C1$ и Γ – образного, состоящего из дросселя $L1$ и конденсатора $C2$.

Емкость первого конденсатора $C1$ определяется из условия

$$C = 100 \cdot H / k_{\text{п}} \cdot r, \quad (5.4.1)$$

а расчет Γ -образного фильтра следует вести из условия 5.2.1. Следует учесть, что во избежание резонансных явлений в фильтрах, величину индуктивности следует выбирать из условия 5.2.2. Зная величину L_1 и используя условие 5.2.2, находят величину C_2 .

1. Определяем первую фильтровую емкость из условия (5.4.1)

$$C_1 = 100 \cdot H / k_{\pi} \cdot r = 100 \cdot 175 / 43,75 \cdot 0,106 = 3773,6 \text{ мкФ} .$$

Принимаем $C_1 = 4000 \text{ мкФ}$.

Рабочее напряжение выбираемого конденсатора C_1 должно быть не менее напряжения холостого хода выпрямителя, т.е.

$$U_{\text{раб}} \geq \sqrt{2} \cdot U_2 = 1,41 \cdot 49,491 = 35,1 \text{ В} .$$

Выбираем конденсатор Л-50-3Б емкостью 4000 мкФ, напряжением 50 В.

2. Вычисляем коэффициент пульсации за конденсатором C_1 и коэффициент фильтрации Γ -образного фильтра:

$$k_{\pi} = 47,177 \cdot H / r \cdot C_1 = 47,177 \cdot 175 / 0,106 \cdot 3773,6 = 20,64 \% ;$$

$$k_{\phi} = k_{\pi} / k'_{\pi} = 20,64 / 1 = 20,64 .$$

3. Найдем произведение LC для частоты из условия задачи $f = 50 \text{ Гц}$:

$$LC = 10 \cdot (20,64 + 1) / 3^2 = 24,04 .$$

4. Индуктивность дросселя фильтра определим из условия

$$L_{\text{кр}} \geq k_{\pi} \cdot U_0 / p \omega I_0 = 20,64 \cdot 55 / 3 \cdot 2 \cdot 3,14 \cdot 50 \cdot 200 = 0,00602 .$$

Выбираем $L = 0,006 \text{ Гн}$.

5. Емкость второго конденсатора выбираем из условия

$$LC_2 = 24,4 = 0,006 \cdot C_2 .$$

Тогда $C_2 = 24,4 / 0,006 = 4006,7 \text{ мкФ}$.

Выбираем $C_2 = 4000 \text{ мкФ}$.

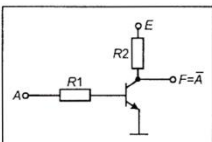
Следовательно, $C1 = C2 = 4000 \text{ мкФ}$ (конденсатор К-50-3Б),

$L = 0,006 \text{ Гн}$.

Практическое занятие №13.

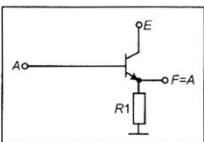
Логические элементы. Задачи №7.7-7.11

Упражнения 7.7—7.11. В упражнениях 7.6—7.11 соберите схемы логических элементов в программе Electronics Workbench и составьте соответствующие таблицы истинности.

7.1. 

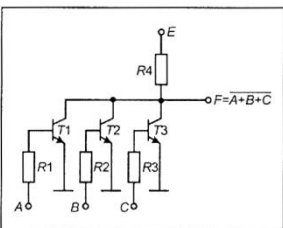
A	F
0	1
1	0

 $F = \bar{A}$

7.2. 

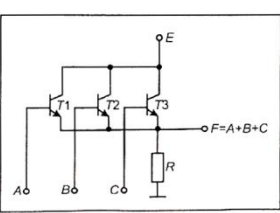
A	F
0	0
1	1

 $F = A$

7.3. 

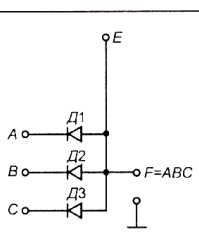
A	B	C	F
0	0	0	1
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	0

 $F = A + B + C$

7.4. 

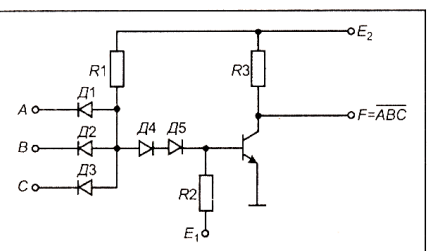
A	B	C	F
0	0	0	0
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

 $F = A + B + C$

7.5. 

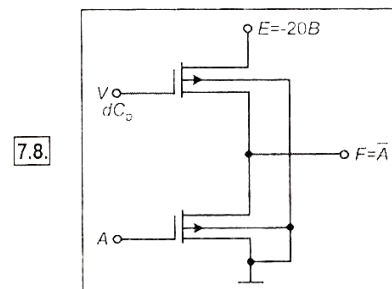
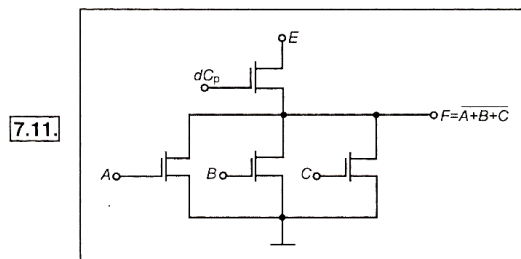
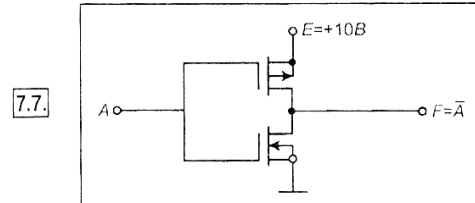
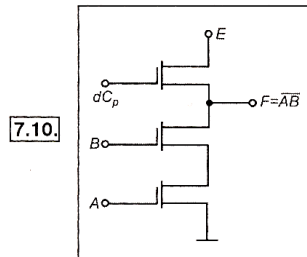
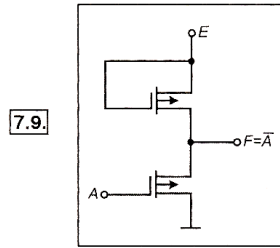
A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	0
1	1	1	1

 $F = ABC$

7.6. 

A	B	C	F
0	0	0	1
0	0	1	1
0	1	0	1
0	1	1	1
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	0

 $F = \overline{ABC}$



Практическое занятие №14.

Дешифраторы. Задачи №7.19-7.20

Задача 7.19. Синтез шифратора.

1. *Постановка задачи.* Создать схему, реализующую функции шифратора, имеющую восемь входов $Y_7...Y_{10}$ и три выхода X_1, X_2, X_3 с использованием логических элементов 4 ИЛИ.

2. *Составление таблицы истинности* (табл. 7. 44).

3. *Составление СДНФ:*

$$X_1 = Y_1 \vee Y_3 \vee Y_5 \vee Y_7;$$

$$X_2 = Y_2 \vee Y_3 \vee Y_6 \vee Y_7;$$

$$X_4 = Y_4 \vee Y_5 \vee Y_6 \vee Y_7.$$

4. *Построение схемы.*

На рис. 7. 112 представлена схема шифратора, построенная в соответствии с заданием.

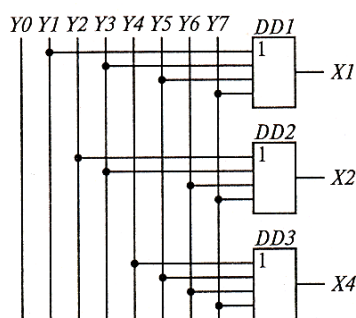


Рис. 7. 112. Схема шифратора

Из рисунка видно, что количество логических элементов, необходимых для построения, соответствует разрядности двоичных кодов. При построении схемы необходимо последовательно анализировать каждую входную комбинацию и единичный сигнал с входной шины заводить на те элементы, с помощью которых получаем выходной двоичный код. Например, при возбуждении пятой входной шины (лог. 1 на входе Y_5) единичный сигнал необходимо подать на входы элементов $DD1$ и $DD3$, что обеспечивает появление на выходе шифратора кода $101_{(2)}$ или $5_{(10)}$.

Таблица 7. 44

Десятичный код	Входы								Выходы		
	Y0	Y1	Y2	Y3	Y4	Y5	Y6	Y7	X3	X2	X1
1	-	1	0	0	0	0	0	0	0	0	1
2	-	0	1	0	0	0	0	0	0	1	0
3	-	0	0	1	0	0	0	0	0	1	1
4	-	0	0	0	1	0	0	0	1	0	0
5	-	0	0	0	0	1	0	0	1	0	1

6	-	0	0	0	0	0	1	0	1	1	0
7	-	0	0	0	0	0	0	1	1	1	1

Практический интерес представляет совместное включение дешифратора и шифратора и построение на их основе схемы преобразователя одного кода на входе в заданный код на выходе. Условия преобразования задаются таблицей (например, табл. 7.45).

Таблица 7.45

Входной код		Выходной код		
a ₂	a ₁	Z	J	K
0	0	1	0	0
0	1	0	0	1
1	0	0	1	1
1	1	0	0	0

Далее осуществляется переход от табличной формы записи функций к формульной:

$$Z = \overline{a_2 a_1};$$

$$K = \overline{a_2} a_1 \vee a_2 \overline{a_1};$$

$$J = a_2 \overline{a_2}.$$

На рис. 7.113 представлена схема преобразователя, выполненная на логических элементах 2И-НЕ и 2ИЛИ-НЕ.

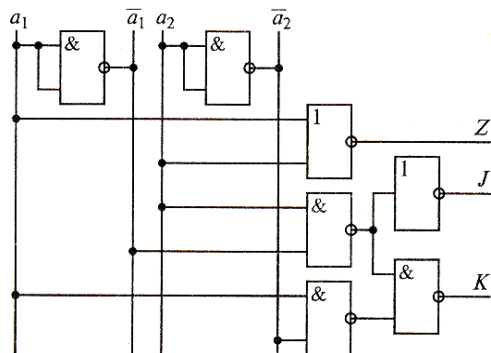


Рис. 7.113. Схема преобразователя

На рис. 7.114 показана реализация функций при совместном включении схем дешифратора и шифратора.

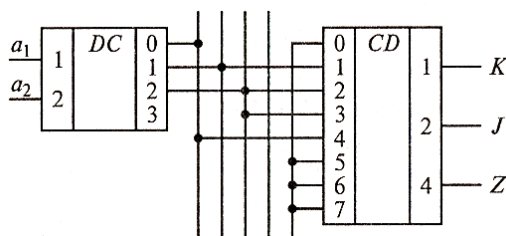


Рис. 7.114. Реализация функций при совместном включении схем дешифратора и шифратора

Задача 7. 20. Синтез линейного дешифратора. Чтобы создать схему полного дешифратора, охватывающего все сочетания переменных, необходимо пройти все этапы синтеза комбинационной схемы.

1. *Постановка задачи.* Создать схему, реализующую функцию дешифратора, на два входа X_1, X_2 и четыре выхода Y_0, Y_1, Y_2, Y_3 . При синтезе схемы использовать логический элемент 2И-НЕ.

2. *Составление таблицы истинности.* Составляется табл. 7.46, в которую входят четыре сочетания переменных и СДНФ для каждого из них.

Таблица 7.46

Входы		Выходы				Вид функции (СДНФ)
X2	X1	Y0	Y1	Y2	Y3	
0	0	1	0	0	0	$Y0 = \bar{X}_2 \cdot \bar{X}_1$
0	1	0	1	0	0	$Y1 = \bar{X}_2 \cdot X_1$
1	0	0	0	1	0	$Y2 = X_2 \cdot \bar{X}_1$
1	1	0	0	0	1	$Y3 = X_2 \cdot X_1$

3. *Построение схемы линейного дешифратора.* На основе функций, представленных в табл. 7.46, и выбранного вида логического элемента строится схема. Следует учитывать, что для построения схемы необходимо иметь как прямые, так и инверсные значения переменных. Схема линейного дешифратора представлена на рис. 7.115.

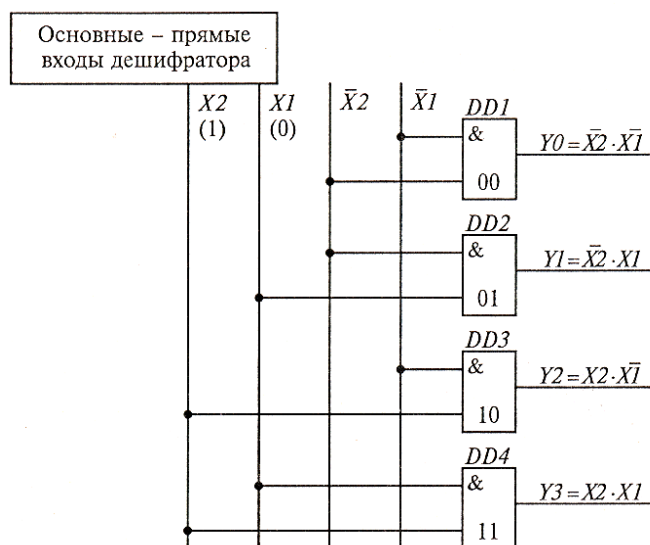


Рис. 7.115. Схема линейного дешифратора

Процесс дешифрации сводится к следующему. При поступлении одного из сочетаний входного кода необходимо обеспечить «совпадение» единиц на входе определенного логического элемента И. Для этого единичные сигналы берутся с прямых или инверсных входов дешифратора, соответствующих данной комбинации. Например, подадим на входы дешифратора X_2, X_1 лог. 1 и лог. 0 соответственно. Чтобы обеспечить «совпадение» лог. 1 на входах логического элемента DD_3 необходимо взять сигналы с входов X_2 и \bar{X}_1 .

Только тогда на соответствующей этому сочетанию переменных выходной шине Y_2 появится лог. 1. На остальных выходных шинах Y_0, Y_1, Y_3 будут лог. 0, так как хотя бы на одном из входов элементов DD_1, DD_2, DD_4 будет присутствовать лог. 0.

Практическое занятие №15. Мультиплексоры. Задача 7.21

Задача 7.21. Использование мультиплексора для построения комбинационной схемы. С помощью мультиплексоров могут быть построены комбинационные схемы, позволяющие реализовать различные функции. При этом число мультиплексоров, используемых при синтезе, может быть меньше, чем при использовании логических элементов. Так из схемы мультиплексора в интегральном исполнении (см. рис. 7.116) видно, что каждый из элементов И выполняет логическое умножение между тремя переменными: информацией, адресом со всеми возможными сочетаниями переменных A и B и стробом.

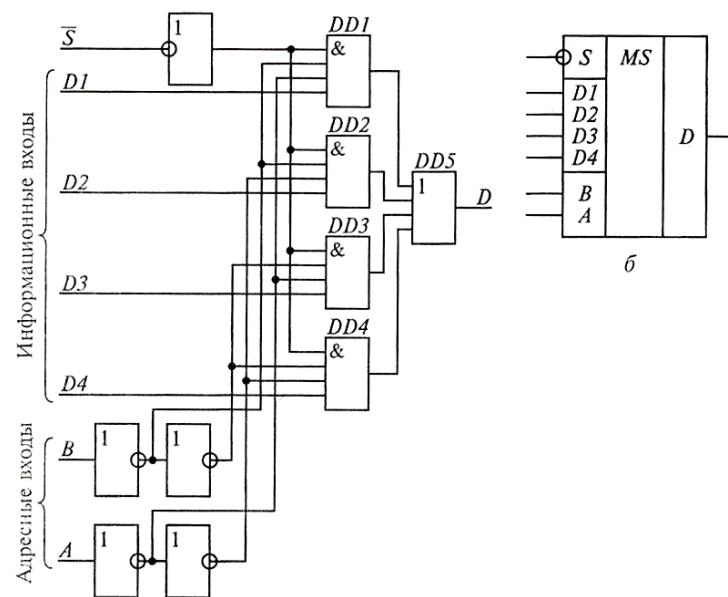


Рис. 7.116. Схема мультиплексора в интегральном исполнении

Рассмотрим пример использования мультиплексора для построения комбинационной схемы, реализующей логическую функцию:

$$f(X_1, X_2, X_3) = X_1 X_2 \bar{X}_3 \vee X_1 \bar{X}_2 X_3 \vee \bar{X}_1 X_2 X_3 \vee \bar{X}_1 \bar{X}_2 \bar{X}_3.$$

Используем адресные входы A и B для реализации различных сочетаний переменных $X_1 X_2$ в соответствии с формулами:

$$DD1 \rightarrow S \cdot (\bar{A} \cdot \bar{B} \cdot D1), DD2 \rightarrow S \cdot (A \cdot \bar{B} \cdot D2), DD3 \rightarrow S \cdot (\bar{A} \cdot B \cdot D3), DD4 \rightarrow S \cdot (A \cdot B \cdot D4).$$

Для обеспечения прямых значений X_3 можно объединить пару любых входов, например D_2, D_3 , а для получения инверсных значений X_3 воспользуемся дополнительным внешним инвертором и оставшейся парой входов D_1, D_4 . Тогда по аналогии со схемой, представленной на рис. 7.116, будем иметь следующие эквиваленты входов:

$$A - X_1, B - X_2, D_3 - X_3, D_1, D_4 - \bar{X}_3,$$

т.е. необходимые минтермы будут реализованы с использованием следующих схем:

$$DD1 \rightarrow \overline{X1} \cdot \overline{X2} \cdot \overline{X3}, \quad DD2 \rightarrow X1 \cdot \overline{X2} \cdot X3,$$

$$DD3 \rightarrow \overline{X1} \cdot X2 \cdot X3, \quad DD4 \rightarrow X1 \cdot X2 \cdot \overline{X3}.$$

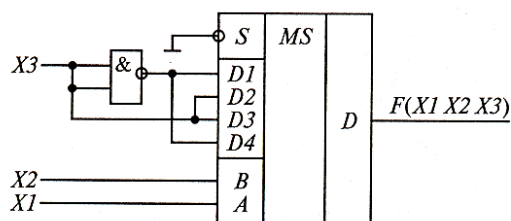


Рис. 7.117. Реализация заданной функции с использованием мультиплексора

На рис. 7.117 представлен вариант схемной реализации заданной функции с использованием мультиплексора.

Практическое занятие №16.

Триггеры. Задачи 7.23-7.25

Задача 7.23. Одноразрядный сумматор на два входа (полусумматор). При создании схемы полусумматора необходимо пройти этапы синтеза комбинационной схемы.

1. Составим таблицу истинности (табл.7.48).

Таблица 7.48

Исходные данные		Результат сложения	
A _i	B _i	S _i	P _i
0	0	0	0
0	1	1	0
1	0	1	0
1	1	0	1

Образование суммы S_i осуществляется в соответствии с логической функцией «Сложение по модулю 2»:

$$S_i = A_i \oplus B_i.$$

2. Составим СДНФ:

$$S_i = \bar{A}_i \cdot B_i \vee A_i \cdot \bar{B}_i; \quad P_i = A_i \cdot B_i.$$

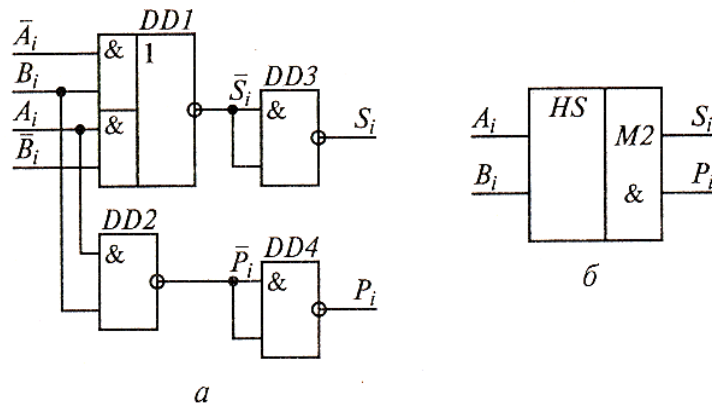


Рис. 7.120. Схема полусумматора (*a*) и его УГО (*б*)

3. Построить схему сумматора. На рис. 7.120, *a* представлена схема с использованием произвольного набора логических элементов, а на рис. 7.120, *б* — условное графическое обозначение (УГО) полусумматора.

Задача. 7.24. Одноразрядный сумматор на три входа.

Выполнить синтез схемы одноразрядного сумматора на три входа.

1. Составим таблицу истинности (табл. 7.49).

Под P_{i-1} подразумевается третье слагаемое, в качестве которого, как правило, выступает единица переноса из более младшего разряда.

Реальное значение суммы с учетом единицы переноса может быть представлено в сле-

Таблица 7.49

Исходные данные			Результат	
A_i	B_i	P_{i-1}	S_i	P_i
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	0	1
1	1	1	1	1

дующем виде:

$$S_i = (A_i \oplus B_i) \oplus P_{i-1}.$$

2. Составим СДНФ для S_i и P_i и упростим полученные выражения:

$$\begin{aligned}
 S_i &= \overline{A_i} \overline{B_i} P_{i-1} \vee \overline{A_i} B_i \overline{P_{i-1}} \vee A_i \overline{B_i} \overline{P_{i-1}} \vee A_i B_i P_{i-1}; \\
 P_i &= \overline{A_i} B_i P_{i-1} \vee A_i \overline{B_i} P_{i-1} \vee A_i B_i P_{i-1} \vee A_i B_i \overline{P_{i-1}} \vee A_i B_i P_{i-1} = \\
 &= B_i P_{i-1} (\overline{A_i} \vee A_i) \vee A_i P_{i-1} (\overline{B_i} \vee B_i) \vee A_i B_i (\overline{P_{i-1}} \vee P_{i-1}) = B_i P_{i-1} \vee A_i P_{i-1} \vee A_i B_i.
 \end{aligned}$$

Следовательно, $P_i = B_i P_{i-1} \vee A_i P_{i-1} \vee A_i B_i$, а при упрощении P_i вводится два дополнительных минтерма.

Произведем дальнейшее преобразование минтерм сумм, сгруппировав их определенным образом:

$$S_i = (A_i \bar{B}_i \vee \bar{A}_i B_i) \cdot \bar{P}_{i-1} \vee (\bar{A}_i \bar{B}_i \vee A_i B_i) \cdot P_{i-1} = (A_i \oplus B_i) \cdot \bar{P}_{i-1} \vee (A_i = B_i) \cdot P_{i-1};$$

$$S_i = (A_i \oplus B_i) \cdot \bar{P}_{i-1} \vee (A_i = B_i) \cdot P_{i-1}.$$

В соответствии с предыдущим выражением можно сказать, что значение суммы будет равно единице, если хотя бы одно из слагаемых равно единице и отсутствует межтетрадный перенос или когда слагаемые совпадают по изображению и присутствует межтетрадный перенос.

3. На основе предыдущих выражений построим схему сумматора на три входа.

На рис. 7. 121, *a* представлена схема одноразрядного сумматора на три входа с ис-

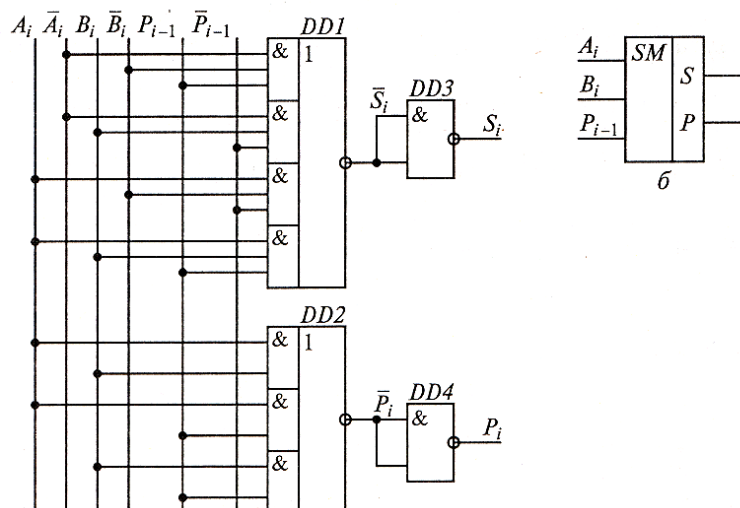


Рис. 7.121. Схема одноразрядного сумматора на три входа (*a*) и его УГО (*б*)

пользованием произвольного набора элементов, а на рис. 7.121, *б* — его условное графическое обозначение.

Задача 7.25. Организация сумматора на три входа на основе полусумматоров. Для построения сумматора на основе полусумматоров выполним сложение двух двухразрядных чисел A и B :

$$\begin{array}{r}
 \oplus \quad \begin{array}{c} \text{DD2} \quad \text{DD1} \\ A = \begin{array}{|c|c|} \hline 0 & 1 \\ \hline \end{array} \\ B = \begin{array}{|c|c|} \hline 1 & 1 \\ \hline \end{array} \\ \hline \\ \oplus \quad \begin{array}{c} \text{DD3} \quad \text{PI} \\ S'2 \leftarrow \begin{array}{|c|c|} \hline 1 & 0 \\ \hline \end{array} \\ \hline \\ \oplus \quad \begin{array}{c} \text{DD3} \quad \text{PI} \\ S2 \quad \begin{array}{|c|c|} \hline 0 & 0 \\ \hline \end{array} \\ \hline \\ \text{P2} \end{array}
 \end{array}$$

— сложение без учета переноса
 — учет переноса
 — сумма с учетом переноса

Образование сумм производится в соответствии с реализацией функции «Сложение по модулю 2»:

$$S1 = A1 \oplus B1, \quad S'2 = A2 \oplus B2, \quad S2 = S'2 \oplus P1 = (A2 \oplus B2) \oplus P1$$

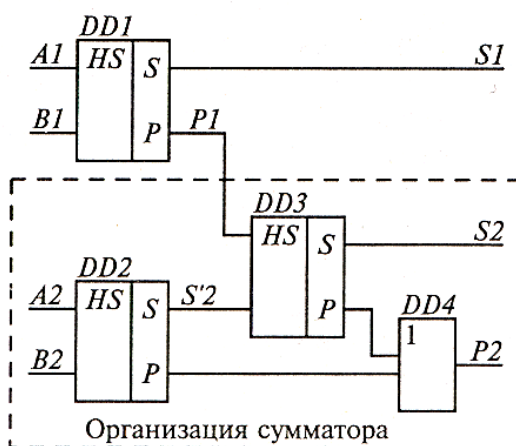


Рис. 7.122. Схема организации сумматора из полусумматоров

На рис. 7.122 представлена схема, иллюстрирующая использование полусумматоров при организации сумматора.

В полусумматорах $DD1$ и $DD2$ осуществляется поразрядное сложение слагаемых A и B , причем значение суммы на выходе схемы $DD2$ не учитывает перенос из первого разряда, т.е. $S'2 = (A2 \oplus B2)$.

Для получения реального значения суммы второго разряда $S2$ с учетом единицы переноса $P1$ используется схема полусумматора $DD3$,

на вход которого поступает значение суммы второго разряда без учета переноса и перенос из первого разряда:

$$S_2 = S'_2 \oplus P_1.$$

В схеме DD4 формируется перенос в старший разряд, учитывая возможность его появления в случае, если A_2, B_2 равны 1 или перенос возникает при получении суммы.

Практическое занятие №17. Счетчики. Задачи 7.39-7.41

Задача 7.39. Счетчик на основе регистра с использованием вентиляей. Принцип организации сдвига информации можно реализовать с использованием вентиляей. Пример та-

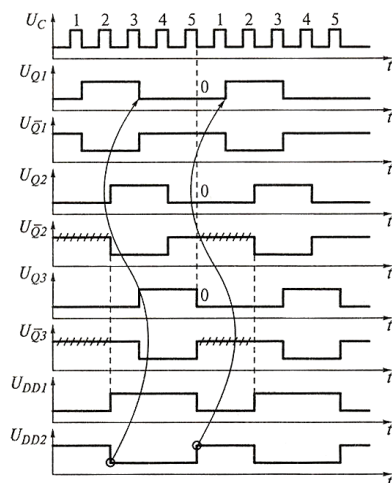
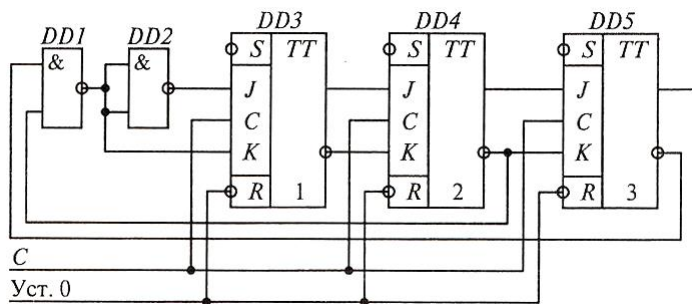


Рис. 7.147. Схема счетчика с использованием вентиляей

Рис. 7.148. Диаграмма работы счетчика

кого счетчика с $K=5$ приведен на рис. 7.147, а на рис. 7.148 показана диаграмма, поясняющая работу схемы. Как и в предыдущей схеме, распространение нулей здесь начинается на один такт раньше. Но в данном случае обратные связи заводятся с триггером двух старших разрядов (\bar{Q}_2 и \bar{Q}_3) на дополнительный элемент 2И-НЕ ($DD1$), сигнал с которого подается на вход K младшего разряда и через инвертор на вход J этого же разряда.

Задача 7.40. Схемы на основе счетчиков с последовательным переносом в интегральном исполнении.

Широкое применение на практике находят схемы, построенные на основе счетчиков с последовательным переносом, в которых введена обратная связь для исключения лишних состояний. Такой счетчик работает в режиме прямого, или обратного счета до некоторого состояния, задаваемого коэффициентом K , которое дешифрируется (выделяется) на логическом элементе И, о чем свидетельствует появление сигнала на его выходе, а затем с помощью обратных связей подается на входы \bar{N} триггеров счетчиков. На рис. 7.149 представлена схема организации счетчика с $K=10$ на основе интегральной схемы ИЕ5, в которой уже предусмотрено наличие логического элемента И. На рис. 7.150 представлена диаграмма работы такого счетчика. На рис. 7.151 даны условно-графические обозначения трех видов счетчиков.

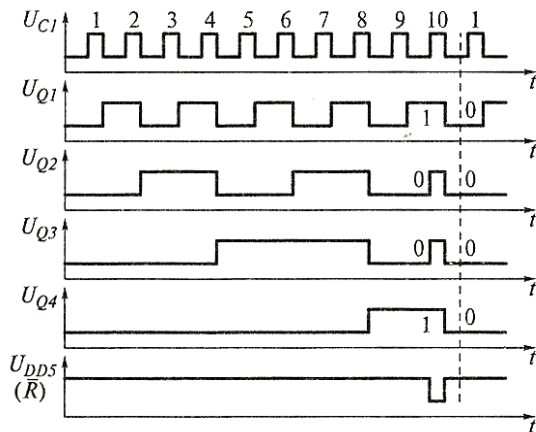
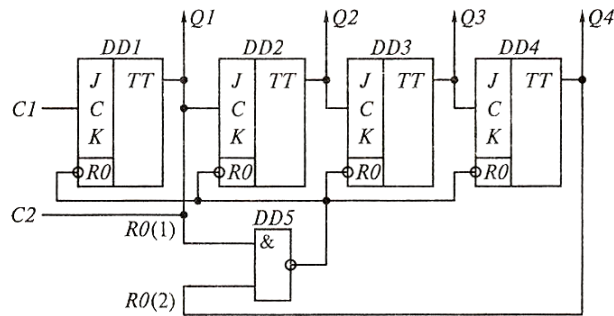


Рис. 7.149. Схема счетчика на основе ИС ИЕ5

Рис. 7.150. Диаграмма работы счетчика

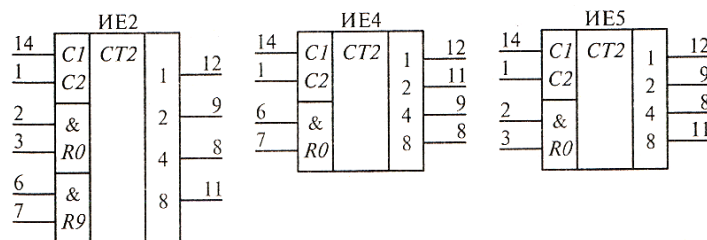


Рис. 7.151. УГО трех видов счетчиков

Задача 7.41. Схемы на основе счетчиков с параллельным переносом. В таких счетчиках перед приходом последнего импульса счета, соответствующего заданному коэффициенту счета, выявляются разряды триггеров, которые должны были бы перейти в единичное состояние. Именно на входы J этих триггеров заводится обратная

связь и с выхода \bar{Q} старшего разряда. Таким образом, осуществляется подготовка их к приходу последнего

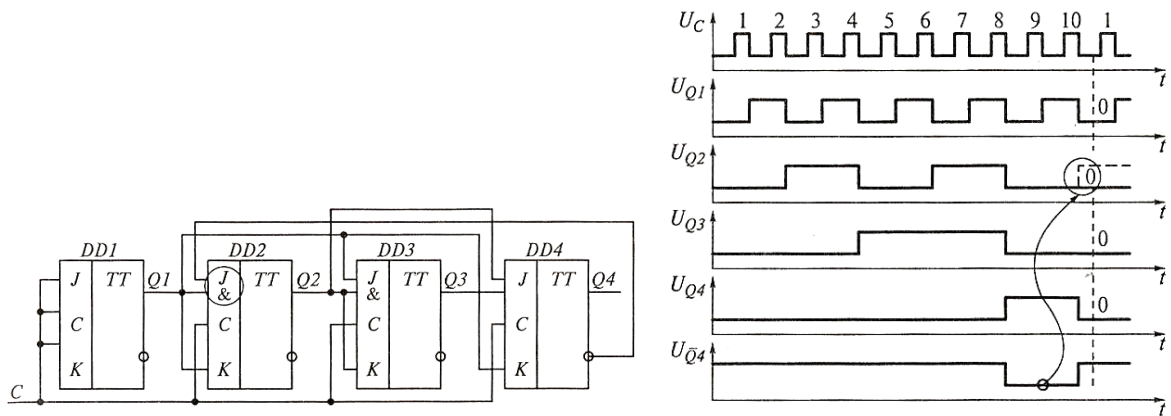


Рис. 7.152. Схема счетчика с $K=10$

Рис. 7.153. Диаграмма работы счетчика

импульса счета, в результате которого все триггеры счетчика устанавливаются в нулевое состояние, что свидетельствует о достижении требуемого коэффициента счета. После этого подсчет импульсов возобновляется.

На рис. 7.152 приведен пример организации счетчика с $K=10$, а на рис. 7.153 — диаграмма работы такой схемы.